

## 平成16年度標準技術集「MRAM・スピンメモリ技術」作成委員

(敬称略、所属・役職等は平成17年2月現在)

委員長 宮崎 照宣 東北大学 大学院工学研究科 応用物理学専攻 教授  
安藤 功兒 独立行政法人産業技術総合研究所 エレクトロニクス研究部門 副部門長  
田原 修一 日本電気株式会社 システムデバイス研究所 研究統括マネージャー

本標準技術集の作成にあたっては、特許庁からの請負により、JFEテクノロジー株式会社が実施した平成16年度標準技術集作成事業(テーマ:MRAM・スピンメモリ技術)の中で行った検討と、特にそのために設けられた上記委員会のアドバイスを活用した。