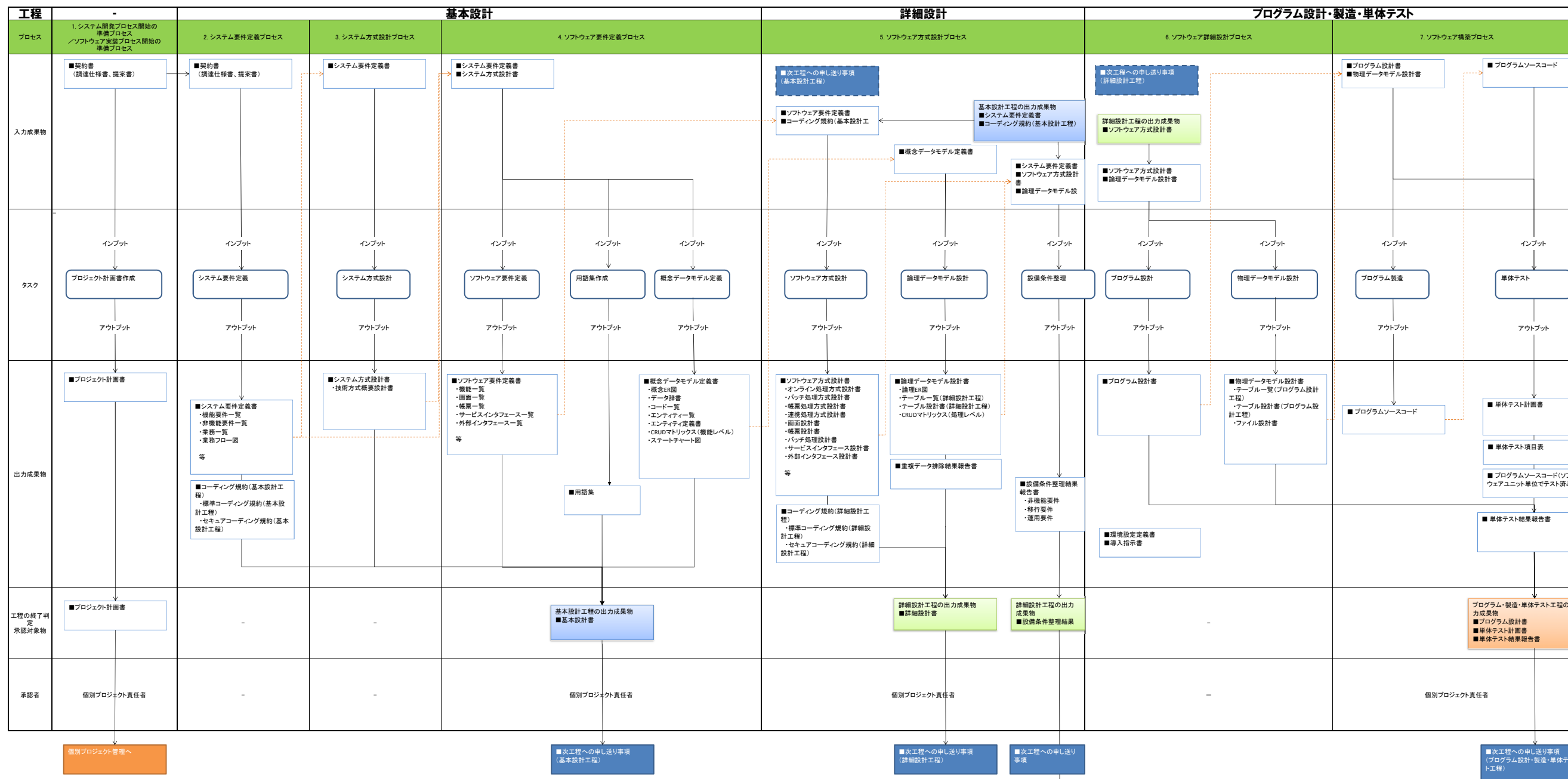
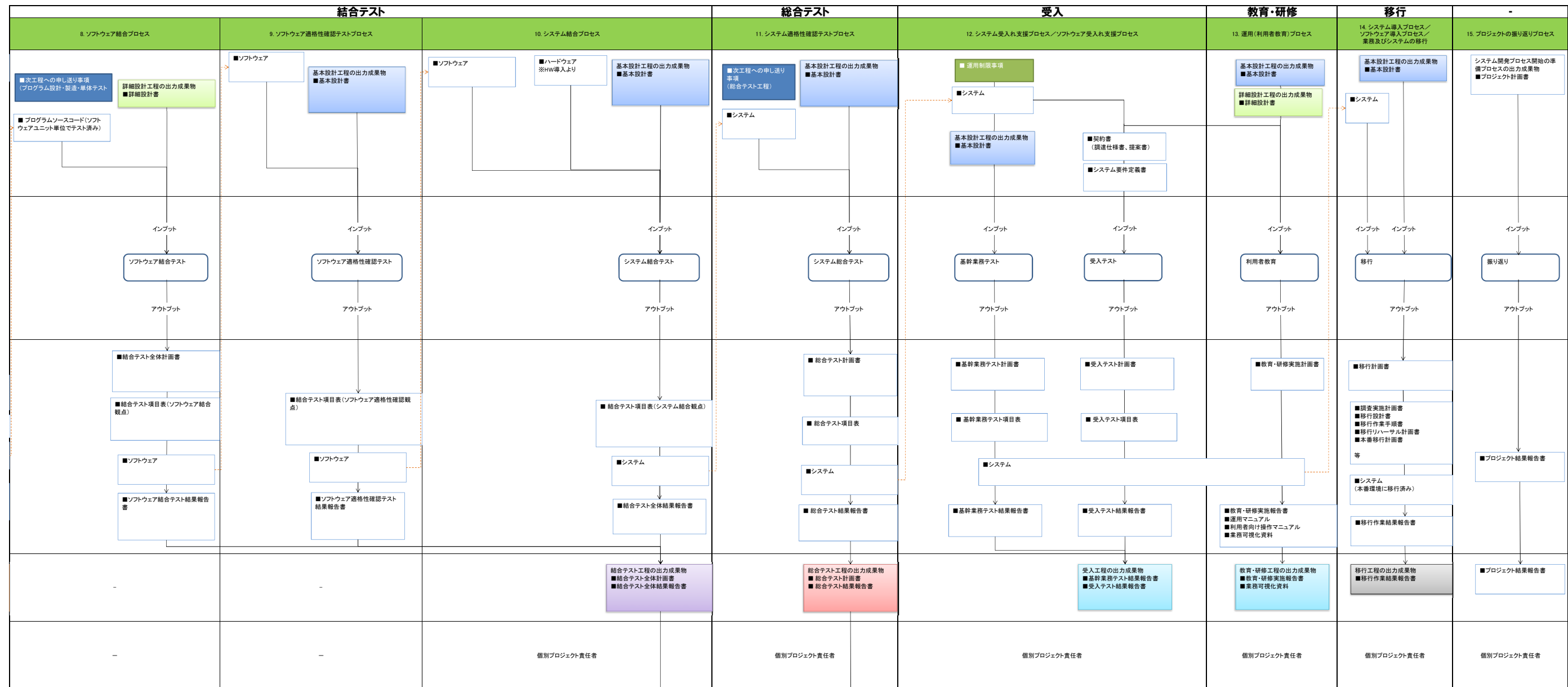


【別紙2】特許庁システム開発(システム刷新&新規システム構築編)のシステム開発手順における入力/出力成果物関係図





■ 次工程への申し送り事項 (総合テスト工程)

■ 運用制限事項