

G06F 電氣的デジタルデ - タ処理 (特定の計算モデルに基づくコンピュ - タ・システム G06N)

注

このサブクラスにおいては、下記の用語または表現は以下に示す意味で用いる：

“取り扱う”とはデ - タの処理または転送を含む。
“デ - タ処理装置”とはグル - プ G06F7/00 の下位に分類できる電氣的デジタルデ - タプロセッサとグル - プ G06F1/00-G06F5/00 と G06F9/00-G06F13/00 の下位に分類できる一つ以上の装置との結合を意味する。

サブクラス内の索引

デ - タ処理..... G06F7/00,G06F15/00-G06F17/00

入力、出力；機能要素間の相関性

G06F3/00;G06F13/00

アドレッシングまたはアロケ - ション..... G06F12/00

変換；プログラム制御；エラ - 検出，モニタリング

G06F5/00;G06F9/00;G06F11/00

詳細..... G06F1/00

セキュリティ装置..... G06F21/00

コンピュ - タ - 支援設計 [CAD]..... G06F30/00

自然言語デ - タの取扱い..... G06F40/00

1/00 グル - プ G06F3/00-G06F13/00 および G06F21/00 に包含されないデ - タ処理装置の細部（プログラム記憶式汎用計算機のア - キテクチャ G06F15/76） [2006.01]

1/02 ・デジタル型関数発生器 [2006.01]

1/02 620 ・波形生成器，すなわち時間の周期関数を生成するための装置，例．直接デジタル信号合成器（ G06F1/025,G06F1/03 が優先）

1/025 ・二値振幅をもつ関数のためのもの，例．ウォルシュ関数のためのもの [2006.01]

1/025 650 ・ウォルシュまたは類似の関数

1/03 ・少なくとも一部分はデ - ブル・ルックアップによって作動するもの（ G06F1/025 が優先） [2006.01]

1/03 607 ・対数または指数型関数（ G06F1/03,614,G06F1/035 が優先）

1/03 614 ・周辺装置，例．紙テ - プまたはドラムに保存されるデ - ブル

1/03 621 ・波形発生装置，すなわち時間の周期的関数を発生するための装置，例．直接デジタル信号合成器（ G06F1/03,614,G06F1/035 が優先）

1/03 628 ・位相増分値が調整されうるもの，例．加算累積器を用いることによる

1/03 635 ・複数変数型構成関数である位相増分それ自体，例．度数および位相

1/03 642 ・複数の波形を同時に生成するためのもの，例．異なる位相角のみを用いるもの

このグル - プに分類されるためには、デ - ブルは単に係数だけでなく、所望の関数または中間の関数の関数値を含んでいなければならない [5]

1/035 ・デ - ブルのサイズの縮小 [2006.01]

1/035 630 ・関数の対称的な性質を用いることによるもの，例．象限制御のための最上位ビットを用いるもの

1/035 660 ・複数の小デ - ブルを用いることによるもの，例．引数の一部によってアドレス指定されるもの

1/04 ・クロック信号またはそれから直接誘導された信号の発生または分配 [2006.01]

1/04 302 ・監視または試験

A クロック断検出

F 装置試験のためのもの

Z その他のもの

1/04 303 ・冗長構成を有するもの

A 現用予備同期

B 現用予備切替

Z その他のもの

1/04 510 ・誤動作防止または精度向上のためのもの，例．調整または安定化

1/04 511 ・不要輻射の防止

1/04 512 ・スペクトラム拡散

1/04 550 ・クロックの制御（ G06F1/06-G06F1/14 が優先）

1/04 560 ・クロックの起動

1/04 561 ・発振安定後の供給

1/04 570 ・クロックの停止または周波数の低減

1/04 571 ・異常対策のためのもの

1/06 ・複数のクロック信号を発生するクロック発生装置 [2006.01]

1/06 510 ・位相の異なるクロック信号を発生するもの

1/06 520 ・タイミングパルス発生器

1/06 521 ・タイミングパタ - ンを記憶するメモリを有するもの

1/06 590 ・クロック信号の切替（ G06F1/08,510 が優先）

1/08 ・クロック周波数が可変またはプログラマブルであるクロック発生装置 [2006.01]

1/08 510 ・クロック周波数の切替

1/08 520 ・クロック周波数がプログラマブルのもの

1/10 ・クロック信号の分配 [2006.01]

1/10 510 ・遅延量を調整するもの

1/10 511 ・線路長を調整するもの

1/10 512 ・静電容量を調整するもの

1/10 513 ・シフトレジスタを用いるもの

1/10 520 ・遅延量を計測するもの

1/10 650 ・分配が少なくとも部分的に光学的なもの

1/12 ・異なるクロック信号の同期 [2006.01]

1/12 510 ・送受信のためのもの

1/14 ・時間監視装置，例．リアルタイムクロック [2006.01]

1/14 510 ・実時間監視のためのもの

1/14 511 ・時刻合わせのためのもの

1/14 512 ・複数タイマ - 間の時刻合わせ

1/14 520 ・経過時間監視のためのもの，例．マルチタイマ -

1/16 ・構造上の細部または配置 [2006.01]

1/16 311 ・大型計算機周辺の構造

A 計算機室の構造

B ・防音または耐震構造

C ・フリ - アクセス床構造

D ・耐震構造

E ・床構造

F ・床支持構造

G ・配線穴への落下防止構造

H 計算機の支持構造

J ・耐震構造

K ・固定構造

L ・高さ調整

Z その他のもの

| | | | |
|----------|---|----------|--|
| 1/16 312 | .. 計算機本体の構造 (電源の構造は G06F1/26,331, 冷却のための構造は G06F1/20,360) | A | 初期化処理方式 |
| | | B | リセット方式 |
| | | C | メモリの初期化 |
| | | Z | その他のもの |
| | A 筐体の構造 (G06F1/16,312B-G06F1/16,312H が優先) | 1/24 351 | .. リセット回路 |
| | B ・大型計算機用 | 1/26 | ・電力供給手段, 例. 電源の安定化 (メモリのためのもの G11C) [2006.01] |
| | C ・コンソ - ル型計算機用 | 1/26 303 | .. 複数の切り替え可能な電源供給を用いるための装置, 例. 充電池および AC (G06F1/30 が優先) |
| | D ・卓上計算機用 | 1/26 306 | .. コンピュータから直接にまたはコンピュータの制御の下で外部周辺装置に電力を供給するための手段 (例. 通信ポートを通じての電力供給, コンピュータ制御の電源ストリップ) |
| | E ・ポ - タブル型計算機用 | 1/28 | .. 電源の監視, 例. 規定値はずれの監視による電力供給不良の検知 [2006.01] |
| | F .. 表示部の配置 | 1/30 | .. 電力供給不良または中断, 例. 電源変動の際作動するための手段 (リセットのためだけのもの G06F1/24) [2006.01] |
| | G ・手持計算機用 (電卓は G06F15/02) | 1/30 305 | ... 電源変動の際作動するための手段 |
| | H ・会計機用 | 1/32 | .. 電力節約のための手段 [2019.01] |
| | J ・筐体の連結 | 1/3203 | ... 電力管理, すなわちイベントベ - スの省電力モードの開始 [2019.01] |
| | K ・他の装置との結合 | 1/3206 | 電力状態の変化をトリガするイベント, 装置またはパラメ - タの監視 [2019.01] |
| | L ・筐体の細部, 例. シ - ルド, 防音材取付構造またはエアシ - ル | 1/3209 | 遠隔動作を監視するもの, 例. 電話回線またはネットワ - ク接続によるもの [2019.01] |
| | M プリント基板およびユニットの収納 | 1/3212 | バッテリー - レベルを監視するもの, 例. バッテリー電圧が所定値を下回ったことにより節電を開始するもの [2019.01] |
| | N ユニット引出構造 | 1/3215 | 周辺装置を監視してコンピュータの節電を行うもの [2019.01] |
| | P 扉 | 1/3218 | ディスプレイ装置を監視してコンピュータの節電を行うもの [2019.01] |
| | Q カバ - | 1/3221 | ディスク駆動装置を監視してコンピュータの節電を行うもの [2019.01] |
| | R ・キ - ボ - ド用 | 1/3225 | メモリ装置を監視してコンピュータの節電を行うもの [2019.01] |
| | S ロック機構 | 1/3228 | タスクの終了を監視するもの, 例. アイドルタイマ, 停止コマンドまたは待ちコマンドの使用によるもの [2019.01] |
| | T 足 | 1/3231 | ユ - ザの有無または動きを監視するもの [2019.01] |
| | U キ - ボ - ドおよび操作盤の取付構造 | 1/3234 | 実行される動作に特徴がある節電 [2019.01] |
| | V キ - ボ - ドまたはマウスの収納 | 1/3237 | クロックの生成または供給を停止することによるもの [2019.01] |
| | W 外部記憶装置の取付または収納 | 1/324 | クロック周波数の低減によるもの [2019.01] |
| | Z その他のもの | 1/3246 | 電源オフになるために起動されたソフトウェアによるもの [2019.01] |
| 1/16 313 | .. 計算機付属部の構造, 例. ラック, ケ - スまたは書見台 | 1/3287 | コンピュータシステムの個別の機能ユニットをオフにすることによるもの [2019.01] |
| | A 計算機用机または台 | 1/329 | タスクスケジュー - リングによるもの [2019.01] |
| | B 卓上型計算機用固定具 | 1/3293 | 消費電力の少ないプロセッサへの切替によるもの, 例. サブ CPU [2019.01] |
| | C 計算機用ケ - ス | | |
| | D 書見台, 資料台または伝票台 | | |
| | E 照明, 例. キ - ボ - ド用 | | |
| | F CRT の角度調整 | | |
| | Z その他のもの | | |
| 1/18 | .. 実装または電力の分配 [2006.01] | | |
| | A 接続方式に関するもの | | |
| | B 布線または束線 | | |
| | C ケ - ブル処理, 例. キ - ボ - ド用ケ - ブルの収納 | | |
| | D 電源供給配線 | | |
| | E 接続構造, 例. コネクタ形状 | | |
| | F プリント板の実装に関するもの | | |
| | G プリント板内の配線に関するもの | | |
| | H 活線挿抜 | | |
| | J 誤挿入防止, 誤抜取防止または実装状態検知 | | |
| | Z その他のもの | | |
| 1/20 | .. 冷却手段 [2006.01] | | |
| | A 液冷 (G06F1/20C, G06F1/20D, G06F1/20E 優先) | | |
| | B 空冷 (G06F1/20C, G06F1/20D, G06F1/20E 優先) | | |
| | C 構造 | | |
| | D 制御 | | |
| | E 障害監視 | | |
| | Z その他のもの | | |
| 1/22 | ・ピン / ゲ - ト比率を制限または制御する手段 [2006.01] | | |
| 1/24 | ・リセット手段 [2006.01] | | |

| | | | |
|----------|---|-----------|--|
| 1/3296 |供給電圧または動作電圧を下げる ことによるもの [2019.01] | 3/02 400 | ...入力装置の構造的細部または製造の プロセス |
| 3/00 | 計算機で処理しうる形式にデ - タを変換 するための入力装置; 処理ユニットから 出力ユニットへデ - タを転送するための 出力装置, 例. インタフェ - ス装置 [4] | 3/02 410 |ジョイスティックの様な方法でキ - ボ - ドカ - ソル制御キ - を操作する ためのレバ - 装置 |
| A | デバイスの接続, 増設, 切離, 選択, 切 替等に関するもの [W,Y が優先] | 3/02 420 |キ - ボ - ドの傾斜角を調整するた めの装置, 例. 枢軸回転する支脚 |
| B | ・活性挿脱 [あるいは活線挿抜] [電源 切断なしの接続・切離] | 3/02 430 |キ - ボ - ドに於ける追加の周辺機器 を統合する機構, 例. カ - ドまたは バ - コ - ド読み取り装置, 光学ス キャナ - |
| C | ・非接触結合回路 [直流絶縁結合] | 3/02 440 |キ - ボ - ドに於ける統合化された ポインティングデバイスを備える 装置, 例. トラックボ - ルまたは小 型ジョイスティック |
| D | ・光結合 | 3/02 450 |キ - ボ - ドのキ - の配列を人間工 学的に調整するための装置 |
| E | 光転送 [含む光ファイバによる転送] [光バスを含む] | 3/02 460 |特別な用途のキ - ボ - ド |
| F | バス線の接続, 切離し回路 [異常バス の回路的結合を含む] [例. バス幅変 換] | 3/02 470 |持ち運びまたは収納のためにキ - ボ - ドの大きさを縮小するための装置 |
| G | バス駆動回路一般 | 3/02 480 |キ - ガイド支持器 |
| H | ・送信器, 受信器 [含むトリステ - トパツファ, ラッチ] | 3/02 490 |キ - カバ - |
| J | プリチャ - ジ, デイスチャ - ジ, プル アップ, プルダウン [主として高速化 が目的] | 3/02 500 | ...入力装置と計算機の他の機能ユニ ットとの協働および相互接続 |
| K | 整合・反射防止 | 3/02 510 |入力制御 |
| L | レベル変換, レベルシフト, 正, 負変 換 | 3/02 520 |キ - ボ - ドと他の入力装置との接続 |
| M | 双方向バス転送 [N が優先] | 3/02 530 |エラ - 対策または試験 |
| N | 中間中継増幅回路 | 3/023 | ...情報の離散的項目をコ - ド信号に変 換するための装置, 例. キ - ボ - ドで 発生したコ - ドを英数字コ - ド, オ ペランドコ - ドまたは命令コ - ドと して解釈するための装置 [3,8] |
| P | 端子数の削減を図るためのもの [P/S 変換によるものを含む] | 3/023 400 |コ - ドレスキ - ボ - ド |
| Q | 電源回路関連 [Y が優先] | 3/023 410 |手動の直接入力, 例. 主メモリに対 するキ - 入力 |
| R | ・節電対策 | 3/023 420 |文字入力方法 |
| S | 構造に関するもの | 3/023 430 |複数文字発生 |
| T | ・バス構造 [接続形態を含む] | 3/023 440 |異方向に操作可能なスイッチを用 いるもの |
| V | ・コネクタ, ケ - ブル, プラグ, ジャッ ク等取付技術 | 3/023 450 |和音技法すなわち同時押下を用い るもの (G06F3/023,440 が優先) |
| W | 誤動作防止, 監視 [モニタ] [ソフト 的なものは, G06F13/00 - 301] | 3/023 460 |表示された事項から選択する技法 を用いるもの |
| X | ・ノイズの発生防止, 除去 [J が優先] | 3/023 470 |予測または検索技法を用いるもの |
| Y | ・デバイス等の保護 [B,C が優先] [ラ ツシユカ - レントの防止を含む] | 3/023 480 |プログラム可能なキ - ボ - ド |
| Z | その他 | 3/027 |小数点挿入のためのもの [3,8] |
| 3/01 | ・ユ - ザ - と計算機との相互作用のため の入力装置または入力と出力が結合し た装置 (G06F3/16 が優先) [8] | 3/03 | ...器具の位置または変位をコ - ド信号に 変換するための装置 [3,8] |
| 3/01 510 | ・人体との相互作用のための装置 | 3/03 400 | ...能動的に変位を検出するペン型のポ インティングデバイスまたはデジタ イザ - とともに用いられ位置を検出 される器具における構造または制御 であって, 各検出方式に共通する一 般的観点に特徴があるもの, 例. ペン の一般的構造 (各検出方式による位 置検出のための構造または制御は G06F3/033-G06F3/047 が優先する ;G06F3/033-G06F3/047 を併せて付与 する) |
| 3/01 514 | ...手に付けた入出力装置, 例. デ - タグ ロ - ブ | A | 筆圧検出のためのもの |
| 3/01 515 | ...神経系の活動に基づいた入力装置, 例. 脳波や筋電図の検出 | B | 複数モ - ド, 複数本 [使用] |
| 3/01 560 | ・触力覚フィ - ドバック | C | ・開始スイッチ |
| 3/01 570 | ・ジェスチャ - 入力 | D | ・モ - ド切替スイッチ |
| 3/01 590 | ・特殊な入力装置または入力と出力が結 合した特殊な装置 | E | 収納のためのもの |
| 3/02 | ・手で操作されるスイッチを用いる入 力装置, 例. キ - ボ - ドまたはダイヤ ルを用いるもの [3,8] | F | 構造一般 |
| A | 使用されているスイッチ素子に特徴 のあるもの | | |
| B | ・磁気によるもの | | |
| C | ・リ - ドスイッチによるもの | | |
| D | ・光によるもの | | |
| E | ・圧力に応動するもの | | |
| F | ・容量によるもの | | |
| Z | その他のもの | | |

| | | | | |
|------------|----------------------|---|------------|---|
| Z | その他 | このグループでは、ファーストプレイス優先ルールの適用される、すなわち各階層レベルにおいて、相反する指示がない限り、最初の適切な箇所に分類する。[8] | 3/0354 441 |マウス：基本要素〔筐体における持ちやすさ、動かしやすさ、または意匠性に関するもの、マウスボタン、ボ - ル回転検出機構〕(ペン型 G06F3/0354 445) |
| | | | 3/0354 442 |マウス：多次元入力のための付加的要素、例、ホイール、デジタイザまたは2個のボ - ルによるマウス回転検出機構 |
| 3/033 | ... | ユ - ザにより変位または位置決めされるポインティングデバイス；その付属具（変換手段によって特徴付けられたデジタイザ G06F3/041）[3,8,2013.01] | 3/0354 443 |マウス：その他の付加的要素、例、電卓、発電機、カ - ドリ - ダ、ケ - ブル収納手段または振動フィードバック手段 |
| A | G06F3/0338-G06F3/037 | に含まれないポインティングデバイス | 3/0354 444 |マウス：ボ - ルの回転以外、例、光または加速度、により検出するもの（ペン型 G06F3/0354 445） |
| Z | その他 | | 3/0354 445 |ペン型ポインティングデバイス、すなわち手書き入力を単独で検出するペン型のポインティングデバイス（デジタイザ G06F3/041-G06F3/047；シ - ト上の光学パターンに基づくもの G06F3/042 421） |
| 3/0338 | | デバイスの操作部位の中立位置からの限定された直線の変位または角度変位を検出するもの、例、アイソトニックまたはアイソメトリック・ジョイスティック [2013.01] | 3/0354 450 |パッド型ポインティングデバイス、すなわち指先の可動域と同程度以下の大きさを有する入力領域に接触または近接している指の変位を検出するポインティングデバイス、例、タッチパッド、光学式擬似トラックボ - ル（ジョイスティック G06F3/033 411）〔デジタイザの検出方式または細部 G06F3/041-G06F3/047 を併せて付与〕 |
| 3/0338 411 | | ジョイスティック、ポインティングスティック（歪みセンサを用いたものを含む）の基本要素〔筐体における持ちやすさ、動かしやすさ、または意匠性に関するもの、傾斜検出機構〕（ジョイスティックに配置されたボタンは G06F3/0338 412） | 3/0354 451 |光学的手段により検出するもの |
| 3/0338 412 | | ジョイスティック、ポインティングスティック（歪みセンサを用いたものを含む）：多次元入力のための付加的要素 | 3/0354 452 |指紋センサにより指の2次元変位を検出するもの |
| 3/0338 413 | | 十字キ - 、多方向キ - | 3/0354 453 |タッチパッド〔変換手段によって特徴付けられているものは G06F3/041-G06F3/047 を併せて付与〕 |
| 3/0346 | | 三次元空間における、デバイスの向きまたは自由運動を検出するもの、例、3D マウス、ジャイロや加速度センサや傾きセンサを使用する6自由度ポインタ [2013.01] | 3/0362 |デバイスの操作部位の一次元の移動または回転を検出するもの、例、スクロ - ルホイール、スライダ、ノブ、ロ - ラ - またはベルト [2013.01] |
| 3/0346 421 | | 空間または支持部材に固定されたセンサにより検出するもの | 3/0362 461 |ダイヤル、ホイール、ロ - ラ - |
| 3/0346 422 | | 空間または支持部材に固定されたカメラにより検出するもの | 3/0362 462 |1次元タッチセンサにより検出するもの |
| 3/0346 423 | | 空間または支持部材に固定されたカメラにより目を撮影して視線を検出するもの | 3/0362 463 |スライダ、ベルト |
| 3/0346 424 | | 操作部材に内蔵されたセンサ、例、磁気センサ、により検出するもの | 3/0362 464 |1次元タッチセンサにより検出するもの |
| 3/0346 425 | | 操作部材に内蔵されたジャイロセンサまたは加速度センサにより検出するもの | 3/037 |器具の位置を検知するために陰極線管 [CRT] のラスタ - 走査を用いるもの、例、CRT モニタと共働するライトペン [3,8,2013.01] |
| 3/0346 426 | | 操作部材に内蔵されたカメラにより検出するもの | A | ライトペン一般 |
| 3/0354 | | デバイスまたはその操作部位と、平面または表面との間の、二次元相対運動を検出するもの、例、二次元マウス、トラックボ - ル、ペンまたはバック [2013.01] | Z | その他 |
| 3/0354 431 | | トラックボ - ル | 3/037 320 |ラスタスキャン型 CRT のためのもの |
| 3/0354 432 | | スライドバック、すなわち操作部材が支持部材上の所定の範囲で平面的に変位するポインティングデバイス（所定の範囲で位置決めされるマウス G06F3/0354 440） | 3/037 330 |位置決定 |
| 3/0354 440 | | 所定の平面上でユ - ザにより自在に変位または位置決めされるポインティングデバイスであって、操作部材の位置または変位を検出するもの、例、マウス、ペン型ポインティングデバイス（付属具 G06F3/039） | A | ライトペンの視野対策、例、ライトペンの口径の制約に基づくもの |
| | | | B | 検出位置の補正 |
| | | | C | 多数の CRT を持つ装置 |
| | | | D | ノイズまたは誤動作対策 ;2 度検知または照合 |
| | | | E | 走査制御一般 |
| | | | Z | その他 |
| | | | 3/037 340 |輝度またはマ - カ - 制御のためのもの |
| | | | A | 輝度または色彩変更 |
| | | | B | 残像対策 |

| | | | | |
|-----------|-------|--|-----------|---|
| | C | マ - カ - , 検出パタ - ンの表示 | 3/041 450 | 額縁領域、すなわち、検出部の外周を隠すもの、例、加飾部 |
| | Z | その他 | 3/041 460 | 指示具が接触する表面、例、保護層、保護フィルム、表面の粗面化 |
| 3/037 350 | | ライトペン自体 | | |
| | A | 構造または回路 | 3/041 470 | デジタイザ - における電氣的シールド、例、静電容量型タッチパネルの電氣的シールド |
| | B | 開始スイッチまたは押圧力の検出 | 3/041 480 | 触力覚を能動的に伝える構造を有するもの、例、フォ - スフィードバック機構 |
| | C | フィルタ - 等 | | |
| | Z | その他 | | |
| 3/037 360 | | 操作者対策 | 3/041 490 | 透過性、反射・屈折率に特徴があるもの、例、骨見え対策のダミ - 電極、反射率の異なる層を複数設けるもの |
| | A | ライトペン領域の指定または限定 | 3/041 495 | 部材の組成、材料に特徴があるもの |
| | B | 入力の確認、例、投光 | 3/041 500 | デジタイザ - の制御とインタ - フェイス装置 |
| | C | 入力図形、例、キ - ボ - ド、の表示 | 3/041 510 | 位置検知手段の駆動・走査に特徴があるもの |
| | Z | その他 | 3/041 512 | 容量性手段によるもの |
| 3/037 370 | | 入力処理 | 3/041 520 | エラ - 訂正や補正、例、視差、キャリブレ - ション |
| | A | 図形の切り出し | 3/041 522 | ノイズ除去または低減のための処理 |
| | B | 図形の移動、縮小または拡大 | 3/041 530 | 検知領域の動的設定、例、拡大・縮小・移動 |
| | C | ペンの動き、カ - ソル、線引き | 3/041 532 | 一部領域の入力を座標変換するもの、例、仮想タッチパッドの座標変換 |
| | D | 文字列の制御または読出し | 3/041 534 | 所定の領域の無効化・入力禁止、例、不感帯の設定、把持した領域の無効 |
| | E | 表示内容の制御、読出しまたは変更 | 3/041 540 | 他の入力装置によりデジタイザ - の出力を変換するもの |
| | F | 特殊パタ - ン、例、疑似バ - コ - ド、の表示 | 3/041 550 | 複数のタッチパネルの制御、例、連結、跨ぐ操作 |
| | Z | その他 | 3/041 560 | 複数種類の指示具を識別するもの、例、指とスタイラス、複数種類のスタイラス |
| 3/038 | | その制御インタフェ - ス装置、例、ドライバまたはデバイスに埋め込まれた制御回路 [8,2013.01] | 3/041 570 | 節電に関するもの |
| 3/038 310 | | 入力器具の制御 | 3/041 580 | 近接検知、例、エア - 、ホバ - |
| | A | 目線入力、例、目または頭の動きによる入力 | 3/041 590 | マルチタッチ検知、すなわち複数の位置検知をするもの |
| | B | カ - ソル用キ - 、例、キ - ボ - ドのカ - ソルキ - | 3/041 595 | 軌跡、ジェスチャ - の検知に特徴があるもの |
| | C | 特殊手段、例、光または磁気、によるマウス | 3/041 600 | 圧力検知手段を利用するもの |
| | Y | 特殊手段 | 3/041 602 | 圧力検知手段により位置を特定するもの |
| | Z | その他 | 3/041 610 | 裏面又は側面に位置検知手段を設けたもの |
| 3/038 320 | | ペン形 | 3/041 620 | 異なる位置検知手段を垂直に組み合わせたもの、例、ハイブリッドタッチパネル |
| 3/038 330 | | ジョイスティック | 3/041 630 | 大型表示装置に用いられるもの、例、電子黒板、大型スクリーン、プロジェクタ - 用のもの |
| 3/038 340 | | 回転ボ - ルを用いるもの | 3/041 640 | 可撓性デジタイザ - 、すなわち、紙のように折り曲げたり丸めたりできるデジタイザ - |
| 3/038 350 | | カ - ソル処理のためのもの | 3/041 650 | タッチ面全体が曲面で形成されたデジタイザ - |
| | D | カ - ソルの動き、例、速度、制御 | 3/041 660 | 製造方法に特徴があるもの |
| | R | カ - ソル位置における制御 | 3/041 662 | デジタイザ - 周辺の構造、取付、例、防塵、防水のためのシ - ル |
| | Z | その他 | 3/042 | 光電子手段によるもの [8] |
| 3/039 | | その付属具、例、マウスパッド [8,2013.01] | | |
| 3/041 | ... | 変換手段によって特徴付けられたデジタイザ - 、例、タッチスクリーンまたはタッチパッド用のもの [8] | | |
| 3/041 400 | | デジタイザ - の構造的細部 | | |
| 3/041 410 | | 表示器とデジタイザ - で共有部分があるもの | | |
| 3/041 412 | | インセル構造を有するもの | | |
| 3/041 420 | | 検出電極の電極パタ - ン、形状に特徴があるもの | | |
| 3/041 422 | | 容量性手段によるもの | | |
| 3/041 430 | | 引出電極や配線、すなわち、検出電極に接続される電極または配線 | | |
| 3/041 440 | | デジタイザ - の周辺部のひずみを修正するための構造、例、リニアリティを改善するための電極 | | |

| | | | |
|-----------|---|-----------|---|
| L | 導光板が位置検出面をなすもの (G06F3/042,410-485 を併せて付与する) | 3/044 125 |ブリッジ部分に特徴があるもの |
| P | 光電子手段によるデジタイザ - に よって位置を検出される器具その もの, 例 . 発光ペンの構造 (G06 F3/042,410-485 を併せて付与する) | 3/044 126 |電極二層 |
| | | 3/044 127 |1 つの基板の両面に電極を配置 するもの |
| | | 3/044 128 |電極を配置した基板 2 つを貼り 合わせるもの |
| Z | その他 | 3/044 129 |1 つの基板に電極と絶縁層を順 に積層するもの |
| 3/042 410 |ペン側の受光により位置を検出 するもの | 3/044 130 |電極方向の位置に応じた容量を検 出するもの |
| 3/042 420 |ペン受光・垂直型, すなわち位置 検出面に対して垂直な光または傾 斜した光をペンが受光するもの (CRT のラスラスキャンに基づく ライトペン G06F3/037) | 3/044 140 |押圧により電極間の距離が変わ ることと容量が変化するもの |
| 3/042 421 |コ - ドパタ - ン型, すなわち位 置情報と対応する幾何学的な光 学パタ - ンを面上に配置するも の, 例 . ドットパタ - ンによるも の | 3/045 |抵抗性要素を用いるもの, 例 .1 つの 連続した面または接触しうように 置かれた 2 つの平行な面を用いるも の [8] |
| 3/042 422 |発光素子マトリックス型, すな わち複数の発光素子を面状に配 置するもの | A | 抵抗線型 : 一般 |
| 3/042 430 |ペン受光・平行型, すなわち位置 検出面に対して平行な光をペンが 受光するもの | B | 抵抗線型 : クシ型 |
| 3/042 460 |デジタイザ - 側の受光により位置 を検出するもの | C | 抵抗膜型 : 一般 |
| 3/042 470 |デジタイザ - 受光・垂直型, すな わち位置検出面に対して垂直な光 または傾斜した光をデジタイザ - が受光するもの | D | 抵抗膜型 :1 膜型一般 [X,Y が 1 膜 を共用] |
| 3/042 471 |受光素子マトリックス型, すな わち複数の受光素子を面状に配 置するもの | E | 抵抗膜型 :1 膜型構造 |
| 3/042 472 |発光素子または表示素子を受光 素子と対応して配置するもの | F | 抵抗膜型 :2 膜型一般 [X,Y 用の独 立の膜] |
| 3/042 473 |カメラが位置検出面に対向する もの | G | 抵抗膜型 :2 膜型構造 |
| 3/042 480 |デジタイザ - 受光・平行型, すな わち位置検出面に対して平行な光 をデジタイザ - が受光するもの | H | 抵抗・容量結合型・位相差検出型 |
| 3/042 481 |発光検出型, すなわち入力に よって生じた発光または反射を, 位置検出面に対して平行にデジ タイザ - が受光することにより 検出するもの | Z | その他 |
| 3/042 482 |角度を検出するもの | 3/046 |電磁的手段によるもの [8] |
| 3/042 483 |遮光検出型, すなわち入力に よって生じた遮光を, 位置検出 面に対して平行にデジタイザ - が受光することにより検出する もの | A | 交流駆動ペン型 : 共通 |
| 3/042 484 |光が格子状に交差するもの | B | 交流駆動ペン型 : 電圧検知型 |
| 3/042 485 |角度を検出するもの | C | 交流駆動ペン型 : 位相検知型 |
| 3/043 |伝播する音波を用いるもの [8] | D | 交流駆動ペン型 : 特殊な手段によ る |
| 3/044 |容量性手段によるもの [8] | E | 磁石ペン型 : 駆動・センス線型 |
| A | ペンによるタブレットの電位の変 化の検出 | F | 磁石ペン型 : 共通, その他 |
| B | タブレットによるペンの電位の変 化の検出 | G | ペン検知型 : 電圧検知型 |
| Z | その他 | H | ペン検知型 : 位相検知型 |
| 3/044 110 |表面型 | J | ペン検知型 : 共通, その他 |
| 3/044 120 |投影型 | P | 共通事項 |
| 3/044 122 |検出電極に金属細線を用いるもの | Q | 複数の型式の組合せ |
| | | R | ペンの高さ・傾き・端部による誤 差の補正 |
| 3/044 124 |電極一層 | Z | その他 |
| | | 3/047 |組みになっているワイヤを用いるも の, 例 . 交差ワイヤ [8] |
| | | A | 機械的手段 |
| | | B | 弾性体によるもの [センスライン そのものが弾性を有する] |
| | | C | 感圧導電シ - トによるもの [X・ Y センスライン間に配置] |
| | | Z | その他 |
| | | 3/048 | ..グラフィカルユ - ザインタフェ - ス [GUI] に基づく相互作用技術 [2022.01] |

このグル - プは, ユ - ザが表示されたデ - タと相互作用可能な手段に焦点をあてた主題事項を包含する。特定の機能と関連したデ - タ処理が可能な特定のアプリケ - ションソフトウェアまたは特定の装置を開示する文脈中で, 単に標準的な GUI が存在するだけの場合は, それらのアプリケ - ションソフトウェアまたは特定の装置と関連した適切なサブクラスに一般的に分類する。

| | | | |
|------------|--|----------|--|
| 3/0481 | ・・・表示された相互作用オブジェクトの特定の特性、またはメタファベ - スの環境に基づくもの、例、ウィンドウまたはアイコンのようなデスクトップ要素との相互作用、あるいはカ - ソルの挙動や外観の変化によって補助されるもの [2022.01] | 3/04892 |ある離散位置から別の離散位置へのカ - ソルの移動を指示するコードに基づいてカ - ソルの位置を制御するための装置、例、異なる方向と関連付けられたカ - ソル制御キ - を使用するもの、またはタブキ - を使用するもの（座標信号に基づいてカ - ソルの位置を制御するための装置 G06F3/038） [2022.01] |
| 3/04812 | ・・・カ - ソルの外観または振舞に基づく相互作用技術、例、表示オブジェクトの存在により影響を受けるもの [2022.01] | 3/04895 |キ - ボ - ドによる入力操作中の案内、例、入力を促すもの [プロンプティング] [2022.01] |
| 3/04815 | ・・・立体的に表示されている、メタファに基づく環境または相互作用オブジェクトとの相互作用、例、メタファに基づく環境または相互作用オブジェクトに関するユ - ザの視点を変えるもの [2022.01] | 3/05 | ・一定の時間間隔でのアナログ量のサンプリングを用いるデジタル入力 |
| 3/04817 | ・・・アイコンを用いるもの（アイコン的記号を用いるグラフィカルまたはビジュアルプログラミング G06F8/34） [2022.01] | A | 高速化を図るためのもの |
| 3/0482 | ・・・選択可能な事項のリストとの相互作用、例、メニュー - [2013.01] | B | ・並列処理を行うもの |
| 3/0483 | ・・・ペ - ジにより構成された環境との相互作用、例、本のメタファ [2013.01] | C | ・バッファを介するもの |
| 3/0484 | ・・・特定の機能または動作を制御するためのもの、例、オブジェクトや画像または表示されている文字要素の選択や操作、パラメ - タ値の設定、範囲の選択 [2022.01] | D | D/A 変換を施してアナログ出力を得るもの |
| 3/04842 | ・・・表示されているオブジェクトまたは表示されている文字要素の選択（G06F3/0482 が優先） [2022.01] | F | デジタル入力端子としても利用可能なもの |
| 3/04845 | ・・・画像を操作するためのもの、例、ドラッグ、回転、拡大、色の変更 [2022.01] | K | 同期、クロック、タイミング調整に関するもの |
| 3/04847 | ・・・パラメ - タ設定を制御する相互作用技術、例、スライドまたはダイヤルとの相互作用 [2022.01] | Y | 電源 |
| 3/0485 | ・・・スクロ - ルまたはパン [2022.01] | Z | その他のもの |
| 3/04855 |スクロ - ルバ - との相互作用 [2022.01] | 3/05 301 | ・・ A/D 変換前の信号処理 |
| 3/0486 | ・・・ドラッグ・アンド・ドロップ [2013.01] | A | スキヤナ - 、マルチプレクサ等によるチャネル切換え |
| 3/0487 | ・・・入力デバイスによって提供される特定の特徴を利用するもの、例、2つのセンサを備えたマウスの回転によって制御される機能、または入力デバイスの性質によるもの、例、デジタイザが感知する圧力に基づくタップ動作 [2022.01] | B | ・スキヤナ - 速度の適応制御 |
| 3/0488 | ・・・タッチスクリ - ンまたはデジタイザを利用するもの、例、追跡されたジェスチャ - によるコマンドの入力 [2022.01] | E | 優先度を考慮したデ - タの取り込み |
| 3/04883 |手書きによりデ - タを入力するためのもの、例、ジェスチャ - または文字 [2022.01] | F | 誤動作防止の為のもの |
| 3/04886 |タッチスクリ - ンの表示領域またはデジタイズ用タブレットの表面を個別に制御可能な領域に分割することによるもの、例、仮想キ - ボ - ド、メニュー - [2022.01] | G | ・オフセット値の補正 |
| 3/0489 | ・・・専用のキ - ボ - ドのキ - またはそれらの組合せを利用するもの [2022.01] | H | ・信号中のノイズの除去 |
| 3/0489 170 |表示能力を改善する特別な入力またはコマンド | J | ・入力レベルの範囲の適正化〔含む利得調整〕 |
| | | K | ・フオトカプラ、トランス等による直流絶縁 |
| | | Z | その他のもの |
| | | 3/05 311 | ・・ A/D 変換における信号処理 |
| | | A | A/D 変換手段に特徴を有するもの |
| | | B | ・電圧 - 周波数変換形 A/D 変換器によるもの |
| | | C | ・電圧 - 時間変換形 A/D 変換器によるもの |
| | | D | ・積分形 A/D 変換器によるもの |
| | | M | 雑音の除去に関するもの |
| | | N | ・商用電源に同期して A/D 変換を行うもの |
| | | P | サンプリングあるいはホ - ルドに特徴を有するもの |
| | | Q | ・サンプリング間隔の適応制御 |
| | | Z | その他のもの |
| | | 3/05 321 | ・・ A/D 変換後の信号処理 |
| | | A | CPU への割込み |
| | | B | ビット幅の変更 |
| | | C | 倍率〔スケ - ル〕の変換 |
| | | E | デジタル的処理による雑音の除去 |
| | | P | プリンタへの印字 |
| | | Z | その他のもの |
| | | 3/05 331 | ・・・メモリへのデ - タの書込み |
| | | A | デ - タの圧縮 |
| | | Z | その他のもの |
| | | 3/05 341 | ・・構造 |

3/05 351 .. 誤り防止
 A 監視・試験
 Z その他のもの
 3/06
 ・記録担体からのデジタル入力または記録担体へのデジタル出力
 3/06 301 .. 記録担体の入出力制御
 A 接続制御一般; 入出力装置の起動, 切離し〔cf.F13〕
 B ・多重制御〔, 例. オフラインサーチ〕; 割込み〔一般, F9〕
 C .. 接続占有制御; クロスコ - ル〔; 外部記憶装置共用〕
 E ... 優先制御, 優先順位変更; デッドロック回避; バスア - ビタ
 F ・入出力コマンドの処理〔F13 優先〕
 G ・入出力制御装置〔cf.F13〔, 例.DMA チャネル, F13; モ - ドによって異なる動作をするもの, Y〕〕
 H ・マイクロプログラム制御〔cf.F9/22〕
 J ・アクセス方式; シ - ク制御; R, W 制御; 記録担体のエリア管理〔cf.F12/00, 301〕
 K .. アドレッシング
 L .. サ - チ制御
 M .. デ - タ転送制御〔, 例. 転送タイミング, プロトコル〕; デ - タ転送の開始, 終了, 中断〔cf.F13〕
 N ... デ - タ転送単位; デ - タ転送単位の変換; 転送デ - タの変換, 演算
 P ... デ - タ転送方式
 R ... バッファ - メモリを介するもの; 直並列変換〔cf.F5〕
 S バッファ - メモリ管理〔, 例. バッファ - メモリに対する, R/W 制御, バッファ - メモリにおけるデ - タ操作, バッファ - メモリのエリア管理一般, バッファ - チェ - ン〕
 T バッファ - メモリ空き管理, 充満度管理
 U 複数列または複数段バッファ - メモリの管理; それらの切り替え使用
 V ... 可変長語の処理, 長さ変換; 部分書き込みアクセス〔cf.F12/04〕
 W デ - タの圧縮, 復元〔回復〕
 X ... 外部記憶装置間のデ - タ転送
 Y ・動作モ - ド制御, 例. 転送モ - ド制御, 記録密度制御
 Z その他のもの, 例. 初期化,〔入出力エミュレ - ト,〕ポリユ - ム管理〔, マウント/デマウント, オ - トチェンジャ〕
 3/06 302 ... アクセス時間短縮制御
 A バッファ - メモリを用いるもの, 例. 読取りデ - タの先取り〔ディスク・キャッシュ, F12/08, 320〕;〔高速アクセスのための〕仮想入出力〔仮想シ - ク Z〕
 B 多重処理; コマンドの先取り
 D ・多重シ - クまたはサ - チ; インタ - リ - プ方式
 E ・処理順序の変更; デ - タの再配列〔デ - タの再配列は J に移行〕
 H .. ロ - ルモ - ド方式

J アクセス時間短縮のためのデ - タ配列, フォ - マット
 Z その他のもの〔, 例. 仮想シ - ク, ヘッド多重, デ - タ多重〕
 3/06 303 ... 磁気デ - プ装置に特有の入出力制御
 B 磁気デ - プ装置のための多重処理; オフラインアクセス, オフライン巻き戻し
 C 磁気デ - プ装置へのアクセス
 E ・磁気デ - プ装置とのデ - タ転送制御
 G ・磁気デ - プ装置に対するリ - ド, ライト制御
 J カセット・デ - プ装置のためのもの
 Z その他のもの〔, 例. 磁気デ - プ装置に特有のコマンドの処理〕
 3/06 304 ... 誤動作防止
 B 多重化によるもの〔, 例. 多重装置へのアクセス; 部分多重〕; ポリユ - ム世代管理〔ファイル世代管理, F12/00・302〕
 E ・二重書き込み, 読取り
 F ・コピー - 〔「異種フォ - マット間のコピー - 」を含む〕; バックアップ処理, その更新
 H プロテクション一般〔cf.F12/14〕
 J ・媒体交換, 装填プロテクション
 K ・ライトプロテクション, 例. 改ざんプロテクション; イニシヤライズプロテクション
 M ・コピー - プロテクション〔cf.F12/14〕
 N 監視; 警告, エラ - 表示; 残容量表示; アクセス頻度のカウンタ, 表示
 P ・エラ - 情報または履歴情報のロギング; 外部記憶装置の内容のダンブ
 R ・診断, 試験; 測定〔一般 F11〕
 T .. 擬似〔手法を用いる〕診断, 試験
 U .. チェック, 試験回路の診断, 試験
 Z その他のもの〔, 例. デ - タ退避〕
 3/06 305 エラ - 対策
 A エラ - 検出, 処理
 C ・デ - タの表現に冗長性をもたせたもの
 D ・リ - ドアフタ - ライト; バイト数チェック; 返送照合方式〔G11B 優先〕
 F ・エラ - 検出後の処理, 例. エラ - 解析, 修正〔C 優先〕
 G .. エラ - 処理を後回しにするもの
 H .. エラ - 報告〔エラ - 情報の収集, F3/06, 304P〕
 K .. リトライ〔再実行〕
 M ... リポジショニング〔G11B 優先〕
 Z その他のもの
 3/06 306 障害対策
 B 障害箇所, 例. 不良トラック, の検出, 代替

| | | | | | |
|------|-----|---|------|-----|---|
| | F | ・次トラックを代替トラックとするもの | 3/12 | 313 |印刷ジョブが一時的に蓄積される装置または印刷が実行されるプリンタにおいて、印刷が開始されるまでの時間を短縮するためのもの |
| | H | ・代替トラックを別個の記憶装置で構成するもの | | | |
| | K | ・管理デ - ブル、例 . アドレス変換デ - ブル、を持つもの | 3/12 | 314 |印刷ジョブを送信する側の装置において、送信が開始されるまでの時間を短縮するためのもの |
| | Z | その他のもの〔、例 . 摩耗対策一般、欠陥部回避、エラ - デ - タの強制書込み〕 | 3/12 | 315 |プリンタにおいて印刷を開始してから印刷が完了するまでの時間を短縮するためのもの |
| 3/06 | 540 | ...アレイ構成 | | | |
| 3/06 | 550 | ...交換媒体管理 | 3/12 | 317 |プリンタの空き時間または障害による停止時間を短縮するためのもの、例 . 分散印刷 |
| 3/08 | | ..個別的な記録担体たとえばせん孔カードからのデジタル入力またはこのような記録担体へのデジタル出力 | 3/12 | 318 |プリンタの消耗品の使用量を削減または節約するためのもの；プリンタまたはクライアントのハ - ドウェアリソ - スを有効に活用するためのもの |
| | A | カードとの入出力制御 | | | |
| | C | ・ICカードとの入出力制御 | | | |
| | E | 磁気ディスク装置以外のディスク装置、例 . 磁気バブルディスク装置、仮想ディスク装置、との入出力制御〔cf.F3/06,302A,F12/00,301Z〕〔磁気バブルディスク装置はHに移行〕 | 3/12 | 319 |プリンタの消耗品の使用量を削減または節約するためのもの |
| | F | ・光ディスク装置、例 . 追記型記憶装置、との入出力制御 | 3/12 | 320 |プリンタまたはクライアントのハ - ドウェアリソ - スを有効に活用させるためのもの、例 . メモリまたはCPU |
| | H | ・半導体ディスク装置〔「磁気バブルディスク装置」を含む〕との入出力制御 | 3/12 | 321 |プリンタの消費電力を削減させるためのもの |
| | Z | その他のもの | 3/12 | 322 |印刷ジョブのセキュリティを強化するためのもの |
| 3/09 | | ・タイプライタ - へのデジタル出力〔3〕 | | | |
| 3/12 | | ・印字ユニットへのデジタル出力 | 3/12 | 323 | ...印刷ジョブを実行するための特定の技術に特徴のあるもの |
| 3/12 | 301 | ..印刷システムへのインタフェ - スに特徴のあるもの | 3/12 | 324 |クライアントまたはサ - バのリソ - スの管理 |
| 3/12 | 302 | ...特定の目的または効果を達成しようとするもの | 3/12 | 325 |クライアントまたはサ - バにおけるソフトウェアの更新、例 . プリントドライバ、プラグインまたはフォントの更新 |
| 3/12 | 303 |印刷ジョブの管理を改善または容易にするためのもの | 3/12 | 326 |印刷設定に適合するプリンタの選択または検索 |
| 3/12 | 304 |ユ - ザあるいはオペレ - タに印刷ジョブを実行させるにあたって、複雑な操作をさせないようにするためのもの、例 . 印刷ジョブのプリセット、印刷ジョブの自動実行または認証カードの使用 | 3/12 | 327 |プリンタ定義ファイルを使用するもの、例 . GPD または PPD |
| 3/12 | 305 |印刷ジョブの設定を補助または援助することにより設定をやりやすくするためのもの、例 . 設定のカスタマイズ、ガイダンス、コンフリクトの通知またはジョブチケットの使用 | 3/12 | 328 |専用のプリンタドライバを持たないで印刷ジョブを送信するもの；汎用的なプリンタドライバを使用して印刷ジョブを送信するもの |
| 3/12 | 306 |入力デ - タのフォ - マット、印刷ジョブのフォ - マットまたは印刷ジョブの種類をフレキシブルに適応させるためのもの、例 . フォ - マットの変換 | 3/12 | 329 |プリンタの管理またはプリンタのメンテナンス、例 . 電力状態、動作状態または故障状態 |
| 3/12 | 307 |印刷ジョブの送信後にユ - ザへ印刷結果を通知するためのもの | 3/12 | 330 |プリンタのソフトウェアまたはファ - ムウェアの管理、例 . ソフトウェア、ファ - ムウェアまたはフォントのアップデ - トまたはインストール |
| 3/12 | 308 |印刷の品質を向上させるためのもの、例 . 試し印刷、印刷プレビュー - または画質調整 | 3/12 | 331 |プリンタに関連した設定、例 . IP アドレス、名称または識別情報の設定 |
| 3/12 | 309 |旧い印刷プロトコルの装置を新しい印刷システムに接続して印刷するためのもの、例 . 通信プロトコルの変換または拡張、機能の拡張 | 3/12 | 332 |プリンタの能力情報の取得、例 . 要求に応じてまたは定期的に取得するもの |
| 3/12 | 310 |装置の障害、消耗品の不足または通信エラ - を検出、予測またはリカバリ - するためのもの | 3/12 | 334 |エラ - 処理およびリカバリ - 処理、例 . 再印刷処理 |
| 3/12 | 311 |印刷処理の性能を向上させるためのもの | 3/12 | 335 |消耗品の不足によるもの、例 . 用紙、インクまたはトナ - |
| 3/12 | 312 |印刷ジョブの投入から、プリンタにおいて印刷が開始されるまでの時間を短縮するためのもの | 3/12 | 336 |装置間の通信の接続に特徴のあるもの、例 . クライアントとプリンタ、サ - バとプリンタ、プリンタとプリンタ |
| | | | 3/12 | 337 |印刷ジョブの管理 |
| | | | 3/12 | 338 |印刷のセキュリティに特徴のあるもの、例 . ユ - ザ認証、ペ - ジの機密情報の空白化または親展印刷 |

- 3/12 339制限範囲内でのプリンタの使用 ; プリンタの機能の使用制限
- 3/12 340印刷またはリッピング変換の並列化
- 3/12 341印刷設定に対応した印刷ジョブの分割, 例. 白黒ペ - ジとカラ - ペ - ジ, 本のカバ - と中身またはタブ
- 3/12 342ペ - ジ上へのオブジェクトの配置または挿入に特徴のあるもの
- 3/12 343バリアブル印刷, 例. ペ - ジ上への識別コ - ド, スタンプ, ウォ - タ - マ - ク, タイトル, ロゴ, 広告またはク - ポンの挿入; 帳票印刷
- 3/12 344印刷ジョブの変換または印刷ジョブの解析, 例. ペ - ジのバンド処理, 色変換, フォント変換または重複デ - タの削除
- 3/12 345中間印刷デ - タまたは共通印刷デ - タへの変換, 例. PDF, EMF または XPS
- 3/12 346マ - クアップ言語で記述した印刷ジョブを解析するもの, 例. XSL, XML または HTML
- 3/12 347プリンタが処理できる印刷デ - タへ変換するもの
- 3/12 348印刷デ - タを解析してプリンタ言語を決定するもの; プリンタ言語を解析して印刷処理を決定するもの
- 3/12 350ペ - ジレイアウトまたは記録媒体上へのペ - ジの割り当て, 例. 両面印刷, 集約印刷, 製本, 変倍またはフチ無し印刷
- 3/12 351連続的な記録媒体に適用したもの, 例. ウェブ紙またはロ - ル紙
- 3/12 352特殊なシ - ト状の記録媒体に適用したもの
- 3/12 353印刷ジョブのパラメ - タの設定, 例. クライアントで UI を使用するもの
- 3/12 354パラメ - タを自動設定するもの, 例. プリンタドライバによる自動設定
- 3/12 355パラメ - タに不整合が生じないようにするもの, 例. 設定範囲の制限, 不整合の通知または不整合の解消
- 3/12 356印刷前にユ - ザに対してフィ - ドバックするもの, 例. 印刷プレビュー -, テスト印刷, 試し印刷または印刷前の確認
- 3/12 357保存されたパラメ - タを使用するもの, 例. テンプレ - ト, 初期値または印刷様式
- 3/12 358プリンタ側で印刷ジョブの印刷設定を変更するもの, 例. 印刷中のジョブまたは蓄積しているジョブ
- 3/12 359印刷ジョブの監視, 例. 印刷ジョブのステ - タスを取得するもの
- 3/12 360印刷ジョブのスケジュー - リング, 例. 印刷ジョブのキュー - イングまたはプリンタの割り当て
- 3/12 361他のプリンタにおいて代替印刷するもの, 例. 印刷失敗時, 消耗品の不足時または遅延予測時
- 3/12 362印刷ジョブのグル - ピング, ギャングングまたは結合
- 3/12 363印刷ジョブの優先度に基づくもの, 例. 実行の順序の変更または割り込み印刷
- 3/12 364印刷ジョブの設定に基づいて後処理装置を割り当てるもの, 例. 折りたたみ, 断裁, 綴じまたは製本
- 3/12 365印刷デ - タの場所を指定して印刷ジョブを実行するもの, 例. URL またはファイルパスの指定
- 3/12 367親展印刷のための蓄積; 時間指定印刷のための蓄積; 再印刷のための蓄積
- 3/12 368印刷要求と印刷デ - タとを独立して送信するもの; 携帯端末やウェブブラウザから印刷デ - タを指定して印刷要求を送信するもの
- 3/12 369配信サ - バからの印刷デ - タの送信, 例. 印刷デ - タの送信予約または配信サ - ビス
- 3/12 370ホットフォルダを用いるもの
- 3/12 371プリンタまたはサ - バに蓄積されている印刷デ - タを用いて新たな印刷ジョブを作成して印刷するもの, 例. ボックス印刷
- 3/12 372デジタル店舗, 例. 電子注文, ウェブを介した印刷サ - ビスまたはリモ - トの送信画面からのジョブの送信
- 3/12 373印刷ジョブ履歴の作成, 管理または使用, 例. ログ, 課金または印刷経路の追跡
- 3/12 374所定の条件, 例. メモリの空き容量またはブライバシ -, に基づいて印刷ジョブを削除またはキャンセルするもの
- 3/12 375印刷ジョブのワ - クフロ - 管理, 例. ワ - クフロ - の定義または変更
- 3/12 376クライアントまたはサ - バのプリンタドライバにおいて, 印刷ワ - クフロ - の管理を行うもの
- 3/12 377ワ - クフロ - がフィルタのパイプライン化により構成されるもの
- 3/12 378印刷システムの特定の構成に特徴のあるもの
- 3/12 379プリンタコントロ - ラに特徴のあるもの, 例. ハ - ドウェア構成
- 3/12 380ダイレクト印刷のためのもの, 例. 可搬性記憶媒体またはデジタルカメラからの印刷
- 3/12 381複数の印刷機構を備えるプリンタと接続するためのもの
- 3/12 382大型プリンタと接続するためのもの
- 3/12 384ロ - カルプリンタと接続するためのもの, 例. シリアルポ - ト, パラレルポ - トまたは USB ポ - トによる接続
- 3/12 385リモ - トプリンタと接続するためのもの
- 3/12 386ロ - カルネットワ - クを介するもの
- 3/12 387インタ - ネットを介するもの, 例. Web 印刷
- 3/12 388クライアント - サ - バ - プリンタとなる接続構成
- 3/12 389サ - バ - クライアント - プリンタとなる接続構成, 例. サ - バからプリンタが見えないもの

| | | | | |
|------|-----|---|-------|--------------------------------------|
| 3/12 | 390 |サ - バ - プリンタ - クライアント となる接続構成, 例 . クライアント はサ - バと通信しないもの | W | 記録ペンの選択・交換 |
| 3/12 | 391 | プリンタが印刷デ - タの格納手段を 有し, 印刷デ - タを自ら管理するも の | X | 記録ペンのアップダウン制御 |
| 3/12 | 392 | 携帯端末とプリンタとのデ - タの入 出力, 例 . 携帯端末からの無線印刷 | Z | その他のもの |
| 3/12 | 393 | .. コンピュ - タとのプリンタ情報のやり とりで特徴があるもの | 3/14 | ・表示装置へのデジタル出力 |
| 3/12 | 394 | ... 状態通知または情報交換に関する フィ - ドバック | A | 一般 |
| 3/12 | 395 | ... バッファ - 手段 | Z | その他のもの |
| 3/12 | 396 | .. 印刷ジョブのスケジュ - リングまたは プリンタ資源取扱 | 3/14 | 310 .. 処理と関連するもの |
| 3/12 | 397 | .. プリンタコ - ドへの翻訳, 変換, エ ミュレ - ションまたは圧縮; プリンタ パラメ - タの設定 | A | 一般 |
| 3/12 | 398 | ... プリンタ言語の変換を行うもの, 例 . プログラム制御言語またはペ - ジ記 述言語 | B | 編集 |
| 3/13 | | ・プロッタへのデジタル出力 | C | フォ - マット・画面定義 |
| 3/13 | 310 | .. 装置 | D | 作表・罫線 |
| A | | フラットベッド型プロッタ - | E | プログラム関係 |
| B | | ドラム型プロッタ - | Z | その他のもの |
| C | | ボ - ルペンプロッタ - | 3/14 | 320 ... システムの状況の表示 |
| D | | インクジェットプロッタ - | A | 状態・状況の表示 |
| E | | サ - マルプロッタ - | B | 試験・診断 |
| F | | 静電プロッタ - | C | プロセス・プラントの監視 |
| G | | 光学式プロッタ - | D | モニター - |
| H | | カラ - プロッタ - | Z | その他のもの |
| J | | 自走式プロッタ - | 3/14 | 330 ... ガイダンス・操作の援助のためのも の |
| K | | 機構及び構造 | A | 一般 |
| L | | 用紙の装置・給送・残量検出 | Z | その他のもの |
| M | | インク供給・残量検出 | 3/14 | 340 システム, 例 . OS との対話のための もの |
| N | | 文字パタ - ン発生 | A | 対話 |
| P | | ベクトル発生 | B | メニュー - |
| Q | | 円弧・曲線発生 | C | メツセ - ジ〔例 . メツセ - ジ表示 方式〕 |
| R | | グラフまたは図表の作成 | D | 強調表示 |
| Z | | その他のもの | Z | その他のもの |
| 3/13 | 320 | .. 制御 | 3/14 | 350 マルチウインドウ |
| A | | デ - タ転送・ホストとのインタ - フ エ - ス | A | 一般 |
| B | | プロッタ - コントロ - ラ - | B | 画面分割 |
| C | | 描画プログラム及び出力図面の管理 | C | マルチ・ジョブ表示 |
| D | | システムとの対話 | Z | その他のもの |
| E | | 情況表示 | 3/14 | 360 ... 表示画面の選択 |
| F | | 誤動作防止・エラ - 対策 | A | 一般 |
| G | | 描画範囲の設定 | B | 仮想論理画面 |
| H | | ためし書き | C | 検索 |
| J | | 座標位置検出・読み取り | D | スクロ - ル |
| K | | 描画デ - タの処理 | Z | その他のもの |
| L | | ベクタ - ・ラスタ - 変換 | 3/14 | 370 アイコンの選択 |
| M | | 拡大・縮小処理 | A | 一般 |
| N | | 補間・補正処理 | Z | その他のもの |
| P | | 立体化及び隠線処理 | 3/14 | 380 カ - ソルパタ - ンの選択 |
| Q | | 線種・線幅・濃淡 | A | 一般 |
| R | | 描画品質の検査 | B | カ - ソル制御 |
| S | | ペンヘッド駆動制御 | Z | その他のもの |
| T | | ペンヘッドの速度制御 | 3/14 | 400 .. デ - タ転送と関連するもの |
| U | | ペンヘッド移動量の最適化 | 3/147 | .. 表示パネルを用いるもの [3] |
| V | | ペンヘッド原点復帰制御 | 3/147 | 310 ... デ - タ転送のためのもの |
| | | | 3/147 | 320 ... 数値表示のためのもの |
| | | | 3/153 | .. 陰極線管を用いるもの [3] |
| | | | 3/153 | 310 ... キヤラクタディスプレイを用いるも の |
| | | | 3/153 | 320 ... グラフィックディスプレイを用いる もの |
| | | | 3/16 | ・音声入力; 音声出力 (音声処理 G10L) |

| | | | |
|----------|--|----------|---|
| 3/16 400 | ・専用オ - ディオデバイスへのインタ - フェイス, 例 . オ - ディオドライバ - または CODEC へのインタ - フェイス | 7/02 660 | ・振幅比較, すなわち, その数値に基づいてオペランドの相対的順位を決定するためのもの, 例 . ウインドウコンパレ - タ |
| 3/16 410 | ・電話回線利用の音声応答装置 | 7/04 | ・同一性の比較, すなわち値が同じか異なるかの比較 |
| 3/16 500 | ・オ - ディオストリ - ムの管理, 例 . ポリ - ムの設定またはオ - ディオストリ - ムバス | 7/06 | ・個々の記録担体上のデ - タをソ - ト, 選別, マ - ジ, または別々の記録担体上のデ - タを比較するための装置 |
| 3/16 510 | ・入力レベルの制御 | 7/08 | ・ソ - ト, すなわち記録担体が有している少なくともある情報の類別によって, 記録担体を番号順または他の一定順序に群分けすること (2 組以上の記録担体を一定順序にマ - ジするもの G06F7/16) |
| 3/16 520 | ・音声入力期間の設定 | 7/10 | ・選別, すなわち順番にまたは無秩序に配列された多数の記録担体上のある種のデ - タによって識別可能な記録担体上のデ - タ中から別種のデ - タを得ること |
| 3/16 530 | ・音声出力期間及び出力箇所の設定 | 7/12 | ・選択された項目の表を印刷する手段をもつもの |
| 3/16 540 | ・音声出力時における音量, 音質または音速の制御 | 7/14 | ・マ - ジ, すなわち各々同じ順序に配列された少なくとも 2 組の記録担体を, 同じ順序を有する 1 組の記録担体にまとめること |
| 3/16 550 | ・音声出力時における無音処理 | 7/16 | ・マ - ジとソ - トを組み合わせたもの |
| 3/16 600 | ・ユ - ザ - インタ - フェイス内のオ - ディオ, 例 . ナビゲ - トのために音声コマンドを使用するもの, オ - ディオフィ - ドバック | 7/20 | ・同じ順序に配列された別々の記録担体の組を比較して, 1 組中の少なくともあるデ - タが他の 1 組または数組中のデ - タと一致しているか否かを定めるもの |
| 3/16 610 | ・他の入力装置との併用 | 7/22 | ・連続的記録担体, 例 . テ - プ, ドラム, ディスク, 上のデ - タをソ - トまたはマ - ジする装置 |
| 3/16 620 | ・他の表示装置との併用 | 7/24 | ・ソ - ト, 一つ以上の記録担体からデ - タを引き出し, 番号順または他の一定順序にそのデ - タを並べ直し, かつもとの記録担体または別の記録担体あるいは組になった記録担体上に, ソ - トされたデ - タを再記録すること (G06F7/36 が優先) |
| 3/16 630 | ・音声コマンドによる指令 | A | ソ - ト一般 |
| 3/16 640 | ・話者の照合 | B | ・最大値を順次検出することによるソ - ト (最大値の検出 G06F7/02) |
| 3/16 650 | ・音声認識を用いたユ - ザ - インタ - フェイス | C | ・デ - タを整列位置に挿入していくことによるソ - ト |
| 3/16 660 | ・音声ガイダンス, 例 . 操作方法案内 | D | ・2 つのデ - タを入れ替えていくことによるソ - ト |
| 3/16 670 | ・アンサ - バックによる確認 | E | ・パイプラインソ - タ |
| 3/16 680 | ・動作状態または異常状態の報知 | F | ・同一比較ユニットの一次元アレイ構造からなるソ - ト |
| 3/16 690 | ・音声合成を用いたユ - ザ - インタ - フェイス | H | ・2 分木をもちいたソ - ト |
| 3/18 | ・自動曲線追従器からのデジタル入力 [3] | J | ・メモリのアドレス及びポインタを用いるソ - ト |
| 5/00 | 処理するデ - タの順序または内容を変更することなくデ - タ変換を行うための方法または装置 [4] | K | ・ソ - トキ - の変換及び処理 |
| 5/01 | ・桁送りのためのもの, 例 . 位置調整, 位取り, 正規化, のためのもの [5] | L | ・複数のソ - トキ - を用いたソ - ト |
| 5/06 | ・デ - タ・フロ - の速度を変えるためのもの, すなわち速度調整のためのもの | Z | その他 |
| 5/06 650 | ・分割バッファ, 例 . 複数の独立したキュー - を容認するもの, 双方向の FIFO | 7/26 | ・ソ - トされたデ - タを中間の記憶装置を用いずもとの記録担体上のそのデ - タがソ - ト前に記録されていた同じスベ - ス内に記録するもの |
| 5/08 | ・格納位置が連続しており, 中間のデ - タは格納または取り出しを行う際にアクセス不能であるもの, 例 . シフトレジスタを使用するもの [8] | 7/32 | ・マ - ジ, すなわち少なくとも 2 つの記録担体上に一定の順序で入れられているデ - タを組み合わせて, もとのデ - タの全てを順序よく保持する一つの記録担体あるいは組になった記録担体を作るもの (G06F7/36 が優先) |
| 5/08 650 | ・デ - タが再循環するもの | | |
| 5/10 | ・格納位置が連続しており, 各デ - タが格納および取り出しを行う際にそれぞれ独立してアクセス可能であるもの, 例 . ランダムアクセスメモリを使用するもの [8] | | |
| 5/12 | ・充填度を監視する手段; 衝突, 即ち, 同時に格納および取り出しを行う際のコンフリクト, を解消する手段 [8] | | |
| 5/14 | ・オ - バ - フロ - またはアンダ - フロ - を扱うもの, 例 . 満杯または空を示すフラグ [8] | | |
| 5/16 | ・多重方式, 即ち, 2 つ以上の同様な装置を使用し, 格納および取り出しを行う際に交互にアクセスするもの, 例 . ピンポン・バッファ [8] | | |
| 7/00 | 取扱うデ - タの順序または内容进行操作してデ - タを処理するための方法または装置 (論理回路 H03K19/00) | | |
| 7/02 | ・デジタル値の比較 (G06F7/06, G06F7/38 が優先) | | |
| 7/02 630 | ・適応, 例 . 自己学習 | | |

| | | | |
|-----------|---|-----------|--|
| 7/36 | …マ - ジとソ - トを組み合わせたもの | 7/501 | …半加算器または全加算器, 即ち, 1 桁の位取りに対する基本的な加算セル [8] |
| 7/38 | …位取り記数法を用いて計算を行なうための方法または装置, 例 . 2 進, 3 進, 10 進法を用いるもの [3] | 7/502 | …半加算器, 2 つの半加算器を縦続接続してなる全加算器 [8] |
| 7/38 510 | …量子ビットを用いるもの | 7/503 | …キャリ信号を使用するもの, 即ち, 入力されたキャリが直接, もしくは反転器を通すのみで, キャリ伝搬信号の値の制御下においてキャリ出力に接続されているもの [8] |
| 7/38 610 | …低温用構成部品を用いるもの, 例 . ジョセフソンゲ - ト | 7/504 | …ビットシリアル演算形式であるもの, 即ち, 全ての位取りを次々に扱う 1 つのデジット処理回路を有するもの [8] |
| 7/38 630 | …磁気または類似の素子を用いるもの (パラメトリックなおよび他の共振回路を用いるもの G06F7/38,680) | 7/505 | …ビットパラレル演算形式であるもの, 即ち, 各々の位取りに対して異なるデジット処理回路を有するもの [8] |
| 7/38 650 | …磁気パブル | 7/505 510 | …可変長 |
| 7/38 680 | …電氣化学的, マイクロ波, 表面弾性波, ニュ - リスタ, 電子ビ - ムスイッチ, 共振のような他のデバイスを用いるもの, 例 . パラメトリック, 鉄共振 | 7/505 520 | …減算 |
| 7/40 | …接点開閉素子, 例 . 電磁継電器, を用いるもの (G06F7/46 が優先) | 7/506 | …2 箇所以上において同時にキャリの生成, もしくはキャリの伝搬が起るもの [8] |
| 7/42 | …加算; 減算 | 7/507 | …2 つの条件について計算されたキャリまたはサムの値から選択を行うもの [8] |
| 7/44 | …乗算; 除算 | 7/508 | …桁上げ先見回路を使用するもの [8] |
| 7/46 | …電氣機械的計数器型の累算器を用いるもの | 7/509 | …多数のオペランドに対するもの, 例 . デジタル積分器 [8] |
| 7/48 | …無接点素子, 例 . 真空管, 固体素子, を用いるもの; 素子を特定しないで用いるもの [3] | 7/52 | …乗算; 除算 (G06F7/483-G06F7/491, G06F7/544-G06F7/556 が優先) [3,8] |
| A | 真空管を用いるもの | 7/523 | …乗算のみ [8] |
| B | 電荷転送素子を用いるもの | 7/525 | …シリアル - シリアル演算形式であるもの, 即ち, 両方のオペランドが直列に入力されるもの (G06F7/533 が優先) [8] |
| D | ダイオ - ドを用いるもの | 7/527 | …シリアル - パラレル演算形式であるもの, 即ち, 一方のオペランドが直列に入力され, 他方のオペランドが並列に入力されるもの (G06F7/533 が優先) [8] |
| Z | その他のもの | 7/53 | …パラレル - パラレル演算形式であるもの, 即ち, 両方のオペランドが並列に入力されるもの (G06F7/533 が優先) [8] |
| 7/48 510 | …負数の処理, 補数化 | 7/533 | …反復する過程または段階の回数を削減するもの, 例 . プ - スアルゴリズム, 対数加算, 奇数 - 偶数, を使用するもの [8] |
| 7/48 520 | …定数計算 | 7/533 510 | …対数加算を使用するもの |
| 7/483 | …位取り数を非線形に組み合わせて表現した数を用いて計算するもの, 例 . 有理数, 対数方式, または浮動小数点数 [8] | 7/533 620 | …連続する 0 または 1 をスキップするもの, 例 . プ - スアルゴリズムを使用するもの |
| 7/485 | …加算; 減算 [8] | 7/535 | …除算のみ [8] |
| 7/487 | …乗算; 除算 [8] | 7/535 510 | …倍除数法を使用するもの |
| 7/49 | …2 進, 8 進, 16 進または 10 進以外の基数, 例 . 3 進, 負または虚の基数, 混合基数, を用いて計算するもの [3] | 7/535 520 | …逆数利用法を使用するもの |
| 7/49 510 | …時間の計算 | 7/537 | …反復する過程または段階の回数を削減するもの, 例 . Sweeny - Robertson - Tocher[SRT] アルゴリズムを使用するもの [8] |
| 7/49 520 | …負の基数を用いた計算 | 7/544 | …計算によって関数の値を求めるためのもの |
| 7/491 | …10 進数を用いて計算するもの [8] | A | 微分・積分計算 |
| 7/492 | …各位取り内では 2 進の重み付け表現がされているもの [8] | F | ファジイ演算 |
| 7/493 | …自然 2 進符号, 即ち 8421 符号, で表現されているもの [8] | Z | その他のもの |
| 7/494 | …加算; 減算 [8] | 7/548 | …三角関数; 座標変換 [3] |
| 7/495 | …デジットシリアル演算形式であるもの, 即ち, 全ての位取りを次々に扱う 1 つのデジット処理回路を有するもの [8] | A | 三角関数 |
| 7/496 | …乗算; 除算 [8] | | |
| 7/498 | …計数器型の累算器を使用するもの [8] | | |
| 7/499 | …位取り処理または例外処理, 例 . 丸め, オ - バ - フロ - [8] | | |
| 7/499 101 | …小数点の処理, 例 . 正規化, 桁合わせ, 浮動小数点数固定小数点数変換 | | |
| 7/499 605 | …例外処理 | | |
| 7/499 610 | …オ - バ - フロ - またはアンダ - フロ - | | |
| 7/499 647 | …丸め処理 | | |
| 7/50 | …加算; 減算 (G06F7/483-G06F7/491, G06F7/544-G06F7/556 が優先) [3,8] | | |

| | | | | |
|----------|---|--|----------|---|
| | B | 座標変換 | 7/74 | ・1語内の、指定値を有する1以上のビットの位置を選別または符号化すること、例、最上位または最下位の有意な0または1の検出、プライオリティ・エンコ - ダ [8] |
| 7/552 | Z | その他のもの | | |
| | | べき乗またはべき根 [3] | | |
| | A | べき乗 | | |
| | B | べき根 | 7/76 | ・デ - タ内容から独立して定められたル - ルによるデ - タの再配置、並べ替え、または選別のための装置 [8] |
| 7/556 | Z | その他のもの | | |
| | | 対数または指数関数 [3] | 7/76 102 | .. 可変長語の処理 |
| | A | 対数関数 | 7/78 | .. デ - タ・フロ - の順序を変えるためのもの、例、行と列との入れ換え、LIFOバッファ; そのオバ - フロ - またはアンダ - フロ - の処理 [8] |
| | B | 指数関数 | | |
| 7/57 | Z | その他のもの | 8/00 | ソフトウェアエンジニアリングのための装置 (テストまたはデバッグ G06F11/36; ソフトウェアプロジェクト管理における運用、計画または組織化の観点 G06Q10/06) [2018.01] |
| | | ... 算術論理演算ユニット [ALU]、即ち、グル - プ G06F7/483-G06F7/556 に含まれる2以上の演算を実行する装置または論理演算を実行する装置 [8] | | |
| 7/57 202 | | 演算制御に特徴のあるもの、例、アドレス生成、条件演算実行、条件フラグ | 8/10 | ・要求分析; 仕様化技術 [2018.01] |
| 7/57 203 | | プロセッサ内部のデ - タ経路の選択に特徴のあるもの、例、バスライン、レジスタアクセス制御、セレクト | 8/20 | ・ソフトウェアの設計 [2018.01] |
| 7/57 204 | | 論理構成に特徴のあるもの、例、ALU アレイ、再構成可能デバイス | 8/30 | ・ソ - スコ - ドの作成または生成 [2018.01] |
| 7/575 | | 基本的な算術論理演算ユニット、即ち、少なくとも部分的に、同じ回路を使用し、加算、減算、または複数の論理演算の1つの何れかを選択して実行できる装置 [8] | 8/33 | .. インテリジェントエディタ [2018.01] |
| 7/58 | | ・乱数または擬似乱数発生器 [3] | 8/34 | .. グラフィカルまたはビジュアルプログラミング [2018.01] |
| 7/58 620 | | .. 擬似乱数発生器 | 8/35 | .. モデル駆動 [2018.01] |
| 7/58 640 | | ... 有限体演算を用いるもの、例、線形帰還シフトレジスタを用いるもの | 8/36 | .. ソフトウェアの再利用 [2018.01] |
| 7/58 660 | | ... 整数のアルゴリズムを用いるもの、例、線形合同法を用いるもの | 8/38 | .. ユ - ザインタフェ - スの実装のためのもの [2018.01] |
| 7/58 680 | | .. 乱数発生器、すなわち自然確率過程に基づくもの | 8/40 | ・プログラムコ - ドの変換 [2018.01] |
| 7/60 | | ・デジタルな非位取り記数法、すなわち、基数を用いない数表現を用いて計算を行うための方法または装置; 位取り記数法と非位取り記数法の組合せを用いる計算装置 [3] | 8/41 | .. コンパイル [2018.01] |
| 7/60 620 | | .. デルタシグマ変調を用いるもの | 8/41 100 | ... ソ - スコ - ドの解析; 中間コ - ドの生成 |
| 7/62 | | .. パルスの総数を計数することのみにより演算を実行するもの [3] | 8/41 130 | 最適化 |
| | A | 加減算 | 8/41 170 | タ - ゲットコ - ドの生成 |
| | B | 乗除算一般 | 8/51 | .. ソ - スからソ - スへ [2018.01] |
| | C | ・乗算 | 8/52 | .. バイナリからバイナリへ [2018.01] |
| | D | ・除算 | 8/53 | .. 逆コンパイル; 逆アセンブル [2018.01] |
| | E | ・換算 | | |
| | F | べき乗、べき根 | 8/54 | .. ロ - ド時より前のリンク編集 [2018.01] |
| | G | 時計に用いるもの | 8/60 | ・ソフトウェアの配備 [2018.01] |
| 7/64 | Z | その他のもの | 8/61 | .. インスト - ル [2018.01] |
| | | .. デジタル微分解析機、すなわち増分を表示するパルスを用いて、微分、積分もしくは微分または積分方程式を解くための計算装置; 差分方程式を解くためのその他の増分計算機 (G06F7/70 が優先; ハイブリッド計算技術を用いた微分解析機 G06J1/02) [3] | 8/65 | .. アップデ - ト (そのためのセキュリティ装置 G06F21/57) [2018.01] |
| 7/66 | | ... 単位増分のみを表わすパルスを用いるもの [3] | 8/654 | ... 書換可能な固体記憶装置に特に適合した技術を用いるもの、例、EEPROMまたはフラッシュメモリのためのもの [2018.01] |
| 7/68 | | .. パルス率乗算器または除算器を用いるもの (G06F7/70 が優先) [3] | 8/656 | ... 実行中にアップデ - トするもの [2018.01] |
| 7/70 | | .. 推計パルス列、すなわち平均パルス率で数を表現するランダムに発生するパルス列を用いるもの [3] | 8/658 | ... 増分アップデ - ト; 差分アップデ - ト [2018.01] |
| 7/72 | | .. 剰余計算を用いるもの [3] | 8/70 | ・ソフトウェアの保守または管理 [2018.01] |
| | | | 8/71 | .. バ - ジョン制御 (そのためのセキュリティ装置 G06F21/57); 構成管理 [2018.01] |
| | | | 8/72 | .. コ - ドリファクタリング [2018.01] |
| | | | 8/73 | .. プログラムドキュメンテ - ション [2018.01] |
| | | | 8/74 | .. リバ - スエンジニアリング; ソ - スコ - ドから設計情報を抽出するもの [2018.01] |
| | | | 8/75 | .. プログラム理解のための構造分析 [2018.01] |

| | | | |
|----------|---|----------|--|
| 8/76 | ..異なる環境で動作するようプログラム コ - ドを適合させるもの ; 移植 [2018.01] | C | 制御メモリのチェック |
| 8/77 | ..ソフトウェアメトリクス [2018.01] | D | ・制御メモリの保護 |
| 9/00 | プログラム制御のための装置 , 例 . 制御 装置 (周辺装置のためのプログラム制御 G06F13/10) [2018.01] | E | マイクロ命令のチェック |
| 9/02 | ・ワイヤ - 接続 , 例 . プラグボ - ド , を用 いるもの | F | マイクロプログラムのトレ - ス |
| 9/04 | ・プログラム命令のみを保持する記録担 体を用いるもの (G06F9/06 が優先) | G | アドレスストップ |
| 9/06 | ・プログラム記憶方式を用いるもの , す なわちプログラムを受取りまたは保持 するために処理装置の内部記憶装置を 用いるもの | H | リトライ , リスタ - ト |
| 9/22 | ..マイクロ制御またはマイクロプログラ ム装置 [3] | J | 保守パネル , デ - タ表示 |
| 9/22 310 | ...制御記憶装置の構成 | K | マイクロ診断 |
| A | 2 レベルマイクロプログラミング | Z | その他 |
| B | 主メモリの一部を制御記憶領域と するもの | 9/24 | ...マイクロプログラムのロ - ディング [3] |
| C | 主メモリの一部と制御メモリを制 御記憶領域とするもの | 9/24 310 |イニシャルマイクロプログラムロ - ド |
| D | 仮想制御メモリ | 9/24 320 |ダイナミックマイクロプログラミン グ |
| E | マイクロキャッシュ | 9/26 | ...次位マイクロ命令のアドレス指定 (G06F9/28 が優先) [3] |
| Z | その他 | 9/26 310 |サブル - チン |
| 9/22 320 | ...マイクロ命令の解釈 | 9/26 320 |分岐 |
| A | マイクロ命令の修飾 | A | 分岐制御一般 |
| B | ・マクロ情報による間接機能制御 | B | ペ - ジ間ジャンプ |
| C | ・マイクロアドレス情報による間接 機能制御 | C | 間接分岐 |
| D | マイクロフィ - ルドの多重化 | D | マイクロシ - ケンサ |
| E | 可変長マイクロ命令 | E | 条件判定回路 |
| F | 固定デ - タの発生 | F | 特定の分岐命令 , 例 . スキップ命 令 |
| Z | その他 | Z | その他 |
| 9/22 330 | ...バス , レジスタの構成 | 9/26 330 |特別なマイクロシ - ケンス , 例 . ル - プ制御 , マクロフェッチシ - ケン ス |
| A | バスの構成 | A | ル - プ制御 |
| B | ・直列バス | B | マクロフェッチシ - ケンス |
| C | レジスタ制御 | C | パスファインダメモリ |
| D | 演算制御 | D | マクロ / マイクロ混合シ - ケンス |
| E | イニシャライズ | E | マルチマイクロプログラム |
| Z | その他 | Z | その他 |
| 9/22 340 | ...タイミング制御 | 9/28 | ...演算速度の増強 , 例 . 並列に動作する 幾つかのマイクロ制御装置を用いる もの [3] |
| A | 基本クロックの制御 | 9/28 310 |先行制御 |
| B | 外部装置との同期制御 | A | マイクロプログラムの先行制御 |
| C | タイマ制御 | B | ・マイクロ分岐の高速化 |
| D | 低 / 高速制御メモリ | C | ・制御メモリインタリ - プ |
| Z | その他 | D | マクロ命令の先行制御をマイクロ プログラムにより行うもの |
| 9/22 350 | ...マイクロプログラムの先頭アドレス 指定 | Z | その他 |
| A | 先頭アドレス指定一般 | 9/28 320 |並列処理 |
| B | ファ - ムウェアマクロ命令の処理 | 9/30 | ..機械語命令を実行するための装置 , 例 . 命令のデコ - ド (マイクロ命令を実 行するためのもの G06F9/22) [2018.01] |
| C | 未定義 / 拡張マクロ命令の処理 | 9/30 310 | ...命令語の解釈 |
| D | 特定マクロ命令の処理 | A | 命令語の解釈一般 |
| E | ハ - ドウェア制御とマイクロ制御 の併用 | B | デコ - ダの構成または配置 , 例 . プ リデコ - ダ |
| Z | その他 | C | 多重デコ - ダの選択切換 , 例 . 複数 種類の命令セットに対応するため の複数のデコ - ダ |
| 9/22 360 | ...割込処理 | E | 未定義命令 ; 拡張命令 , 例 . 命令 セットに含まれない命令の処理を 同等のル - チンにより実現するも の |
| 9/22 370 | ...マイクロプログラムの修正 , 変更 | F | 命令コ - ドエラ - 処理 |
| 9/22 380 | ...誤動作対策 | Z | その他 |
| A | マイクロシ - ケンスのチェック , 例 . 暴走対策 | | |
| B | ・非使用領域への誤アクセス対策 | | |

9/30 330 ... タイミング制御, 例. 命令実行時間可変またはクロック制御

A タイミング制御一般

B 基本クロック周波数選択切換

C 遅延時間設定; ウェイト時間設定

D 同期信号待ち合わせ, 例. 周辺装置と同期をとるために応答信号の待ち合わせを行うもの

E タイマ

Z その他

9/30 350 ... 特殊命令処理 (可変長命令またはスキップ命令 G06F9/32)

A 特殊命令処理一般; 新命令; プレディケ - ト付き命令

C EXECUTE 命令, 例. 命令のオペランドとしてフェッチしたデ - タを命令とみなして実行するもの

D デ - タベ - ス操作命令

E 十進数デ - タに関する編集命令; 十進数デ - タに関するバック変換; 十進数デ - タに関するアンバック変換

F 複合命令, 例. VLIW

G RISC または PRISM に関する命令であることに特徴のあるもの

Z その他

9/30 360 ... マイクロコンピュ - タに特有の命令

9/30 370 ... ALU 周辺構成, CPU 内部のバスの改良またはレジスタファイルや ALU 等の相互接続

9/30 372 ... 条件コ - ドの生成または制御, 例. ゼロフラグ

9/30 380 ... 誤動作対策

R 再実行

Z その他

9/30 381 ... サブプログラムを実行するための装置

9/30 382 ... サブル - チンリンケ - ジ

A サブル - チン一般

B リンケ - ジ処理, 例. サブル - チン命令の実行時にサブル - チンを主記憶にロ - ドするもの

C パラメ - タ受け渡し; パラメ - タ参照

D アドレス拡張; 同一アドレス空間切換, 例. 異なるセグメントやバンク間でサブル - チンコ - ルをするもの

Z その他

9/30 387 ... サブプログラムを実行するための装置における誤動作対策

9/30 388 ... その他

9/30 390 ... その他

9/302 ... 算術演算の実行を制御するもの [5]

A 算術演算一般

C 算術演算における比較

E バイトまたはワ - ドにおける算術演算; ゼロ拡張; 符号拡張

F 算術演算における定数処理; 算術演算における固定デ - タ発生

Z その他

9/305 ... 論理演算の実行を制御するもの [5]

A 論理演算一般

C 論理演算における比較

E バイトまたはワ - ドに対する論理演算

F 論理演算における定数処理; 論理演算における固定デ - タ発生

Z その他

9/308 ... 単一ビット演算を制御するもの (G06F9/305 が優先) [5]

A ビット演算一般

B ビット判定; 単一ビット操作命令, 例. ポピュレ - ション命令; 単一ビットをセットまたはリセットする命令

C ビット単位の比較

E ビットに対する演算処理

F ビット演算における定数処理; ビット演算における固定デ - タ発生

Z その他

9/312 ... ロ - ド, ストアまたはクリアの演算を制御するもの [5]

L ロ - ド, 例. メモリからレジスタへのロ - ド

W ストア; クリア

Z その他

9/315 ... 移動, 桁送りまたは回転の演算を制御するもの [5]

M ム - ブ

S シフト; ロ - テ - ト; アラインメント; シャッフル; マ - ジ; マスク

Z その他

9/318 ... 演算の拡張または修飾を伴うもの [5]

A 命令語の修飾または変更一般

B 修飾, 例. プレフィックス

C 変更; 全体置換

Z その他

9/32 ... 次の命令のアドレスの指定, 例. 命令カウンタのインクリメント (G06F9/38 が優先) [3]

9/32 310 ... 命令処理, 例. アドレッシングまたはフェッチ

A アドレッシング一般, 例. プログラムカウンタを順に連続してインクリメントするもの

J メモリアクセス; メモリフェッチ, 例. シリアルにメモリから命令をフェッチするもの

K ・複数メモリモジュ - ル構成; メモリ空間拡張, 例. バンク切換または命令メモリとデ - タメモリを別個に設けるもの

Z その他

9/32 320 ... 分岐命令処理, 例. アドレッシングまたは分岐判定処理

A 分岐アドレッシング一般

B 分岐アドレス計算; 分岐アドレス生成

C ・間接分岐アドレス生成

D ・多重分岐アドレス生成; 条件による分岐アドレス修飾生成, 例. 複数の分岐先アドレスまたは分岐先アドレスの下位ビット群の置き換え

E 次命令または次アドレスの選択処理 (G06F9/32, 320D, F 優先) 例. Taken 側アドレスと Not Taken 側アドレスのいずれかを選択するもの

| | | | | | | | |
|------|-----|-------|---|-------|-----|-------|--|
| 9/32 | 330 | F | 条件判定処理 ; 分岐判定処理 , 例 . 分岐をするか否かの決定そのものに関する手法 | 9/32 | 385 | | メインル - チンの一部をサブル - チンとすることにより他のル - チンからコ - ルされうるようにしたもの |
| | | G | ペ - ジ間ジャンプ ; 同一アドレス空間メモリ間ジャンプ | 9/32 | 386 | | サブル - チンをル - プ実行するもの |
| | | J | メモリアクセス ; メモリフェッチ , 例 . 分岐先命令をメモリからフェッチする手法 | 9/32 | 387 | | サブプログラムジャンプのアドレスまたはリタ - ンアドレスの指定における誤動作対策 |
| | | K | ・複数メモリモジュール構成 ; メモリ空間拡張 , 例 . メモリバンク間の分岐 | 9/32 | 388 | | その他 |
| | | Z | その他 | 9/32 | 390 | | その他 |
| 9/32 | 330 | | ル - プ処理 | 9/34 | | ... | 命令オペランドまたは演算結果のアドレスリングまたはアクセシング [3,5] |
| | | A | ル - プ処理一般 | 9/34 | 320 | | 可変長オペランド |
| | | B | 単一命令繰返し処理 , 例 . プログラムカウンタのインクリメントを抑止するもの | | A | | 可変長オペランド一般 |
| | | C | ル - プ用命令バッファ | | B | | バウンダリ制御 ; アラインメント , 例 . メモリの 2 ワ - ドにまたがるオペランドをアクセスするためにデ - タのシフトまたはマ - ジを行うもの |
| | | D | 多重ル - プ処理 | | C | | バイト処理 ; ワ - ド処理 , 例 . 4 バイトのワ - ドをメモリから読み出しそのうちの 1 バイトを得るもの |
| 9/32 | 340 | Z | その他 | | Z | | その他 |
| 9/32 | 340 | | 命令をスキップするための命令 | 9/34 | 330 | | レジスタアクセス |
| | | A | 縦積命令 , 例 . 最初の特定命令のみを実行して後続の特定命令は実行しない処理を分岐命令を用いることなく行うもの | 9/34 | 340 | | スタック (サブル - チンスタック G06F9/32,384) |
| | | B | スキップ命令 | | A | | スタック一般 |
| 9/32 | 350 | Z | その他 | | B | | ・階層構成 ; 仮想スタック |
| 9/32 | 350 | | 可変長命令 ; 不定長命令 ; 可変長オペランド指定子 | | C | | スタックエラー , 例 . オ - バ - フロ - またはアンダ - フロ - |
| | | A | 可変長命令 | | Z | | その他 |
| | | B | 可変長オペランド指定子 , 例 . 命令語のオペランド指定子フィールドが可変長になっているもの | 9/34 | 350 | | メモリアクセス |
| 9/32 | 360 | Z | その他 | | A | | メモリアクセス一般 |
| 9/32 | 360 | | シ - ケンスコントロール | | B | | ・複数メモリモジュール構成 , 例 . バンクインタリ - プまたはバンク切換 (インデクスアドレスリングによるアドレス空間の拡張 G06F9/355,330) |
| | | A | シ - ケンスコントロール一般 | | Z | | その他 |
| | | B | 実行順序制御 ; 条件判定分岐 | 9/34 | 380 | | オペランドフェッチまたはオペランドストアの際の誤動作対策 |
| 9/32 | 380 | C | 演算処理 | 9/34 | 390 | | その他 |
| 9/32 | 380 | Z | その他 | 9/345 | | | 多重のオペランドまたは演算結果に対するもの [5] |
| 9/32 | 380 | | メモリから命令をフェッチする際の誤動作対策 | | A | | 複数のオペランドまたは複数の結果におけるもの一般 |
| 9/32 | 381 | | サブプログラムジャンプのアドレスまたはリタ - ンアドレスの指定アドレス | | S | | ストライドまたは間隔を用いるもの |
| 9/32 | 382 | | ジャンプアドレッシング | | Z | | その他 |
| | | A | ジャンプアドレッシング一般 | 9/35 | | | 間接アドレッシング [5] |
| | | B | ジャンプアドレッシング複数選択生成 | 9/355 | | | インデクスアドレッシング [5] |
| 9/32 | 383 | Z | その他 | 9/355 | 310 | | アドレス修飾一般 |
| 9/32 | 383 | | リタ - ンアドレッシング | 9/355 | 320 | | アドレス修飾 , 例 . インデクス , ペ - ス , ペ - ジ , 相対 , 付加またはロケ - ション |
| | | A | リタ - ンアドレッシング一般 | 9/355 | 330 | | アドレス拡張 , 例 . アドレスビット拡張またはメモリ空間拡張切替 (メモリモジュール G06F12/06) |
| | | B | リタ - ンアドレス複数選択生成 | | A | | アドレス拡張一般 |
| 9/32 | 384 | Z | その他 | | B | | アドレスビット拡張 , 例 . セグメントレジスタ |
| 9/32 | 384 | | サブル - チンスタック | | | | |
| | | A | サブル - チンスタック一般 | | | | |
| | | B | 階層構成 ; 仮想スタック | | | | |
| | | C | サブル - チンスタックにおけるスタックエラー | | | | |
| | | R | レジスタブロック退避 ; レジスタ多重切換 , 例 . レジスタウィンドウ , レジスタバンク切換 | | | | |
| | | Z | その他 | | | | |

C 同一アドレス空間メモリ選択、例 . 同一アドレス空間を重複して割り当てておきバンク切換を行うもの

Z その他

9/355 380 アドレス修飾に関する誤動作対策

9/355 390 その他

9/38 ... 命令の同時実行、例 . パイプライン、ルック・ahead [3]

9/38 310 先行制御、例 . 命令先取、パイプライン投入順序制御（ベクトル処理 G06F17/16）

A 命令先取；オペランド先取；バッファ

B ・アドレス計算

E タイミング制御；ステ - ジ進行移行制御

F パイプライン投入順序変更制御、例 . 後行命令が先行命令より先に投入されるもの、アウトオブオーダーまたはリオー - ダバッファ

G ベクトル命令をパイプライン方式や並列処理方式で実行するもの（ベクトル処理 G06F17/16 が優先）

H 命令長またはオペランド長が可変であるもの、例 . 可変長であることに伴うアドレス計算、フェッチまたは切り出し

J 演算装置を縦列に重ねてパイプライン態様に用いるもの

X 先行制御一般、例 . 各パイプラインステ - ジに制御メモリを配置

Y ・その他参考；雑件

Z その他、例 . 応用分野において命令の先行制御の技術が使用されているもの

9/38 330 分岐制御、例 . 分岐先命令先取、分岐予測、ル - プ処理

A 分岐予測

B ・分岐ヒストリ、例 . 過去の実行結果を反映するテ - ブル、ブランチヒストリテ - ブルまたはブランチタ - ゲットテ - ブル

C ・予測する分岐方向を固定的に設定するもの、例 . 命令中に分岐予測フラグを有するもの、外部において予測する分岐方向を固定的に設定するもの

D ・早期判定、例 . 条件コ - ド、計数分岐

E ル - プ処理、例 . ル - プに伴う分岐予測判定方式

F 分岐先命令先取、例 . 分岐先命令バッファ、分岐先アドレス計算または分岐先命令早期検出

G ・先取抑止

J 条件分岐

K ・見込み実行、キャンセル処理

L 特殊命令の検出に伴う既に先取りしていた命令の無効化及び命令の再読出、例 . EXECUTE 命令、逐次化命令またはロ - ド PSW 命令

X 分岐制御一般

Y ・その他参考；雑件

Z その他

9/38 350 ストア制御；フェッチストアコンフリクト、例 . OSC,ISC または PSC

A フェッチストアコンフリクト、例 . 優先制御、待合せまたは無効化

B ・内容一致制御、例 . 先取内容置換、バイパスやフォウ - ディングによりデ - タの受渡しを図るものまたはレジスタリネ - ミング

X ストア制御一般、例 . R/W 並列処理またはおいてきぼり制御

Y ・その他参考；雑件

Z その他、例 . 応用分野において分岐制御を用いるもの

9/38 370 並列処理、例 . 複数処理機構または付加処理機構（マルチプロセッサ G06F15/16）

A 同種の複数処理機構または ALU

B 異種の複数処理機構または ALU、例 . VLIW を実現するための複数スロット

C ・付加処理機構；コプロセッサ、例 . 浮動小数点演算用のもの、アクセラレ - タ

X 並列処理一般

Y ・その他参考；雑件

Z その他、例 . 応用分野において並列処理を行うもの

9/38 380 誤動作対策

A 割込中断処理；再試行

B ・例外処理、例 . アドレス例外、プロテクションまたは中断処理時点制御

C デバッグ；モニタ；トレ - ス；テスト、例 . アドレス一致によるデバッグ

X 誤動作対策一般

Y ・その他参考；雑件

Z その他、例 . 応用分野において命令の同時実行に関わる誤動作対策を行うもの

9/38 390 その他

9/44 ... 特定のプログラムを実行するための装置 [2018.01]

9/4401 ... ブ - トストラップ（そのためのセキュリティ装置 G06F21/57）[2018.01]

9/445 ... プログラムのロ - ディングまたは起動（ブ - トストラップ G06F9/4401；プログラムのロ - ディングまたは起動のためのセキュリティ装置 G06F21/57）[2018.01]

9/445 120 ダイナミックロ - ディング；ロ - ド時または以降のリンク編集

9/445 130 プログラムの選択

9/445 150 プログラム実行のためのメモリ管理

9/448 ... 実行パラダイム、例 . プログラミングパラダイムの実装 [2018.01]

9/448 100 手続き型；サブプログラムの実行

9/448 120 オブジェクト指向

9/451 ... ユ - ザインタフェ - スのための実行装置 [2018.01]

9/455 ... エミュレ - ション；インタ - プリタによる実行；ソフトウェアシミュレ - ション、例 . アプリケ - ションまたは OS の実行エンジンの仮想化またはエミュレ - ション [5]

| | | | |
|-----------|--|----------|--|
| 9/455 100 | インタ - プリタ ; アプリケ - ション の実行時にコ - ドを解釈または変換 するもの | F | メモリを用いた優先回路 |
| 9/455 150 | ハイパ - バイザ ; 仮想マシンモニタ | G | プログラムによる優先度指定 , 例 . 優先レジスタ |
| 9/46 | .. マルチプログラミング装置 [3] | Z | その他 |
| 9/46 410 | ... マルチスレッドプロセッサ | 9/48 230 | 先着優先 |
| 9/46 420 | ... 分散処理 (処理配分は G06F9/46,465 優先) | 9/48 300 | スケジュ - リング , タスクディス パッチ (割込み制御は G06F9/48,100 優先) |
| A | 分散オブジェクト | A | ジョブスケジュ - リング , 例 . カ レンダ - を用いた起動指定 |
| B | 移動エ - ジェント | B | 優先順位を可変としたもの (割込 み制御は G06F9/48,220 優先) |
| Z | その他 | C | 待ち行列の処理 , 例 . デキュー - , エンキュー - または複数のキュー - の 切換 / 操作 |
| 9/46 430 | ... トランザクション処理 | D | 時分割 |
| 9/48 | ... プログラムの起動 ; プログラムの切 換 , 例 . 割込みによるもの [7] | E | ・時分割単位を可変としたもの |
| 9/48 100 | 割込み制御 (パスに対する割込みは G06F13/24 優先) | F | デッドラインに基づくもの |
| F | 割込み発生 | G | 負荷状態に基づくもの (処理配分 は G06F9/50,150 優先) |
| G | 状態変化検出 | H | タスクに属性を付加したもの , 例 . 実行条件 , 権限または初期値 |
| H | 命令によるもの , 例 . 例外処理 | J | タスク , プロセス等の監視 |
| J | キ - | Z | その他 |
| K | デバッグ割込み | 9/48 350 | 情報退避 , タスクコンテキスト退避 |
| L | バンク切替 | A | 情報の部分退避 |
| M | 拡張割込み , 例 . 割込み処理の追 加 | B | スタック , レジスタを用いるもの |
| N | タイミング | C | ・レジスタ切換 , 例 . 複数組レジス タを有するもの |
| P | 割込み取消 | D | ・レジスタ切換と退避の併用 |
| Q | 先行制御時の割込み処理 | E | プログラムカウンタの切換 |
| R | 雑音対策 | Z | その他 |
| S | 割込み機能チェック | 9/48 370 | タスクの相互制御 ; タスク間連携 (プログラム間通信は G06F9/54 優 先) |
| T | 割込み信号の監視による誤動作対 策 | 9/50 | ... リソ - スの割り当て , 例 . 中央処理装 置 [CPU][7] |
| Z | その他 | 9/50 120 | ハ - ドウェア資源の管理 |
| 9/48 110 | 割込み要求の受付 , 検出 | A | タスクへの割当 |
| B | 割込み受付回路 | B | ・優先順位に基づくもの |
| C | 多重割込み受付 | Z | その他 |
| D | グル - プ別受付 | 9/50 150 | 処理体に対する処理配分 |
| E | 割込み禁止 , マスク | A | 処理体の特性に基づくもの , 例 . ハ - ドウェア資源の機能または能 力 |
| F | 保留割込みの処理 | B | ・複数のサ - ビスを組み合わせる もの |
| G | 割込み要因の検出 | C | 処理内容の特性に基づくもの |
| H | サイクリック走査 | D | 処理体の負荷状態に基づくもの |
| Z | その他 | E | 処理単位を分割するもの |
| 9/48 120 | 割込アドレスの指定 , 例 . 割込みベ クタ | Z | その他 |
| 9/48 140 | 命令実行中に割込可能とするもの | 9/52 | ... プログラム同期 ; 相互排除 , 例 . セマ フォによるもの [7] |
| A | チェックポイントヘリタ - ン | 9/52 120 | 排他制御 , 例 . ロックまたはセマ フォ |
| Z | その他 | A | デッドロック検出または回避 |
| 9/48 150 | タイマ割込み | B | 排他制御アルゴリズム |
| A | タイマ補正 | Z | その他 |
| Z | その他 | 9/52 150 | 同期制御 ; 一貫性維持 |
| 9/48 200 | 優先割込み | A | 他のタスクの実行に合わせるもの , 例 . バリア同期 |
| D | プログラムレベルの切換制御 | B | プロセス状態等の整合性を維持す るもの |
| Z | その他 | | |
| 9/48 210 | 優先回路 | | |
| 9/48 220 | 優先順位を可変とするもの | | |
| A | 均等割当 , 例 . ラウンドロビン | | |
| B | 緊急割込み | | |
| C | 処理要求に応じた割当 | | |
| D | 時間に依存して可変とするもの , 例 . 待ち時間に応じた割当 | | |
| E | 優先回路の切換 | | |

| | | | | |
|-----------|-----|---|-----------|--|
| | C | システム構成に依存せずデ - タの 一貫性を維持するもの | A | 複数のコンピュ - タノ - ドで構成 される分散システム内, 例 . クラス タ, クライアント・サ - バ・シス テム |
| 9/54 | Z | その他 | C | 仮想計算機プラットフォーム内 |
| | ... | ... プログラム間通信 [7] | E | マルチタスク実行システム内 |
| | A | 共有デ - タ領域を介するもの | G | オブジェクト指向システム内 |
| | B | メッセ - ジキュー - を利用するもの | H | 中央処理装置の内部 |
| | C | イベント | J | ・マルチプロセッサまたはマルチコ アユニット内 |
| | D | RPC | M | ストレ - ジシステム内 |
| | E | メッセ - ジ構造 | N | メモリ管理におけるもの |
| | F | メッセ - ジ変換, 例 . ラッパ - また はプロ - カ - | P | 画像処理装置内に組み込まれたデ - タ処理システム内 |
| 11/00 | Z | その他 | Q | 組み込みシステム内 |
| | | エラ - 検出; エラ - 訂正; 監視 (記録担 体と変換器との間の相対運動に基づく情 報記憶装置におけるエラ - の検出, 訂正 または監視 G11B20/18; モニタ, すなわ ち, 記録または再生過程の監視 G11B27 /36; 静的記憶装置におけるもの G11C29 /00) [4] | R | ・自動車または航空機システム内に 組み込まれたデ - タ処理システム 内 |
| 11/00 602 | | ・寄生的な影響に対して保護するもの, 例 . ノイズ, 温度 | S | ・モバイルデバイスに組み込まれた デ - タ処理システム内 |
| | P | 雑音 | T | 入出力制御におけるもの |
| | Q | 熱 | V | エラ - / 故障を起こしているコン ピュ - タノ - ドと通信する遠隔ユ ニット内 |
| | R | 静電気 | Z | その他 |
| | Z | その他 | 11/07 151 | ... 冗長性に基づかないエラ - または故 障の検出 |
| 11/00 604 | | ・エラ - の回避 (G06F11/07 とサブグル - プが優先) | 11/07 154 | 限度を超えることによるもの |
| | A | エラ - 処理 | 11/07 157 | 時間の限度を超えることによるも の, すなわち, タイムアウト, 例 . ウォッチドッグ |
| | B | ファイルリカバリ | 11/07 160 | 計数値または割合が限度を超える ことによるもの |
| | C | 誤り訂正 | 11/07 163 | ビット構成のチェックによるもの, 例 . フォ - マットまたはタグの チェック |
| | D | 退避 | 11/07 166 | ... エラ - / 故障の報告または記録 |
| 11/00 606 | Z | その他 | 11/07 169 | 可読性に特徴があるエラ - フォ - マット, 例 . クロスプラットフォームで可読な汎用フォ - マット, 人が 理解できるフォ - マット |
| | .. | .. 誤動作防止 | 11/07 172 | エラ - を伝える手段, 例 . 割込みを 使用するもの, 例外フラグ, 専用の エラ - レジスタ |
| | A | メモリの誤動作防止 | 11/07 175 | エラ - 報告の内容または構造の細部 , 例 . 特別なデ - プル構造, 特別なエ ラ - フィ - ルド |
| | B | メモリの誤書込防止 | 11/07 178 | 後の診断のために障害発生後にエラ - / 状態情報を収集するもの, 例 . ダンプ |
| | C | メモリの誤アクセス防止 | 11/07 181 | ポリシ - に基づきエラ - フィルタリ ングまたは優先付けを行うもの, 例 . 深刻度により行うもの |
| | D | 未使用アドレスへのアクセス時の誤 動作防止 | 11/07 184 | エラ - 報告の経路付け, 例 . 固有の 伝達経路またはデ - タフロ - をもつ もの |
| | E | 暴走の防止 | 11/07 187 | エラ - 報告の貯蔵手段に特徴を有す るもの, 例 . 永続的なデ - タストレ - ジ, メモリ保護を用いたストレ - ジ |
| | F | フェ - ルセ - フ | 11/07 190 | ... エラ - または故障の原因分析 |
| | G | 誤操作の防止 | 11/07 193 | ... 救済または矯正の動作 |
| | H | 誤接続の防止 | 11/07 196 | .. 安全手段, すなわち, エラ - イベント 発生時に安全な状態を保証するもの |
| | J | デ - タ転送における誤動作防止 | 11/07 199 | .. その他 |
| | K | キ - 入力装置に関するもの | | |
| | L | 電源異常に起因する誤動作の防止 | | |
| | M | 電源投入・切断時における誤動作防 止 | | |
| | N | エラ - 発生時に停止することによる もの | | |
| | S | メモリ電源の異常による誤動作の防 止 | | |
| | Z | その他 | | |
| 11/00 607 | | ・識別 | | |
| 11/00 608 | | ・信頼性または可用性の分析 | | |
| 11/07 | | ・故障の発生への応答, 例 . 耐故障性 [7] | | |
| 11/07 103 | | .. 冗長性に基づかないエラ - または故障 の処理 | | |
| 11/07 140 | | ... 特定のハ - ドウェアプラットフォーム上または特定のソフトウェア環境 内で行われる処理 | | |

| | | | |
|-----------|---|-----------|--|
| 11/08 | …デ - タの表現形態に冗長性をもたせることによるエラ - 検出またはエラ - 訂正, 例 . チェック・コ - ドを用いることによるもの | 11/10 696 | ……システムのコンフィグレ - ション後, 又は再コンフィグレ - ション後のパリティの計算又は再計算 |
| 11/08 650 | …固有の冗長性を有するコ - ド, 例 . n - out - of - m コ - ド, を用いるもの | 11/14 | …演算に冗長性を持たせることによるデ - タのエラ - 検出または訂正, 例 . 同じ結果になる別の演算式を用いることによるもの (G06F11/16 が優先) [3] |
| 11/10 | …符号化された情報に特別のビットまたは記号を付加したもの, 例 . パリティチェック, 9 または 11 のキャスティングアウト | 11/14 602 | …セ - ブ処理, 復元処理, 回復処理またはリトライ処理 |
| 11/10 604 | ……デ - タ・ブロックを保護する, 例 . CRC, チェックサム (G06F11/10, 676 が優先; 不正行為に対してコンピュータ - またはコンピュータ・システムズを保護するためのセキュリティ装置 G06F21/00) | A | 再試行可否 |
| 11/10 608 | ……半導体装置内のもの | C | 再試行回数 |
| 11/10 612 | ……エラ - の種類に適したコ - ドまたは装置を使用するもの (G06F11/10, 648 が優先) | D | 退避 |
| 11/10 616 | ……メモリロケ - ションへのアクセスでのエラ - , 例 . アドレス指定誤り | J | 条件変化 |
| 11/10 620 | ……検査ビットでのエラ - | M | リトライテスト |
| 11/10 624 | ……エラ - タイプの識別 | R | 電源異常時におけるデ - タの同一性検査 |
| 11/10 628 | ……隣接したエラ - , 例 . n - ビット (n > 1) ワイド・ストレ - ジ・ユニットでのエラ - , すなわち, パッケ - ジ・エラ - | Z | その他 |
| 11/10 632 | ……単純パリティ - | 11/14 605 | ……マシン命令レベルのもの |
| 11/10 636 | ……一方向エラ - | 11/14 607 | ……命令ストリ - ムのチェックポイントニング |
| 11/10 640 | ……算術コ - ドを利用するもの, すなわち, オペレ - ションの間, チェックディジット等の算出方法が保たれるもの, 例 . モジユロ 9 または 11 チェックを行うもの | 11/14 610 | ……バスまたはメモリアクセスのためのもの |
| 11/10 644 | ……特定の ECC/EDC 分散 | 11/14 612 | ……アプリケ - ションデ - タのもの |
| 11/10 648 | ……特定のエラ - 検出又はエラ - 訂正に適合した装置 | 11/14 615 | ……オペレ - ティングシステムのレベルで行うもの |
| 11/10 652 | ……エラ - 検出または訂正をバイパスまたは無効化するもの | 11/14 617 | ……ブ - トアップ処理手順 |
| 11/10 656 | ……部分書込みで照合ビットをアップデ - トするもの, すなわちリ - ド・モディファイ・ライト | 11/14 620 | ……エラ - 除去のために構成変更するもの, 例 . peer - to - peer ネットワークでのグル - プ管理メカニズム |
| 11/10 660 | ……全ての訂正可能なエラ - をシステム的に訂正するもの, すなわちスクラッピング | 11/14 623 | ……パスの再構成によるもの |
| 11/10 662 | ……エラ - 検出・訂正後の処理に特徴のあるもの | 11/14 625 | ……ノ - ドメンバ - の再構成による |
| 11/10 664 | ……キャッシュまたは連想メモリ内のもの | 11/14 628 | ……ハ - ドウェア機能性の損失を伴うもの |
| 11/10 668 | ……セクタプログラマブルメモリ内のもの, 例 . フラッシュディスク内のもの (G06F11/10, 672 が優先) | 11/14 630 | ……ソフトウェア機能性の損失を伴うもの |
| 11/10 672 | ……多値メモリ内のもの | 11/14 633 | ……ソフトウェアのアップグレ - ド処理の間で行うもの |
| 11/10 676 | ……ストレ - ジの冗長アレイにパリティを利用するもの, 例 . RAID システム | 11/14 635 | ……ファイルシステムまたはストレ - ジシステムのメタデ - タを使用するもの |
| 11/10 680 | ……半導体記憶装置にけるパリティデ - タの分散, 例 . SSD におけるもの | 11/14 638 | ……再起動または回復処理を行うもの |
| 11/10 684 | ……デグレ - ドモ - ド, 例 . 一つ又は複数のストレ - ジの取り外し, 又は, ディスクの故障によって起こるもの | 11/14 641 | ……リセットまたは再電源投入を行うもの |
| 11/10 688 | ……予め用意された 1 つ又は複数の予備ディスク上への再構成 | A | メモリの電源異常対策 |
| 11/10 692 | ……再構築, 例 . 故障ディスクを物理的に取り替えたとき | B | ・異常検出 |
| | | C | ・処理経過の保持 |
| | | D | ・デ - タの退避 |
| | | Z | その他 |
| | | 11/14 643 | ……伝送または通信エラ - |
| | | 11/14 646 | ……逐次永続的デ - タのバックアップまたはリストア |
| | | 11/14 648 | ……バックアップあるいはバックアップリストアに関わるデ - タの管理 |
| | | 11/14 651 | ……バックアップ内容の選択による |
| | | 11/14 653 | ……デ - タの重複排除使用 |
| | | 11/14 656 | ……バックアップのためのハ - ドウェア配置 |
| | | 11/14 658 | ……バックアップあるいは復元処理の管理 |
| | | 11/14 661 | ……バックアップスケジュールポリシ - |
| | | 11/14 664 | ……ネットワーク化された環境のためのもの |

| | | | |
|-----------|--|-----------|---|
| 11/14 666 |バックアップ処理を非破壊的、又は、無停止に | 11/16 666 | ...冗長コンボ - ネットがメモリまたはメモリ領域であるもの |
| 11/14 669 |バックアップ復元技術 | 11/16 667 |メモリ出力を比較することによるエラー - 検出 |
| 11/14 671 |回復用永続的デ - タのロギングに関わる | 11/16 675 | ...一時的な同期または冗長処理コンボ - ネットの再同期 |
| 11/14 674 |トランザクション中の | 11/16 679 |クロック信号レベル |
| 11/14 676 | ...ニュー - ラル・ネット内の | 11/16 683 |命令レベル |
| 11/14 679 | ...エラー - 検出またはフォルトマスキング用の一般的なソフトウェア技術 | 11/16 687 |イベントレベル、例、割り込みまたはボ - リングの結果による |
| 11/14 682 |ミドルウェアまたは OS 機能性の手段による | 11/16 691 |カンタムを使用するもの |
| 11/14 684 |仮想計算機に関わる | 11/16 695 | ...時間多様化、すなわち time diversity で稼働しているもの |
| 11/14 687 |N - バ - ジョン・プログラミングを使用 | 11/18 | ...冗長回路の受動的フォ - ルトマスキングによるもの、例、クアッディング等の冗長回路の組み合わせロジックによるものまたは多数決回路によるもの [3] |
| 11/14 689 |回復ブロックを通じて | 11/18 610 |障害冗長コンボ - ネットを除去するもの |
| 11/14 692 |アプリケーション・ソフトウェアによって行なわれるランタイム複製によるもの | 11/18 620 |冗長処理コンボ - ネット間の出力の相互交換に基づいたもの |
| 11/14 694 |N - モジュラ - タイプ | 11/18 630 |投票によるもの、投票は冗長コンボ - ネットにより行われぬ |
| 11/14 697 | ...単一演算処理装置上の時間冗長実行の細部 | 11/18 640 |冗長コンボ - ネットが処理機能をインプリメントするもの |
| 11/16 | ..ハ - ドウェアに冗長性を持たせることによるデ - タのエラー - 検出または訂正 [3] | 11/18 650 |投票はそれ自体冗長に行なわれるもの |
| 11/16 604 | ...処理装置および冗長性のクロック信号に影響する故障は、クロック信号生成ハ - ドウェアレベルまたはレベル内にある | 11/18 660 |同じデ - タの複数コピー - を読む場合に受動的なフォ - ルトマスキングによるもの |
| 11/16 608 | ...冗長ハ - ドウェアの出力信号を比較することによるエラー - 検出 (G06F11/16 629, G06F11/16 666 が優先; 記録担体およびトランスデューサ - の間の相対的運動に基づいた情報記憶中のエラー - 検出または訂正 G11B20/18; 訂正動作のための静的記憶をチェックすること G11C29/00; ロジック回路用 H03K19/003, H03K19/007; パルスカウンタ - 用あるいは周波数分割器用 H03K21/40) | 11/18 670 |投票の詳細 |
| 11/16 612 |冗長コンボ - ネットが永続記憶装置におけるもの | 11/18 680 |完全な一致が必要でないもの |
| 11/16 616 |冗長コンボ - ネットが I/O 装置またはそのアダプタにおけるもの | 11/20 | ...能動的なフォ - ルトマスキングによるもの、例、故障要素を切り離すことによるものまたは予備の要素に切り換えることによるもの [3] |
| 11/16 620 |表示装置 | 11/20 602 |相互接続あるいは通信制御機能性が冗長なもの、例、冗長性を伴うバスネットワークのための柔軟な配置 |
| 11/16 625 |通信、例、伝送またはインタ - フェース、におけるもの | 11/20 605 |冗長な通信コントロ - ラの使用 |
| 11/16 629 | ...冗長な処理システムの出力の比較によるエラー - 検出 | 11/20 607 |冗長な通信媒体の使用 |
| 11/16 633 |冗長な処理コンボ - ネット間の出力の相互の交換を使用するもの | 11/20 610 |ストレ - ジシステムコンボ - ネット間 |
| 11/16 637 |冗長処理コンボ - ネットの全てではない 1 または幾つかの比較機能を付加的に使用するもの | 11/20 612 |異なるコミュニケーションプロトコルの使用 |
| 11/16 641 |冗長処理コンボ - ネットによって実行されない比較におけるもの | 11/20 615 |冗長電源 (電源不良 G06F1/30) |
| 11/16 645 |比較回路自体が冗長構成になっているもの | 11/20 617 |メモリアクセス、メモリ制御管理あるいは I/O 制御機能性が冗長なもの (冗長な通信制御機能性 G06F11/20 605; 冗長なストレ - ジ制御機能性 G06F11/20 689) |
| 11/16 650 |エラー - 検出後も継続稼働 | 11/20 620 |処理機能性が冗長なもの (冗長な通信制御機能性 G06F11/20 605, 冗長なストレ - ジ制御機能性 G06F11/20 689) |
| 11/16 654 |冗長処理コンボ - ネットのただ一つの出力はハ - ドウェアを駆動可能、例、メモリまたは I/O | 11/20 623 |フェイルオ - バの詳細 |
| 11/16 658 | ...冗長コンボ - ネットのデ - タ再同期、あるいは交換、追加または予備ユニットの初期同期 | 11/20 625 |集中型のフェイルオ - バ制御機能を使用するもの |
| 11/16 662 |永続的記憶装置である再同期コンボ - ネットまたはユニット (障害ミラ - 記憶の再同期 G06F11/20 682; パリティ RAID 記憶の再構築または復元 G06F11/10 608) | 11/20 628 |故障プロセッサの除去あるいはスベアの活性化 |
| | | 11/20 630 |マイグレーションを使用するもの |
| | | 11/20 631 |コ - ルドスタンバイ |
| | | 11/20 633 |ハ - ドウェア資源の切り替え |
| | | 11/20 635 |待機スベアハ - ドウェアを持たないもの |

| | | | | |
|-------|-----|---|-----------|---|
| 11/20 | 638 |単一待機スベア処理コンポ - ネットを備えるもの | D | マイクロプロセッサアナライザを用いるもの |
| 11/20 | 641 |2以上のスベア処理コンポ - ネットを備えるもの | E | 評価用チップ |
| 11/20 | 643 |冗長コンポ - ネットが共通メモリアドレス空間を共有するもの | F | バ - ンインテストを行うためのもの |
| 11/20 | 646 |冗長コンポ - ネットが永続性記憶を共有するもの (G06F11/20 643 が優先) | Z | その他 |
| 11/20 | 648 |冗長コンポ - ネットがアドレス空間も永続性記憶も共有しないもの | 11/22 607 | ...メモリのテストのためのもの |
| 11/20 | 651 |規則的構造のもの | A | レジスタ |
| 11/20 | 653 |永続的マストレ - ジ機能あるいは永続的マストレ - ジ制御機能が冗長なもの (記録担体とトランスデュ - サの間の関連した動作に基づいた情報ストレ - ジ中のエラー - 検出または訂正であるもの G11B20/18) | B | ROM |
| 11/20 | 656 |ミラ - リングによるもの | C | 制御メモリ |
| 11/20 | 658 |3以上でミラ - コピ - を構成するもの | D | バッファ・キャッシュ |
| 11/20 | 661 |デ - タデクラスタリングと結合したもの | E | 磁気メモリ |
| 11/20 | 664 |一貫性を確保しながらのもの | F | メモリのテストパタ - ン |
| 11/20 | 666 |通信負荷の最適化 | G | アクセス回路のテストのためのもの |
| 11/20 | 669 |状態、構成またはフェイルオ - バの管理 | Z | その他 |
| 11/20 | 671 |複数のコントロ - ラを使用するもの | 11/22 610 | ...バス、ラインまたはインタフェ - スのテスト |
| 11/20 | 674 |非同期技術の詳細 | 11/22 615 | ...エラー - 訂正回路または検出回路のテストのためのもの |
| 11/20 | 676 |同期技術の詳細 | 11/22 621 | ...入出力デバイスあるいは周辺装置のテストのためのもの |
| 11/20 | 679 |双方向技術 | 11/22 626 | ...ALU のテストのためのもの |
| 11/20 | 682 |デ - タ同期 | 11/22 631 | ...割り込み回路のテストのためのもの |
| 11/20 | 684 |同じストレ - ジユニット上 | 11/22 636 | ...CPU またはプロセッサのテストのためのもの |
| 11/20 | 687 |共通のコントロ - ラ | 11/22 642 |マルチプロセッサシステム、例、プロセッサの1つがテストマスタになるもの |
| 11/20 | 689 |冗長なストレ - ジ制御機能 | 11/22 647 | ..システムハ - ドウェア構成の検証または検出 |
| 11/20 | 692 |制御ユニット間フェイルオ - バの詳細 | 11/22 652 | ..故障辞書を使用するもの |
| 11/20 | 694 |冗長なストレ - ジあるいはストレ - ジ空間 (G06F11/20 656 が優先) | 11/22 657 | ..エキスパ - トシステムを使用するもの |
| 11/20 | 697 |スタンバイ制御 / 処理ユニットの更新を維持するもの (初期化またはその再同期、G06F11/16 658 およびサブグループ) | 11/22 663 | ..ニュー - ラルネットワ - クを使用するもの |
| 11/22 | | ・待機作動中または遊休時間中の検査によるコンピュ - タ故障箇所の検出または故障位置の指示、例、始動試験 [3] | 11/22 668 | ..試験結果を記録するもの |
| 11/22 | 605 | ..テストされているハ - ドウェアに特有の装置を使用するもの | 11/22 673 | ..試験方法 |
| | A | 回路試験 | A | テストプログラムを用いるもの |
| | B | IC・LSI | D | テストモ - ドを有するもの |
| | F | 自己テスト性回路 | E | 基準素子の出力と比較することによるもの |
| | G | 論理演算回路 | F | 基準パタ - ンと比較することによるもの |
| | H | 専用装置の試験 | G | 電圧・電流を検査することによるもの |
| | J | プリント板 | H | AC 特性を検査することによるもの |
| | K | 電卓 | J | オンラインテスト |
| | M | デ - タ転送 | K | アドレスチェック |
| | N | 比較回路のテストのためのもの | L | 特性測定 |
| | Z | その他 | M | 布線検査 |
| 11/22 | 606 | ...マイクロコンピュ - タの試験のためのもの | N | 波形を検査することによるもの |
| | A | ICE を用いるもの | P | 温度に対する特性を検査することによるもの |
| | B | マイコン応用装置の試験のためのもの | Q | 折返し試験 |
| | | | R | 試験用入出力に特徴があるもの |
| | | | S | ・試験用表示 |
| | | | T | 試験クロツクの生成、切り替え |
| | | | U | コマンド列を用いる試験 |
| | | | V | 複数装置の試験 |
| | | | W | 負荷試験 |
| | | | Z | その他 |
| 11/22 | 675 | ...診断を伴うもの | | |

| | | | | | |
|------------|---|---|-----------|---|--|
| | B | 入出力模擬 | | G | ソフトウェアシステムを監視するためのもの |
| | C | 障害箇所の探索 | | H | 中央処理装置を監視するためのもの |
| | E | 動作記録に基づく診断 | | K | バスを監視するためのもの |
| | F | テストデ - タに対する正解作成 | | L | マザ - ボ - ドまたは拡張力 - ドを監視するためのもの |
| | G | マイクロプログラムレベルの診断 | | M | ストレ - ジシステムを監視するためのもの |
| | H | 擬似エラ - を発生させることによるもの | | N | メモリを監視するためのもの |
| | J | 相互に診断する機能を有するもの | | T | 入力 / 出力インタ - フェ - スを監視するためのもの |
| | L | 定期診断 | | U | コンピュ - タシステムの機械的筐体を監視するためのもの |
| | N | 隔離して診断を行うもの | | W | コンピュ - タシステム間またはコンピュ - タシステム構成要素間の接続形態が監視動作に影響するもの、例、直列、階層システム |
| | Z | その他 | | Z | その他 |
| 11/22 684 | | …パワ - オン試験によるもの、例、パワ - オンセルフテスト [POST] | 11/30 151 | | …構成を監視するための監視装置、例、処理リソ - ス、周辺装置、I/O リンク、ソフトウェアプログラム、の存在を監視するもの |
| 11/22 689 | | …コンフィギュレ - ション試験による | 11/30 155 | | …状態を監視するための監視装置、例、コンピュ - タシステムがオン、オフ、利用できるか、利用できないかを監視するもの |
| 11/22 694 | | …リモ - ト試験によるもの | 11/30 158 | | …環境特性または環境のパラメ - タを監視するための監視装置、例、電力、電流、温度、湿度、位置、振動の監視 |
| 11/24 | | …限界試験 [3] | 11/30 162 | | …電力消費を監視するもの |
| 11/25 | | …論理動作の試験、例、ロジック・アナライザによる [6] | 11/30 165 | | …監視デ - タの報告に係る手段または処理内容により特徴付けられる監視装置 |
| 11/26 | | …機能試験 [3] | 11/30 168 | | …報告がデ - タ形式の変換を伴うもの |
| 11/26 610 | | …追加ハ - ドウェアをシミュレ - トするもの | 11/30 172 | | …報告がデ - タのフィルタリングを伴うもの、例、パタ - ンマッチ、時間またはイベント駆動、適応型またはボリシ - に基づいた報告 |
| 11/263 | | …試験入力の発生、例、テストベクトル、パタ - ンまたはシ - ケンス [6] | 11/30 175 | | …フィルタリングが監視デ - タ間の一貫性を維持するために行われるもの |
| 11/263 630 | | …乱数・ノイズ発生器を用いるもの | 11/30 179 | | …フィルタリングが監視デ - タの変更のみを報告することにより行われるもの |
| 11/263 650 | | …テスト入力用記憶装置を使用するもの、例、テスト ROM、スクリプトファイル | 11/30 182 | | …フィルタリングが監視デ - タの集約または圧縮により行われるもの |
| 11/267 | | …試験用構成変更回路、例、LSSD、区切り [6] | 11/30 186 | | …報告が自己記述的なデ - タフォーマットの使用を含むもの、例、メタデ - タ、マ - クアップ言語、人が読めるフォ - マット |
| 11/27 | | …作り付け試験 [6] | 11/30 189 | | …監視デ - タのセンシングに係る方法または処理内容により特徴付けられる監視装置、例、インタ - フェ - ス、コネクタ、センサ、プロ - プ、エ - ジェント |
| 11/273 | | …テスト - ハ - ドウェア、すなわち、出力処理回路 [6] | 11/30 193 | | …センシングについての構成 / 設定の細部、例、プロ - プの設置、有効化、空間的な配置 |
| | A | ロジックチェッカ | 11/30 196 | | …監視デ - タのセンシングに伴うリソ - ス使用を最小化するもの、例、他の直接利用可能なデ - タから間接的に監視デ - タを得るもの |
| | B | ロジックアナライザ | 11/30 199 | | …その他 |
| | C | 試験装置の試験 | 11/32 | | …装置の機能の可視表示手段を有するもの [3] |
| | D | テスト - とテスト中のユニットの間のテストインタフェ - ス | 11/32 110 | | …診断のための表示、例、診断結果の表示 |
| | E | テスト専用サ - ビス・プロセッサ - を使用するもの | | | |
| | Z | その他 | | | |
| 11/277 | | …実際のレスポンスと既知の正確なレスポンスとの間の比較をもつもの [6] | | | |
| 11/28 | | …処理順序の正しさを検査することによるもの (G06F11/07-G06F11/22 が優先) [3] | | | |
| 11/28 199 | | …処理順序の正しさを検査することによるもの | | | |
| 11/30 | | …監視 [3] | | | |
| 11/30 140 | | …監視されるコンピュ - タシステムまたはコンピュ - タシステム構成要素に特に適合した監視装置 | | | |
| | A | 分散コンピュ - タシステムを監視するためのもの、例、ネットワーク化システム、クラスタ、マルチプロセッサシステム | | | |
| | C | 仮想計算機プラットフォームを監視するためのもの | | | |
| | D | 組み込みシステムを監視するためのもの、例、モバイルデバイス、プリンタ - 、自動車または航空機システム内に組み込まれたコンピュ - タシステム用の監視装置 | | | |
| | E | マルチタスク実行システムを監視するためのもの | | | |

| | | | |
|-----------|--|-----------|---|
| 11/32 120 | ・・・波形の表示 (G06F11/32,130 が優先) | 11/36 144 | ・・・コンパイル後のプログラムに直接操作を加えるもの |
| 11/32 130 | ・・・プログラムまたはトレ - スデ - タの可視化 | 11/36 148 | ・・・付加的なハ - ドウェアを使用するもの |
| 11/32 140 | ・・・ステ - タス情報の表示 | 11/36 152 | ・・・インサ - キットエミュレ - タ [ICE] を備えるもの |
| 11/32 150 | ・・・ランプまたは LED によるもの | 11/36 156 | ・・・特定のデバッグ用 I/O インタ - フェ - スを使用するもの |
| 11/32 160 | ・・・エラ - またはオンライン / オフライン状態のためのもの | 11/36 160 | ・・・診断方法を使用するもの (G06F11/07,103 が優先) |
| 11/32 170 | ・・・警報またはエラ - メッセ - ジの表示 | 11/36 164 | ・・・試験またはデバッグのための開発者支援環境 |
| 11/32 180 | ・・・計算機システム群のステ - タスの表示 (G06F11/32,170 が優先) | 11/36 168 | ・・・ソフトウェアの試験 |
| 11/32 199 | ・・・その他 | 11/36 172 | ・・・試験の管理 |
| 11/34 | ・・・コンピュ - タ動作の記録または統計的評価, 例 . 故障時間のまたは入出力動作の記録または統計的評価 [3] | 11/36 176 | ・・・カバレッジの分析のためのもの |
| 11/34 104 | ・・・並列または分散プログラミングのためのもの | 11/36 180 | ・・・試験のバ - ジョン管理のためのもの, 例 . ソフトウェアの新バ - ジョンに合わせてテストケ - スも更新するもの |
| 11/34 109 | ・・・性能測定のためのもの | 11/36 184 | ・・・テストケ - スを作成するためのもの |
| 11/34 114 | ・・・ワ - クロ - ドの生成, 例 . スクリプト, プレイバック | 11/36 188 | ・・・自動的に試験手順を実行するもの |
| 11/34 119 | ・・・時間の測定によるもの | 11/36 192 | ・・・実行結果の分析のためのもの |
| 11/34 123 | ・・・測定対象が活動時間または遊休時間であるもの | 11/36 196 | ・・・試験実行する環境がない場合にそれを提供する方法またはツ - ル |
| 11/34 128 | ・・・ベンチマ - キング | 11/36 199 | ・・・その他 |
| 11/34 133 | ・・・負荷管理のためのもの | 12/00 | メモリシステムまたはア - キテクチャ内でのアクセシング, アドレスングまたはアロケ - ティング (記録媒体, 例 . ディスク記録ユニット, からのデジタル入力, またはデジタル出力 G06F3/06) [2006.01] |
| 11/34 138 | ・・・ユ - ザ - 行為を監視するもの | 12/00 550 | ・メモリシステム, メモリア - キテクチャ |
| 11/34 142 | ・・・必要な能力を計画または管理するためのもの | A | 初期化またはクリア制御 (G06F12/02 または G06F12/06 が優先) |
| 11/34 147 | ・・・モデル化による性能評価 | B | リフレッシュ制御 |
| 11/34 152 | ・・・統計的分析による性能評価 | C | 構成変更制御 (G06F12/06 または G06F12/16 が優先) |
| 11/34 157 | ・・・シミュレ - ションによる性能評価 | E | 節電制御 (ブロック選択によるものは G06F12/06,515 が優先) |
| 11/34 161 | ・・・トレ - ス駆動型シミュレ - ション | K | メモリシステムの物理的構成に特徴を有するもの |
| 11/34 166 | ・・・トレ - シングまたはトレ - シングによる性能評価 | Z | その他 |
| 11/34 171 | ・・・アドレストレ - シング | 12/00 560 | ・ロ - ド / ストア制御 |
| 11/34 176 | ・・・デ - タロギング | A | ロ - ド / ストア制御 |
| 11/34 180 | ・・・回路細部, すなわちトレ - サハ - ドウェア | B | ・ロ - ド / ストアバッファ制御, ロ - ド / ストア並列処理 |
| 11/34 185 | ・・・入出力装置のためのもの, 例 . ストレ - ジシステムのためのもの | C | ・パイプライン制御, 例 .R/W 交互実行, デ - タ衝突回避または R 後 W 処理 |
| 11/34 190 | ・・・インタ - フェ - ス, バスのためのもの | D | ・ロ - ドストア競合 |
| 11/34 195 | ・・・システムのためのもの | E | ・ロ - ドストアアドレス一致 |
| 11/34 199 | ・・・その他 | F | ・論理演算機能 |
| 11/36 | ・ソフトウェアを検査またはデバッグすることによるエラ - 防止 [7] | G | ・デ - タの比較またはサ - チ機能 (アドレス比較は G06F12/00,560E) |
| 11/36 104 | ・・・テスト入力無しでプログラムを分析することで検証するもの | Z | その他 |
| 11/36 108 | ・・・形式手法を使用するもの, 例 . モデル検査, 抽象解釈 | 12/00 564 | ・・・タイミング制御 (G06F12/06 が優先) |
| 11/36 112 | ・・・実行することにより分析するもの | A | タイミング制御 |
| 11/36 116 | ・・・ソフトウェアメトリクスを使用するもの | B | ・メモリ起動制御 |
| 11/36 120 | ・・・ソフトウェアのデバッグ | C | ・タイミング切換制御 |
| 11/36 124 | ・・・ソ - スコ - ドまたはバイトコ - ドに対して操作を行うことによるもの | D | ・伝播遅延対策 |
| 11/36 128 | ・・・最適化されたコ - ドを対象とするもの | Z | その他 |
| 11/36 132 | ・・・同期しながら動作するプログラムを対象とするもの | 12/00 570 | ・共用メモリシステム (G06F12/02,G06F12/04 または G06F12/06 が優先) |
| 11/36 136 | ・・・プログラムの実行をトレ - スすることによるもの | | |
| 11/36 140 | ・・・バス上の値をトレ - スすることによるもの | | |

| | | | | | |
|-------|-----|--|-------|-----|---------------------------------------|
| | A | アクセス権制御 | | B | 複数アドレス手段切替 |
| | B | ・時分割制御 | | C | 多重デ - タの読出しまたは書込みアドレス制御 |
| | C | ・2 ポ - トメモリ | | D | 遅延回路アドレス制御 |
| | Z | その他 | | E | ルックアップテ - ブルアドレス制御 |
| 12/00 | 571 | ・アクセス要求制御 | | | |
| | A | アクセス要求制御 | | Z | その他 |
| | B | ・優先順序制御 | 12/02 | 560 | ・命令アドレッシングまたはオペランドアドレッシング |
| | C | ・記憶制御装置間 | | A | アドレッシング, アドレス修飾 |
| | Z | その他 | | B | ・連続アドレス制御 (G06F12/02,580 が優先) |
| 12/00 | 572 | ・排他制御 | | C | ・命令先行制御, 命令先取り |
| | A | 排他制御 | | D | ・間接アドレス制御 |
| | B | ・デッドロック対策 | | Z | その他 |
| | Z | その他 | 12/02 | 570 | ・アドレス変換またはアドレス拡張 |
| 12/00 | 580 | ・画像デ - タ処理用メモリシステム (G06F12/02,G06F12/04 または G06F12/06 が優先) | | A | アドレス変換制御 |
| 12/00 | 590 | ・リストデ - タ処理用メモリシステム | | D | ・境界アドレス, 共通領域制御 |
| 12/00 | 591 | ・ガ - ベジコレクション | | E | ・変換または拡張モ - ドと通常モ - ドとの切換 |
| 12/00 | 592 | ・ベクトルデ - タ処理用メモリシステム (G06F12/06 が優先) | | F | ・変換時間短縮, 変換省略 |
| 12/00 | 593 | ・デ - タフロ - 制御用メモリシステム | | G | ・空間サイズまたはベ - ジサイズの変更 |
| 12/00 | 594 | ・スタック制御用メモリシステム | | H | ・デ - タ仮想転送, 転送時間短縮 |
| 12/00 | 595 | ・レジスタ制御用メモリシステム | | J | ・矩形領域, すなわち二次元領域変換 |
| 12/00 | 597 | ・特定のメモリ型式用メモリシステム | | K | 共用メモリアドレス変換 |
| | C | クロック同期型メモリ用 (G06F12/00,597N または G06F12/00,597R が優先) | | L | ・プリフィクス変換 |
| | D | ダブルデ - タレ - ト型メモリ用 | | M | I/O 装置, 例 .DMA またはチャンネル, のためのアドレス変換 |
| | N | チップ内にキャッシュ領域を有するメモリ用 | | Q | 拡張アドレスビット付加 |
| | R | プロトコル型メモリ用 | | Z | その他 |
| | U | 消去可能でプログラム可能な不揮発性メモリ用 | 12/02 | 580 | ・連続アドレス制御 |
| | Z | その他 | | A | デ - タ転送制御, 転送命令制御 |
| 12/00 | 599 | ・その他のメモリシステム | | B | ・メモリ内のデ - タ転送処理 |
| 12/02 | | ・アドレッシングまたはアロケ - ション; リロケ - ション (プログラム・アドレス順序制御 G06F9/00; デジタル記憶におけるアドレス選択装置 G11C8/00) [2006.01] | | C | ・アドレスオ - バ - ラップ対策 |
| 12/02 | 510 | ・記憶領域管理 | | D | ・循環アドレス制御 |
| | A | 記憶領域管理 | | E | 矩形領域, すなわち 2 次元領域アドレス制御 |
| | B | ・始端, すなわち最小アドレスと終端, すなわち最大アドレスとの割当 | | F | ・アドレス方向または間隔制御 |
| | M | 共用メモリ使用領域制御 | | G | X 方向アドレス制御または Y 方向アドレス制御 |
| | Z | その他 | | H | デ - タ配列アドレス制御 |
| 12/02 | 520 | ・領域獲得または解放制御 | | J | バ - ストモ - ドを用いた連続アドレスアクセス |
| | A | ロ - ド制御 | | Z | その他 |
| | B | オ - バ - レイ制御 | 12/02 | 590 | ・DRAM アクセス制御, 例 .CAS 制御または RAS 制御 |
| | Z | その他 | | A | CAS 制御または RAS 制御 |
| 12/02 | 530 | ・空き領域管理 | | B | ・ベ - ジモ - ドアクセス, ベ - ジ一致検出 |
| | A | 空き領域量の算出または表示 | | C | ・ベ - ジインクリメント制御 |
| | B | ビットマップ管理 | | Z | その他 |
| | C | 領域圧縮, すなわちコンパクション | 12/04 | | ・可変長語, または語の一部, のアドレッシング [2006.01] |
| | D | オ - バ - フロ - 対策または予備領域管理 | 12/04 | 510 | ・可変長語アクセス制御 |
| | E | 空き領域作成 | | A | 可変長語デ - タ列アドレッシング |
| | Z | その他 | | B | ワ - ド単位またはバイト単位でのアドレッシング制御 |
| 12/02 | 540 | ・バッファ領域管理 | | C | ・アドレス連続検出バッファアクセス |
| 12/02 | 550 | ・アドレス制御 | | D | ・異語長デ - タ混在アドレッシング, バック詰めデ - タアドレッシング |
| | A | アドレスレジスタの構成または構造 | | | |

| | | | | | | |
|-------|-----|---|-------|-----|-------|----------------------------------|
| | E | シリアルパラレル変換制御または パラレルシリアル変換制御を伴う もの | | | G | RAM の書込制限 |
| | F | ・シリアルポ - ト及びパラレルポ - トを有する 2 ポ - トメモリ | | | H | 外部出力用メモリ |
| | G | MSB 体系と LSB 体系との間の変換 、すなわちエンディアン変換を伴う もの | 12/06 | 521 | Z | その他 |
| | Z | その他 | | | | デ - タ幅、例、ワ - ド単位またはバ イト単位、の制御 |
| 12/04 | 520 | ... 部分アクセス制御 | | | A | ワ - ド単位またはバイト単位での 制御 |
| | A | バイトアクセス制御 | | | B | 部分アクセス制御、特定ブロック 選択アクセス |
| | B | ビットアクセス制御 | | | C | ・ブレ - ンメモリアクセス |
| | C | ・複数ワ - ド特定ビット位置アクセ ス | | | D | ・2 次元デ - タ複数方向、すなわち 縦横同時アクセス |
| | D | 部分アクセス要求制御 | | | E | バイトアライン制御 |
| | Z | その他 | | | F | ビットアライン制御 |
| 12/04 | 530 | ... デ - タ圧縮、伸張 | | | G | 異ビット長制御、複数ビット長切 替え |
| 12/04 | 540 | ... アドレス境界制御 | | | H | ・アクセス元装置のビット長によ るビット幅切替え |
| | A | バイトアライン制御 | | | J | ・異ビット長メモリ素子混在 |
| | B | ビットアライン制御 | | | Z | その他 |
| | C | アクセスデ - タ幅切換制御 | 12/06 | 522 | | 高速メモリと低速メモリとの間の転 送制御 |
| | Z | その他 | | | A | 高速メモリと低速メモリとの間の 転送制御 |
| 12/06 | | .. ロケ - ションの物理的ブロックのアド レッシング、例、ベ - ス・アドレッシング、 モジュ - ル・アドレッシング、メモリ空 間拡張、メモリ専用 (G06F12/08 が優 先) [2006.01] | | | B | ・高速メモリにロ - ドして実行 |
| 12/06 | 510 | ... 実装ブロック識別または検出 | | | C | ・ワ - ド中の一部を高速メモリへ 格納 |
| | A | 識別または検出 | | | D | ・高頻度デ - タを高速メモリへ格 納 |
| | B | ・識別情報の読出し | | | Z | その他 |
| | C | ・書込デ - タの読出し | 12/06 | 523 | | 連続アドレス制御 |
| | D | 未実装対策、アドレスオ - バ対策 | | | A | 複数ブロック同時選択 |
| | Z | その他 | | | B | ・アドレス連続検出バッファアク セス |
| 12/06 | 515 | ... アドレス設定、ブロック選択 | | | C | 複数ブロック順次選択 |
| | A | アドレスデコ - ダによる選択 | | | Z | その他 |
| | B | ・設定可変 | 12/06 | 524 | | メモリバックまたは着脱可能メモリ |
| | C | ・異容量または容量拡張対応 | | | 12/06 | 525 |
| | D | メモリポ - ドでアドレス比較 | | | | 複数ブロック同時アクセス |
| | E | ・先頭アドレスと容量との組み合わ せ | | | A | 複数ブロック同時アクセス |
| | F | .. 次ポ - ドへ伝達 | | | B | ・書込み読出し同時実行 |
| | G | ・上位装置、例、CPU、による設定 | | | C | ・ブロック間直接デ - タ転送 |
| | H | 選択制御 | | | D | ・共通アドレス - 斉デ - タ転送 |
| | J | ・高速メモリと低速メモリとの選択 制御 | 12/06 | 530 | Z | その他 |
| | K | ・ROM と RAM との選択制御 | | | ... | 専用メモリ制御、分散型共用メモリ システム |
| | L | ・内部メモリと外部メモリとの選択 制御 | | | A | 専用または共用制御 |
| | M | ・IO 空間の選択制御 | | | B | ・領域制御 |
| | N | ・複数ブロック同時選択、例、同一 デ - タ書込みまたはクリア | | | C | ・専用メモリロ - ド、すなわち複写 |
| | P | 設定変更によるデ - タ仮想転送ま たは転送時間短縮 | | | D | 専用メモリアクセス |
| | Q | 故障ブロック対策のための設定変 更 | | | E | ・一部共通領域化 |
| | R | アドレスオ - バ - 対策; 未実装対 策 | | | F | ・デ - タ共通化または同一化 |
| | Z | その他 | 12/06 | 540 | Z | その他 |
| 12/06 | 520 | ... メモリ構成 | | | ... | インタリ - ブ制御 |
| | A | プログラムメモリとデ - タメモリ とを有するもの | | | A | 構成制御 |
| | D | メモリ内容変更 | | | B | ・ウェイト数制御 |
| | E | ・パッチ、ROM 内容の修正 | | | C | ・バンクアドレス制御 |
| | F | IPL,ROM 内容を RAM にロ - ド | | | D | ・制御回路共用 |
| | | | | | E | バンク制御 |
| | | | | | F | ・バンクスイッチング制御 |
| | | | | | G | ・要素間隔制御 |
| | | | | | Z | その他 |
| | | | 12/06 | 550 | ... | アクセス要求制御 |

| | | | | |
|-------------|-------|---|-------------|---|
| | A | アクセス要求制御 | 12/0817 |ディレクトリ手法を用いるもの [2016.01] |
| | B | ・複数バンク同時アクセス, ブロック転送 | 12/0831 |バス・スキ - ムを用いるもの, 例 . バス監視またはウォッチ手段を有するもの [2016.01] |
| | C | ・アクセス経路切替 | | |
| | Z | その他 | | |
| 12/06 560 | ... | メモリ空間拡張 | 12/0831 100 |主メモリ周辺アクセスのためのもの, 例 . I/O または DMA |
| | A | 拡張メモリアクセス | | |
| | B | ・拡張領域, 例 . ウィンドウ, 制御 | 12/0837 |ソフトウェア制御を有するもの, 例 . ノンキャッシュブル・デ - タ [2016.01] |
| | C | ・拡張メモリデ - タを通常メモリヘロ - ド | 12/084 |共有キャッシュを有するもの [2016.01] |
| | Z | その他 | | |
| 12/06 570 | | バンク切替制御 | 12/0842 |マルチプロセッシングまたはマルチタスクのためのもの [2016.01] |
| | A | バンク切替制御 | 12/0844 |複数同時または準同時キャッシュアクセス [2016.01] |
| | B | ・プログラム間リンケ - ジ, 例 . コ - ルまたはジャンプ | 12/0846 |同時アクセス可能な複数のタグまたはデ - タアレイを有するキャッシュ [2016.01] |
| | C | ・プログラム種別, プログラム選択 | 12/0846 100 |分割されたキャッシュ, 例 . 命令とオペランドを分離したキャッシュ |
| | D | ..割り込み制御 | 12/0846 105 |命令キャッシュとデ - タキャッシュ |
| | E | ・IPL | | |
| | F | ・実行命令タイプ | 12/0846 110 |インタ - リ - ブ・アドレッシングを伴うキャッシュ |
| | G | ..書込みまたは読出し | | |
| | H | ・命令バンクとデ - タバンクとを有するもの | 12/0853 |マルチポ - トのタグまたはデ - タアレイを有するキャッシュ [2016.01] |
| | J | ・特定アドレス検出 | 12/0855 |オ - バ - ラップしたキャッシュアクセス, 例 . パイプライン (G06F12/0846 が優先) [2016.01] |
| | K | ・ハ - ドウェア, 例 . スイッチ, による切替え | 12/0855 100 |複数のリクエストによるもの |
| | L | ・タイマによる切替 | 12/0855 110 |主メモリからの再ロ - ドを伴うもの |
| | M | ・バンク内部でバンク切替検出 | | |
| | N | ・IO 装置, 例 . DMA またはチャンネル, のためのバンクレジスタ | 12/0862 |プリフェッチを伴うもの [2016.01] |
| | Z | その他 | | |
| 12/08 | .. | 階層構造のメモリ・システム, 例 . 仮想メモリ・システム, におけるもの [2016.01] | 12/0862 100 |通常のフェッチとは別にプリフェッチを起動するもの |
| 12/0802 | ... | 所望デ - タまたはデ - タブロックへのアクセスが連想アドレッシングを要求する, メモリレベルのアドレッシング, 例 . キャッシュ [2016.01] | 12/0862 105 |アクセス履歴によりプリフェッチ対象を定めるもの |
| 12/0804 | | 主メモリのアップデ - トを伴うもの (G06F12/0806 が優先) [2016.01] | 12/0862 110 |命令セットにキャッシュ操作命令があるもの |
| 12/0804 100 | | キャッシュメモリからメインメモリへの転送または書戻し | 12/0864 |擬似連想手段, 例 . セットアソシアティブ, ハッシング, を有するもの [2016.01] |
| 12/0804 105 | | ストアバッファ | 12/0866 |周辺記憶システム, 例 . ディスクキャッシュ, のためのもの [2016.01] |
| 12/0804 107 | | キャッシュメモリに対するストアバッファ | | |
| 12/0804 109 | | ストアスル - 制御用ストアバッファ | 12/0866 100 |ディスクキャッシュメモリ |
| 12/0804 111 | | ストアバッファから CPU への読出し | 12/0866 105 |チャネル関連 |
| 12/0806 | | マルチユ - ザ, マルチプロセッサ, マルチプロセッシングのキャッシュ・システム [2016.01] | 12/0868 |キャッシュメモリとその他のサブシステム, 例 . ストレ - ジ装置またはホストシステム, の間のデ - タ転送 [2016.01] |
| 12/0806 100 | | マルチ CPU 関連 (キャッシュメモリの一致制御は G06F12/0815 が優先) | 12/0868 100 |ディスクキャッシュメモリとディスク装置との間のデ - タ転送 |
| 12/0808 | | キャッシュ無効化手段を有するもの (G06F12/0815 が優先) [2016.01] | 12/0868 105 |ディスクキャッシュメモリからディスク装置への転送または書戻し |
| | | | 12/0868 110 |ディスク装置からディスクキャッシュメモリへの転送 |
| 12/0811 | | マルチレベルのキャッシュ階層を有するもの [2016.01] | 12/0871 |キャッシュ空間の割り当てまたは管理 [2016.01] |
| 12/0813 | | ネットワ - クまたはマトリクス構成を有するもの [2016.01] | 12/0871 100 |コンパイラによる制御 |
| 12/0815 | | キャッシュ - 貫性プロトコル [2016.01] | 12/0873 |特定のストレ - ジ装置またはストレ - ジ装置の部分への, キャッシュメモリのマッピング [2016.01] |

| | | | |
|-------------|--|-------------|--|
| 12/0875 | ……専用キャッシュ, 例. 命令またはスタック, を有するもの [2016.01] | 12/0897 105 | ……キャッシュ間でデ - タの重複がないもの |
| 12/0875 100 | ……限定されたデ - タのためのもの | 12/0897 110 | ……他から追い出されたデ - タを格納するキャッシュメモリ |
| 12/0875 102 | ……ベクトルデ - タ用 | 12/0897 115 | ……2 次キャッシュがメモリバスに直接接続されていないもの |
| 12/0875 104 | ……行列デ - タ用 | 12/0897 120 | ……2 次キャッシュメモリが共有されているもの |
| 12/0875 106 | ……画像デ - タ用 | 12/10 | …アドレス変換 [2016.01] |
| 12/0875 108 | ……スタックデ - タ用 | 12/1009 | ……ペ - ジテ - ブル, 例. ペ - ジテ - ブル構造, を用いるもの [2016.01] |
| 12/0875 110 | ……マイクロプログラム用 | 12/1009 100 | ……ペ - ジフォ - ルト |
| 12/0877 | ……キャッシュアクセスモ - ド [2016.01] | 12/1009 105 | ……ペ - ジに対する R ビットと C ビット |
| 12/0877 100 | ……非整列デ - タの読出しまたは書込み | 12/1018 | ……ハッシング技術, 例. 逆引きペ - ジテ - ブル, を含むもの [2016.01] |
| 12/0877 105 | ……部分書込み | 12/1027 | ……連想または擬似連想アドレス変換手段, 例. 変換索引バッファ [TLB], を用いるもの [2016.01] |
| 12/0877 107 | ……キャッシュメモリに対する部分書き込み | 12/1027 100 | ……TLB の無効化 |
| 12/0877 109 | ……メインメモリに対する部分書き込みにキャッシュメモリを利用するもの | 12/1027 105 | ……TLB が複数あるもの |
| 12/0879 | ……バ - ストモ - ド [2016.01] | 12/1027 110 | ……命令用 TLB とデ - タ用 TLB |
| 12/0882 | ……ペ - ジモ - ド [2016.01] | 12/1027 115 | ……階層 TLB |
| 12/0884 | ……パラレルモ - ド, 例. 主メモリまたは CPU との並行処理 [2016.01] | 12/1027 120 | ……TLB ミスヒット時の処理 |
| 12/0886 | ……可変長語のアクセス [2016.01] | 12/1036 | ……複数の仮想アドレス空間, 例. セグメンテーション, のためのもの (G06F12/1045 が優先) [2016.01] |
| 12/0888 | ……選択的なキャッシュ処理を用いるもの, 例. バイパス [2016.01] | 12/1036 100 | ……仮想計算機のためのもの |
| 12/0888 100 | ……メモリのバイパス | 12/1045 | ……デ - タキャッシュと結合するもの [2016.01] |
| 12/0888 102 | ……特定のデ - タをキャッシュメモリに格納しない制御に関するもの | 12/1072 | ……分散アドレス変換, 例. 分散共有メモリ・システムにおけるもの [2016.01] |
| 12/0888 104 | ……キャッシュメモリを迂回して CPU 方向にデ - タを転送する制御に関するもの | 12/1081 | ……主メモリへの周辺アクセス, 例. ダイレクトメモリ - アクセス [DMA], のためのもの [2016.01] |
| 12/0891 | ……クリア, 無効化またはリセット手段を用いるもの [2016.01] | 12/109 | ……複数の仮想アドレス空間, 例. セグメンテーション, のためのもの (G06F12/1036 が優先) [2016.01] |
| 12/0893 | ……編成または構造により特徴づけられるキャッシュ [2016.01] | 12/109 100 | ……共有空間制御に特徴のあるもの |
| 12/0893 100 | ……メインメモリシステム内のキャッシュメモリ | 12/109 105 | ……アクセスレジスタ変換 |
| 12/0893 105 | ……チップに特徴のあるもの | 12/109 110 | ……仮想計算機のためのもの |
| 12/0893 107 | ……キャッシュメモリの素子に特徴があるもの | 12/109 115 | ……実メモリの分割割当 |
| 12/0893 109 | ……チップ端子に特徴のあるもの | 12/109 120 | ……ホスト仮想空間の分割割当 |
| 12/0893 111 | ……チップ上の配置に特徴のあるもの | 12/12 | …置換制御 [2016.01] |
| 12/0895 | ……キャッシュの部分のためのもの, 例. ディレクトリまたはタグアレイ [2016.01] | 12/121 | ……置換アルゴリズムを用いるもの [2016.01] |
| 12/0895 100 | ……タグ, ディレクトリ | 12/121 100 | ……置換制御の動的変更 |
| 12/0895 102 | ……ブロックサイズが可変なもの | 12/122 | ……使用頻度が最小 [LFU] のタイプのもの, 例. 個々の計数値をもつもの [2016.01] |
| 12/0895 104 | ……異種ブロックサイズの混在 | 12/123 | ……年齢リストを有するもの, 例. キュー - ,most recently used [MRU] リストまたは least recently used [LRU] リスト [2016.01] |
| 12/0895 106 | ……写像が可変なもの | 12/126 | ……特別なデ - タの取り扱いを有するもの, 例. デ - タまたは命令の優先度, エラ - の取り扱い, 固定 [2016.01] |
| 12/0895 108 | ……インデックスアドレス選択 | 12/126 100 | ……デ - タの優先度に基づくもの |
| 12/0895 110 | ……タグ情報の更新に特徴のあるもの | 12/126 105 | ……デ - タの常駐化 |
| 12/0895 112 | ……置換制御用タグビット | 12/127 | ……追加の置換アルゴリズムを用いるもの [2016.01] |
| 12/0895 114 | ……一致制御用タグビット | 12/128 | ……多次元キャッシュ・システムに適合させたもの, 例. セットアソシアティブ, マルチキャッシュ, マルチセットまたはマルチレベル [2016.01] |
| 12/0895 116 | ……アクセス位置の予測 | | |
| 12/0895 118 | ……ブロックの一部のデ - タのみの格納 | | |
| 12/0895 120 | ……コピ - タグメモリ | | |
| 12/0897 | ……複数のキャッシュ階層レベルを有するもの (マルチレベルのキャッシュ階層を有するもの G06F12/0811) [2016.01] | | |
| 12/0897 100 | ……キャッシュ間で包含関係のあるもの | | |

| | | | |
|-----------|---|-----------|-----------------------------|
| 12/14 | ・メモリの不正な使用に対する保護 [2006.01] | E | CCW の実行・終了処理 |
| 12/14 510 | ・・空間・領域 | F | コマンドチエ - ン |
| A | 空間・領域一般 | G | ・コマンドチエ - ン時の終了処理 |
| D | ・アドレス方式 | H | デ - タチエ - ン |
| E | ・仮想記憶方式 [TLB]、リング方式、 キ - 方式 | Z | その他のもの |
| Z | その他 | 13/12 330 |デ - タ転送 |
| 12/16 | ・メモリ内容の破壊に対する保護 [2006.01] | A | デ - タ転送制御 |
| 13/00 | メモリ、入力 / 出力装置または中央処理 ユニットの間の情報または他の信号の相 互接続または転送 (特定の入力 / 出力装 置のためのインタフェ - ス回路 G06F3 /00, マルチプロセッサシステム G06F15 /16) [4] | B | ・アドレス制御 |
| 13/10 | ・周辺装置のためのプログラム制御 (G06F13/14-G06F13/42 が優先) [4] | C | ・転送量制御 |
| 13/10 310 | ・・入出力制御 | D | ・ブロック転送 |
| A | I/O の動作・構成自体 | E | ・デ - タのパタ - ンによる制御 |
| B | CPU I/O 制御 | F | チャネルバツファ |
| C | ・起動制御 | G | ・チャネルバツファのエリア管理 |
| D | I/O CPU 制御 | H | ・バイト・ワ - ド変換・バイトマ - ク |
| E | モ - ド制御 | P | 仮想記憶におけるもの |
| Z | その他のもの | Q | ・多重仮想記憶 |
| 13/10 320 | ・・・入出力制御プログラム | R | アドレス拡張をするもの |
| A | I/O 別プログラムの選択・バツチ | S | アドレス・モ - ドの指定 |
| Z | その他のもの | T | キャッシュメモリを持つもの |
| 13/10 330 |オペレ - ティング・システム | Z | その他 |
| A | デ - タ・イベント管理 | 13/12 340 | ・・・入出力制御装置 |
| B | ジョブ・タスク・プログラム管理 | A | I/O 自体 |
| C | I/O 管理・仮想マシン | B | ・デ - タ・コマンドバツファ |
| D | 主メモリ内のバツファ管理 | C | ・CPU の役割分担 [デ - タ変換等] |
| Z | その他のもの | D | 上位インタ - フェ - ス |
| 13/10 340 | ・・入出力装置制御 | E | 下位インタ - フェ - ス |
| A | ディスク装置の制御 | F | ・複 I/O の走査・識別 |
| B | ・ディスク装置におけるデ - タ転送 | G | ・デ - タ等のフォ - マット変換 |
| Z | その他のもの | H | ・対 I/O 制御形態の決定 |
| 13/12 | ・・中央プロセッサ - とは独立のハ - ド ウェアを用いるもの、例、チャネルま たは周辺装置用プロセッサ [4] | J | ・対 I/O 制御プログラム |
| 13/12 310 | ・・・チャネル制御装置 | Z | その他のもの |
| A | 対上位制御 | 13/12 350 | ・・・入出力アダプタ |
| B | 制御装置内制御 | 13/14 | ・相互接続または転送のための接続要求 [4] |
| C | 対下位制御 | 13/14 310 | ・・I/O 選択制御 |
| D | ・起動・終結制御 | A | I/O 占有制御 |
| E | チャネル結合装置 | B | ・CPU - I/O の占有対照表 |
| F | チャネル割込み制御 | C | ・I/O に占有 CPU コ - ドを持つもの |
| G | サブチャネル | D | ・切換え回路が制御 |
| H | ・サブチャネルの起動制御 | E | 障害・デッドロック対策 |
| J | マルチ・プレクサ・チャネル | F | 切換え制御 |
| P | マイクロプログラムによつて制御 されるもの | G | I/O プロセツサ |
| Q | ・マイクロプログラムとハ - ドウエ アの共働 | H | アクセス通路制御 |
| R | ・マイクロプログラムの選択 | J | 割込み処理 |
| Z | その他 | K | 変化を検出して選択するもの |
| 13/12 320 |チャネル・コマンド | Y | 複 CPU によるもののその他 |
| A | CCW 自体 | Z | その他のもの |
| B | CCW の格納 | 13/14 320 | ・・アドレス制御 |
| C | CCW のとり出し | A | アドレス設定 |
| D | CCW 用バツファ | B | アドレス選択 [I/O の選択一般も含 む] |
| | | C | 複数アドレスを有するもの |
| | | D | 共通アドレス |
| | | E | アドレス送出技術 |
| | | F | 実装によるアドレス設定 |
| | | G | アドレスとデ - タの同時送出 [含直 列] |

| | | | | | |
|-----------|-------|---|------------|------|--|
| | H | 論理 - 物理アドレス | 13/28 | ... | バ - ストモ - ド転送を用いるもの、 例、ダイレクトメモリアクセス、サイ クルスチ - ル (G06F13/32 が優先) [4] |
| | J | メモリマップド I/O | | | |
| | K | アドレス拡張〔アドレス指定レジス タ等〕 | | | |
| | Z | その他のもの | 13/28 310 | | ダイレクトメモリアクセス |
| 13/14 330 | .. | 構成制御 | A | | 制御一般 |
| | A | 構成制御情報一般 | B | | 要求の選択 |
| | B | ・情報の収集 | C | | コマンド |
| | C | ・I/O 対応制御 | E | | デ - タ転送制御一般 |
| | D | ・I/O の存・否の認識制御 | F | | デ - タ転送巾制御 |
| | E | ・再構成 | G | | デ - タ転送量制御 |
| | F | SVP・パネル・コンソ - ル | H | | デ - タの連続転送〔デ - タチエイ ン〕 |
| | G | ・デ - タ授受 | J | | バツファを有するもの |
| | Z | その他のもの | K | | 検索・演算を伴うもの |
| 13/16 | .. | メモリバスに対するアクセスのため のもの (G06F13/28 が優先) [4] | L | | メモリ内〔間〕転送〔含リフレッ シュ〕 |
| 13/16 510 | ... | メモリバス構成・構造 | M | | 転送アドレス制御 |
| | A | 専用バス | N | | バンクアドレス・アドレス拡張 |
| | B | リング状バス | P | | DMA バス〔分割バス〕 |
| | C | バス接続・分離 | Q | | CPU HALT 制御 |
| | D | ・複数バス選択・切替 | Y | | 画像デ - タの DMA |
| | E | 入出力回路制御 | Z | | その他のもの |
| | F | ・外部メモリアクセス制御 | 13/28 320 | | サイクルスチ - ル |
| | G | アドレス送出 | 13/28 330 | | 中央処理装置の関連処理 |
| | H | ・アドレス分割送出 | 13/30 | | 優先制御によるもの [4] |
| | J | ・アドレスバスを用いたデ - タ送出 | 13/32 | ... | 割込みおよびバ - ストモ - ド転送の 組合わせを用いるもの [4] |
| | Z | その他 | 13/34 | | 優先制御によるもの [4] |
| 13/16 520 | ... | メモリバスアクセス制御 | 13/36 | .. | 共通バスまたはバスシステムに対する アクセスのためのもの [4] |
| | A | バスモ - ド・アクセスサイクル制 御 | 13/36 310 | ... | バスアダプタ |
| | B | 送受信制御 | A | | 受動形アダプタ：回路 |
| | C | バツファ制御 | B | | 受動形アダプタ：アドレスによる 制御 |
| | Z | その他 | C | | 受動形アダプタ：能動バス間アダ プタ |
| 13/18 | ... | 優先制御によるもの [4] | D | | 受動形アダプタ：その他のもの |
| 13/18 510 | | アクセス制御 (12/00,57013/36 が優 先) | E | | 能動形アダプタ：一般 |
| | A | CPU と I/O 間制御 | F | | 能動形アダプタ：アダプタ内バツ ファ管理 |
| | B | バス占有・排他制御 | Z | | その他のもの |
| | Z | その他 | 13/36 320 | | バス型式の変換 |
| 13/20 | .. | 入力 / 出力バスに対するアクセスのた めのもの [4] | A | | 異バス〔異プロトコル〕間アダプ タ |
| 13/22 | ... | 連続的走査を用いるもの、例、ボ - リ ング (G06F13/24 が優先) [4] | B | | デ - タ巾の変換 |
| 13/24 | ... | 割込みを用いるもの (G06F13/32 が 優先) [4] | Z | | その他のもの |
| 13/24 310 | | 中央処理装置への割込み | 13/36 510 | ... | バスプロトコル |
| | A | 割込み信号の発生・形成 | 13/36 520 | ... | バスアクセス |
| | B | デイジ - チエ - ンを用いるもの | A | | 先行制御 |
| | C | 割込みベクトル | B | | 相手装置の状況による制御 |
| | D | 割込みレジスタ・マスクレジスタ | D | | バス切替スイッチ |
| | E | 割込み情報・ステ - タス | E | | アドレスデ - タの多重時分割送出 |
| | F | 割込みレベル | Z | | その他のもの |
| | G | 割込み元〔原因〕の走査 | 13/36 530 | ... | 特殊バス |
| | H | 複数 CPU への割込み | A | | マトリックス構成 |
| | Z | その他のもの | B | | マルチバス〔バスの部分使用〕 |
| 13/24 320 | | 割込み要求 | C | | ル - プバス |
| 13/24 330 | | 割込みの受付 | Z | | その他のもの |
| 13/24 340 | | チャネル制御への割込み | 13/362 | ... | 集中型アクセス制御をもつもの [5] |
| 13/26 | | 優先制御によるもの [4] | 13/362 510 | | 優先選択処理 |
| | | | A | | 優先選択回路 |

| | | | | | |
|------------|------|---|-----------|-------------------|--|
| | B | 複数の回路によるもの〔並列・多段〕 | | F | RAM バツファ |
| | C | ビジイ - ・レデイ - による制御 | | G | 多段バツファ |
| | D | 制御一般 | | H | 多エリア・双方向バツファ |
| | E | 優先順位の変更：制御一般 | | Z | その他のもの |
| | F | 優先順位の変更：プライオリティレジスタ〔RAM・ROM〕 | 13/38 320 | .. インタ - フェ - ス技術 | |
| | G | 優先順位の変更：アクセス毎の変更 | | A | モ - ドの選択・切換 |
| | H | 優先順位の変更：占有回数・不受理回数によるもの | | Z | その他のもの |
| | J | 優先順位の変更：緊急処理要求 | 13/38 330 | ... デ - タ転送 | |
| | Z | その他のもの | | A | 一斉転送 |
| 13/362 520 | | バス要求の選択 | | B | I/O 間の直接転送 |
| | A | 可変順位によるもの | | C | アドレス・制御バスの利用 |
| | B | バス占有の継続・再開・中断 | | Z | その他のもの |
| | Z | その他のもの | 13/38 340 | | 処理装置間デ - タ転送 |
| 13/364 | | 独立した要求または許可を用いるもの、例、個別の要求及び許可ラインを用いるもの [5] | | A | バスによるもの |
| 13/366 | | 集中ポ - リングア - ビタを用いるもの [5] | | B | 主メモリを介するもの |
| 13/366 510 | | 要求の走査 | | C | バツファを介するもの |
| | A | カウンタによる走査 | | D | 制御信号の授受 |
| | B | 走査パルスの伝播 | | E | チャネルアダプタを介するもの |
| | C | 走査制御一般 | | F | ・チャネルアダプタプログラム |
| | Z | その他のもの | | G | 特殊なアダプタ |
| 13/368 | ... | 分散型アクセス制御をもつもの [5] | | Z | その他のもの |
| | A | ト - クンバス方式 | 13/38 350 | | 直列転送 |
| | Z | その他のもの | 13/40 | .. | バス構造 [4] |
| 13/37 | | 物理的な位置に存在する優先順位を用いるもの、例、デジ - チェ - ン、ラウンドロビンまたはト - クンバッシング [5] | 13/40 310 | ... | バス構成技術 |
| | A | 複数のチェ - ン | 13/42 | .. | バス転送プロトコル、例、ハンドシェイク；同期化 [4] |
| | B | グル - プ分け | 13/42 310 | ... | 転送プロトコル |
| | C | バイパス | 13/42 320 | | 応答確認 |
| | D | 帰還チェ - ン | | A | 応答確認一般 |
| | E | 往復チェ - ン | | B | 擬似応答 |
| | F | 特殊なチェ - ン | | C | デ - タ・ストリ - ム型 |
| | G | リクエスト・ACK 制御 | | D | タグの両端〔2 本のタグ〕を用いるもの |
| | Z | その他のもの | | Z | その他のもの |
| 13/372 | | 時間に依存する優先順位を用いるもの、例、個別に設定された時間カウンタまたはタイムスロット [5] | 13/42 330 | | 双方向バス制御 |
| | A | 遅延時間による制御 | 13/42 340 | | 同期バス制御 |
| | B | 専有期間の制御〔中断・再開・継続〕 | | A | 同期バス一般 |
| | C | タイムスロットの制御 | | B | 同期・非同期の共用 |
| | Z | その他のもの | | Z | その他のもの |
| 13/374 | | 個別優先コ - ド比較器をもつ自己選択方法を用いるもの [5] | 13/42 350 | | タイミング制御 |
| 13/376 | | 競合解決方法を用いるもの、例、衝突検出、衝突回避 [5] | | A | 信号の同期化 |
| 13/378 | | パラレルポ - ル方法を用いるもの [5] | | B | クロックの切換え・授受 |
| 13/38 | ・ | 情報転送、例、バス上での（G06F13/14 が優先）[4] | | C | I/O 別タイミングの選択 |
| 13/38 310 | .. | デ - タバツファ技術 | | Z | その他のもの |
| | A | バツファの制御一般 | 15/00 | | デジタル計算機一般（細部 G06F1/00 - G06F13/00）；デ - タ処理装置一般 [2006.01] |
| | B | デ - タ転送制御 | 15/00 410 | ・ | ネットワ - クシステムにおいて、ユ - ザ情報を利用してユ - ザシステム側で動作、例、表示、を行うもの |
| | C | バツファエリアの管理 | | A | ユ - ザ情報を利用した画面制御 |
| | D | バツファ内のデ - タ〔量〕の管理 | | B | ・サ - バによる表示をユ - ザシステム側で行うもの |
| | E | 交代バツファ | | C | ユ - ザ情報を利用したプロファイルの作成または利用 |
| | | | | Z | その他 |
| | | | 15/00 420 | ・ | ネットワ - クシステムにおけるユ - ザ情報を利用した接続制御 |
| | | | | A | ユ - ザ情報を利用した接続制御 |
| | | | | B | ・セッション管理 |
| | | | | C | .. 複数のセッション間におけるセッション管理 |
| | | | | Z | その他 |

| | | | | | |
|-------|-----|---|-------|--------------------|----------------|
| 15/00 | 430 | ・ネットワークシステムにおけるアプリケーション間のメッセージング | C | ・操作具を使用するもの | |
| 15/00 | 440 | ・ネットワークを介したアプリケーション間の協調動作, 例. グループウェア | D | 特殊キ - | |
| | A | ピアツ - ピア型システム [P2P] を利用し, 且つアプリケーション層に特徴のあるもの | E | ・手書き入力 | |
| | B | 電子会議やホワイトボードを利用し, 且つアプリケーション層に特徴のあるもの | F | キ - 入力回路 | |
| | C | プレゼンス情報を利用し, 且つアプリケーション層に特徴のあるもの | G | 多機能キ - | |
| | Z | その他 | H | 置数 | |
| 15/00 | 470 | ・G06F15/00,410-G06F15/00,440 に分類されないもの | J | ・位取りキ - または「00」キ - | |
| 15/02 | | ・入力はキーボードを通して, 計算は組み込みプログラムを用いて, 手動的に操作するもの, 例. ポケット計算機 [2006.01] | K | ガイダンス | |
| 15/02 | 301 | ・外観または構造に特徴があるもの | Z | その他 | |
| | A | 外観に特徴があるもの | 15/02 | 315 | ・・・表示部 |
| | B | ・両面形 | A | 表示部構造 | |
| | C | ・ペン形 | B | ・フ - ドまたはカバー - | |
| | D | ・シート形 | C | 表示制御 | |
| | E | ・折りたたみ可能なもの | D | ・複数表示部 | |
| | F | ・分離可能なもの | E | ・1 データ分割表示 | |
| | G | ・保持具付 | F | ・複数データ 1 表示部 | |
| | H | ・メモ帳付 | G | ・グラフ表示 | |
| | J | 筐体またはキャビネット | H | ・位取り表示 | |
| | K | スタンドまたは置台 | J | ・指数表示 | |
| | L | ケースまたはカバー - | K | ・表示桁数の制御 | |
| | M | ・手帳型ケース | L | ・表示内容に特徴があるもの | |
| | N | 内部構造 | M | ・モードまたは状態表示 | |
| | P | ・フレキシブル基板を使用するもの | N | ・計算過程の表示 | |
| | Q | ・キャビネットを基板に兼用するもの | P | ・ファンクションまたは演算記号の表示 | |
| | R | ・報音部材の取付 | Q | ・メモリ使用状態の表示 | |
| | S | シールドまたは静電気対策 | R | ・補助表示 | |
| | Z | その他 | S | ・エラー - 表示 | |
| 15/02 | 302 | ・IC カード状のもの | T | ・表示駆動回路 | |
| 15/02 | 305 | ・電源 | Z | その他 | |
| | A | 電源部構造 | 15/02 | 320 | ・・・プリンタ付 |
| | B | 発電機構付 | A | 機構または構造 | |
| | C | ・太陽電池付 | B | ・印刷用紙に関するもの | |
| | D | 節電 | C | 制御 | |
| | E | ・タイマを使用するもの | D | ・印字形態に特徴があるもの | |
| | F | ・表示を制御するもの | Z | その他 | |
| | G | ・クロックを制御するもの | 15/02 | 325 | ・・・音声電卓 |
| | H | ・演算中か否かにより制御するもの | A | 音声出力 | |
| | J | ・クロックを制御するもの | B | 音声入力 | |
| | K | ・低消費電力状態からの復帰 | C | 音による出力 | |
| | L | 電源回路 | Z | その他 | |
| | M | ・メモリバックアップ | 15/02 | 330 | ・・・演算 |
| | N | 電源異常対策または警報 | A | キ - 操作に特徴があるもの | |
| | P | クロック回路 | B | メモリ演算 | |
| | Q | オートクリアまたはイニシャルリセット | C | アイテムカウント | |
| | Z | その他 | D | 累算または総和 | |
| 15/02 | 309 | ・インタフェース | E | 定数計算 | |
| 15/02 | 310 | ・・・キー入力部 | F | 分数計算 | |
| | A | キー部構造 | G | 割合計算または割引割増計算 | |
| | B | ・ランプまたは照明付 | H | 統計計算 | |
| | | | J | 比較またはランキング計算 | |
| | | | K | 数学的な計算 | |
| | | | L | n 進数の計算 | |
| | | | Z | その他 | |
| | | | 15/02 | 335 | ・・・システムまたは LSI |
| | | | A | システム | |
| | | | B | ・桁数可変 | |
| | | | C | ・モード切換 | |
| | | | D | ・ROM 交換 | |
| | | | E | ・外部装置とのデータ入出力 | |
| | | | F | LSI | |

| | | | | | |
|-----------|-----|-------------------|------------|------|--|
| | G | ・チップ外メモリとの接続 | | E | プログラムの実行制御 |
| | Z | その他 | | C | ・実行プログラムの選択 |
| 15/02 340 | .. | 特殊計算または特殊用途 | | H | ・HALT または PAUSE |
| | A | バイオリズム計算 | | Z | その他 |
| | B | 金額の計算 | 15/04 | ・ | 処理されるデ - タの導入と同時にプログラムされるもの、例、デ - タと同一の記録担体上にプログラムされるもの [2006.01] |
| | C | カロリー - 計算 | 15/08 | ・ | プログラミングのためにプラグ・ボードを用いるもの [2006.01] |
| | D | ゲ - ム点数計算 | 15/10 | .. | タビュレ - タ [2006.01] |
| | E | 乱数発生 | 15/12 | ... | 印刷とせん孔の両方の出力手段をもつもの [2006.01] |
| | F | 家族計画 | 15/14 | .. | 計算せん孔機 [2006.01] |
| | G | 視覚障がい者用 | 15/16 | ・ | 各々が少くとも算術演算ユニット、プログラム・ユニットおよびレジスタをもつ2つ以上のデジタル計算機が結合されたもの、例、数個のプログラムの同時処理を行うためのもの [2006.01] |
| | H | 教育用 | 15/16 605 | .. | コンピューティングインフラストラクチャ、すなわち実装形態、例、クラス、プレ - ドまたはハ - ドウェアパ - ティショニング |
| | J | 測定用 | | M | 複数プロセッサボ - ド間の接続または配線構造 |
| | M | 単位換算 | | Z | その他 |
| | Z | その他 | 15/163 | .. | プロセッサ間通信 [2006.01] |
| 15/02 341 | ... | 日時を扱うためのもの | 15/167 | ... | 共通メモリ、例、メ - ルボックス、を用いるもの [2006.01] |
| | N | 時間計算 | 15/167 610 | | 集中型共有メモリ型マルチプロセッサ |
| | P | 日数または曜日計算 | | A | プロセッサ間デ - タ転送制御またはバッファ制御 |
| | Q | ・カレンダー - | | B | ・転送用エリア制御、競合制御または排他制御 |
| | Z | その他 | | G | 演算制御または同期制御 |
| 15/02 342 | ... | デ - タ格納及び検索のためのもの | | M | 複数メモリバンクのスイッチ網結合 |
| | A | スケジュールまたは時刻表 | | Z | その他 |
| | Z | その他 | 15/167 615 | | 複数のプロセッサ / システム間を直接結合したマルチプロセッサ |
| 15/02 343 | ... | 文書表示機能を有するもの | | A | バス結合装置による直接結合 |
| 15/02 345 | .. | 多機能電卓または別装置付電卓 | | M | ・2ボ - ト / マルチボ - トメモリによる結合 (G06F15/173.665 優先) |
| | A | 測定器との結合 | | Z | その他 |
| | B | ・スケ - ル付 | 15/17 | ... | 入力 / 出力型接続、例、チャンネル、I/Oボ - ト、を用いるもの [2006.01] |
| | C | ・カウンタ付 | 15/17 620 | | 複数システム系を直接結合したマルチプロセッサ |
| | D | 電気製品との結合 | | A | 記憶制御装置 [MCU] 間を直接接続 |
| | E | ・ラジオ付 | | E | ・MCU を介して拡張記憶装置を接続するもの ; 拡張記憶装置結合型のもの |
| | F | ・テレビ付 | | H | I/O 装置またはチャンネル装置間を直接接続 (相互接続は G06F15/173 優先) |
| | G | ・電話付 | | Z | その他 |
| | H | ・テ - プレコ - ダ付 | 15/173 | ... | 相互接続ネットワークを用いるもの、例、マトリックス、シャフル、ピラミッド、スタ - またはスノ - フレ - ク [2006.01] |
| | J | そろばん付 | 15/173 660 | | 相互接続手法 |
| | K | ゲ - ム機能付 | | B | 特に並列マシンのル - ティング手法、例、ワ - ムホ - ル、ストアアンドフォワードまたは最短パスにおける輻輳問題 |
| | L | メモディ機能付 | | | |
| | M | タイプライタ付 | | | |
| | N | 日用品との結合 | | | |
| | Z | その他 | | | |
| 15/02 350 | ... | 時計付 | | | |
| | A | アラ - ムまたはタイマ - 機能 | | | |
| | B | ストップウォッチ | | | |
| | C | 世界時計 | | | |
| | D | モ - ドの切換に特徴があるもの | | | |
| | Z | その他 | | | |
| 15/02 360 | .. | 誤操作防止または誤動作防止 | | | |
| | A | 誤操作防止 | | | |
| | B | ・キ - ロック | | | |
| | C | ・報知音の発生 | | | |
| | D | 訂正 | | | |
| | E | 検算または照合 | | | |
| | F | エラー - 時の処理 | | | |
| | G | 誤動作防止 | | | |
| | H | 試験または点検 | | | |
| | Z | その他 | | | |
| 15/02 500 | .. | プログラマブル電卓 | | | |
| | A | プログラムまたはデ - タの入出力 | | | |
| | B | ・キ - からの入力 | | | |
| | M | ・メモリ交換によるもの | | | |
| | G | ・外部装置との接続によるもの | | | |
| | D | プログラムの作成、修正または表示 | | | |

| | | | |
|------------|---|------------|--|
| C | 並列通信手法, 例. ギャザ, スキャタ, リデュ - ス操作, プロ - ドキャスト, マルチキャストまたは全対全通信 | S | スイッチ結合網による相互接続構造, 例. マトリックススイッチ, スイッチ群 |
| D | 同期; 同期のためのハ - ドウェアサポ - ト | Z | その他 |
| Z | その他 | 15/173 695 | 複数 I/O ノ - ド間の相互接続, 例 .I/O ノ - ドを含むもの |
| 15/173 665 |分散共有メモリ [DSM], 例. リモ - ト DMA[RDMA] | 15/173 699 |その他 |
| C | バス結合による分散共有メモリでノ - ド間デ - タ転送制御またはノ - ド間通信に特徴があるもの | 15/177 | ..初期化または構成制御 (監視, 試験または故障時のための構成制御 G06F11/00) [2006.01] |
| D | ネットワーク接続による分散共有メモリでノ - ド間デ - タ転送制御またはノ - ド間通信に特徴があるもの | A | 並列計算機の初期化または構成制御, 例. 起動 |
| E | ロ - カルバス / メモリの競合制御, 排他制御またはロ - カルエリア制御に特徴があるもの | B | ・ロ - ド制御 |
| F | 遠隔直接書き込み / 読み出し制御に特徴があるもの | C | ・他ノ - ドへの障害波及防止, 例. 迂回または再起動 (耐故障性は G06F11/20) |
| J | キャッシュに依存しないデ - タ一貫性維持に特徴があるもの; 転写メモリ | Z | その他 |
| X | G06F15/173,665C-G06F15/173,665Jに包含されない, バス結合による分散共有メモリ | 15/76 | ・プログラム記憶式汎用計算機のア - キテクチャ (プログラム・プラグ・ボードをもつもの G06F15/08; 多重計算機 G06F15/16) [2006.01] |
| Y | G06F15/173,665C-G06F15/173,665Jに包含されない, ネットワ - ク接続による分散共有メモリ | 15/78 | ..単一の中央処理装置からなるもの [2006.01] |
| Z | その他 | 15/78 512 | ...チップ外部への拡張, 例. チップ外部のメモリや周辺回路との接続 |
| 15/173 670 |直接接続された複数の機械, すなわちホップせずに直接相手ノ - ドに通信する複数の機械, 例. 完全結合された複数の計算機, ポイントツ - ポイント通信ネットワ - ク | 15/78 513 | ...チップの入出力に関する事項 |
| 15/173 673 |相互接続が動的に構成可能であるもの, 例. 最も隣接したものと疎結合するようなア - キテクチャ (再構成可能プロセッサアレイ G06F15/78,560) | 15/78 514 |チップの入出力回路または端子 |
| 15/173 675 |ネットワ - クアダプタ, 例 .SCI または Myrinet | 15/78 515 | ...チップ内蔵回路に特徴があるもの |
| 15/173 680 |間接相互接続, すなわちノ - ド間で通信する際に中継すべきノ - ドを経由またはホップして通信するもの | 15/78 516 | ...試験, デバッグまたは監視 |
| 15/173 681 |隣接ノ - ド間の直接接続構造または隣接ノ - ドの接続構造 | 15/78 517 | ...電源, クロックまたはリセットに関する事項 |
| 15/173 682 |階層的トポロジ | 15/78 518 | ...チップの外部からチップの内部へのアクセスに関するもの |
| 15/173 683 |非階層的トポロジ | C | チップ外部からチップ内部のメモリへのアクセス |
| B | 1次元, 例. リニアアレイまたはリング | F | ・チップ外部からチップ内部のメモリへのアクセスの制限; 機密保持 |
| C | 2次元, 例. メッシュまたはト - ラス | Z | その他 |
| D | 3次元以上, 例. ハイパ - キューブ | 15/78 520 | ...システムオンボ - ド |
| E | 多段ネットワ - クを有するもの, 例. プロ - ドキャスト, スキャタ, ギャザ, ホットスポットコンテンションまたは結合 / 分離 | 15/78 530 | ...システムオンチップ |
| Z | その他 | 15/78 540 | ...メモリを持たないもの |
| 15/173 685 |ノ - ド間の接続構造に特徴のあるもの | 15/78 550 | ...メモリを持つもの |
| A | ノ - ド間相互接続ネットワ - ク構造 | 15/78 560 | ...再構成可能なア - キテクチャを持つもの |
| M | 多段接続網, すなわちマルチステ - ジによる相互接続構造 | 15/78 570 | ...モジュラ - ア - キテクチャ |
| | | 15/78 599 | ...その他 |
| | | 15/80 | ..共通制御機構をもつ処理装置の配列からなるもの, 例. 単一命令複数デ - タプロセッサ (G06F15/82 が優先) [2006.01] |
| | | 15/82 | ..デ - タまたは要求駆動型 [2006.01] |
| | | 15/82 610 | ...演算ユニットまたはデ - タ処理ユニットの内部構成に特徴のあるもの |
| | | A | 汎用演算処理ユニットタイプ; 基本演算, 四則演算または論理演算のいずれも 1 ユニットで処理可能なもの |
| | | B | 専用演算処理ユニットタイプ; 1 ユニットにおいては, 基本演算の内 の特定の演算のみ可能なもの |
| | | C | 特殊演算処理ユニットを有するもの; 基本演算以外の特殊演算処理が可能なもの |
| | | E | ユニット内のメモリに特徴があるもの |

| | | | | | |
|-------|--|--|--------|--|----------------------------------|
| G | ユニット外部との入出力に特徴があるもの | 16/13 | 110 | ・・・エリア管理情報、例．空きエリアまたは使用エリアの管理情報 | |
| J | ユニットの初期化などに特徴があるもの | 16/13 | 120 | ・・・容量算出、容量表示 | |
| L | ユニット内のクロック制御またはタイミング制御に特徴があるもの | 16/13 | 200 | ・・・ディレクトリ、ディレクトリエントリ、inode、VTOC などの構成 | |
| N | ユニット内の監視、エラー - 処理またはデバッグに特徴があるもの | 16/14 | | ・・・ファイルのメタデータに基づくファイルサ - チの細部 [2019.01] | |
| Q | ユニット内蔵回路に特徴があるもの | 16/14 | 100 | ・・・ファイル名の処理に特徴のあるもの | |
| Z | その他 | 16/14 | 200 | ・・・ファイルとアプリケーションの関連付け、例．拡張子連動実行 | |
| 15/82 | 620 | ・・・演算ユニットの接続制御またはマッピングに特徴があるもの | 16/16 | ・・・ファイルまたはフォルダの操作、例．ファイルシステムに特に適合したユ - ザ - インタ - フェイスの細部 [2019.01] | |
| A | 静的接続または静的マッピング | 16/16 | 100 | ・・・表示内容に特徴のあるもの | |
| C | 動的接続または動的マッピング | 16/17 | | ・・・さらなるファイルシステム機能の細部 [2019.01] | |
| Z | その他 | 16/17 | 100 | ・・・ファイルの変換 | |
| 15/82 | 630 | ・・・システムの構成に特徴があるもの、つまりは演算ユニット外に特徴があるもの | 16/17 | 200 | ・・・ファイルのパ - ジョン管理 |
| A | 共有メモリに特徴のあるもの | 16/172 | | ・・・ファイルのキャッシュ処理、先取または蓄積 [2019.01] | |
| B | ・待ち行列の処理に特徴のあるもの、例．メッセ - ジキュー - | 16/174 | | ・・・ファイルシステムにより行われる冗長性の除去（データの重複排除を使用するバックアップまたはバックアップリストアに関わるデータの管理 G06F11/14） [2019.01] | |
| E | システムの入出力に特徴のあるもの | 16/176 | | ・・・ファイルへの共有アクセスのサポート；ファイル共有サポート [2019.01] | |
| G | システムの初期化などに特徴があるもの | 16/176 | 100 | ・・・排他制御 | |
| J | システムのクロック制御またはタイミング制御に特徴があるもの | 16/178 | | ・・・ファイルシステム内のファイル同期のための技術 [2019.01] | |
| L | システムの監視、エラー - 処理またはデバッグに特徴があるもの | 16/18 | | ・・・ファイルシステム型 [2019.01] | |
| N | システム内蔵回路に特徴のあるもの | 16/18 | 100 | ・・・書換回数に制限のある媒体におけるファイルシステム、例．フラッシュメモリなど | |
| Z | その他 | 16/182 | | ・・・分散ファイルシステム [2019.01] | |
| 15/82 | 640 | ・・・用途が特定されているもの | 16/182 | 100 | ・・・ファイル転送処理 |
| A | 画像処理用 | 16/185 | | ・・・階層記憶管理 [HSM] システム、例．ファイルの移行またはそのポリシー - （ア - カイピングの細部 G06F16/11） [2019.01] | |
| B | 音声処理用 | 16/188 | | ・・・仮想ファイルシステム [2019.01] | |
| Z | その他 | 16/20 | | ・・・構造化データのもの、例．リレ - ショナルデータ [2019.01] | |
| 15/82 | 650 | ・・・データ演算の処理順序 | 16/21 | | ・・・データベ - スの設計、管理または保守 [2019.01] |
| A | データ駆動型 | 16/215 | | ・・・データ品質を改善するもの；データクレンジング、例．重複排除、無効なエントリの削除または誤字の修正 [2019.01] | |
| B | 要求駆動型 | 16/22 | | ・・・インデキシング；そのためのデータ構造；ストレ - ジ構造 [2019.01] | |
| C | 複合型 | 16/23 | | ・・・アップデート [2019.01] | |
| Z | その他 | 16/24 | | ・・・クエリ [2019.01] | |
| 15/82 | 660 | ・・・システム構成の形態 | 16/242 | | ・・・クエリの定式化 [2019.01] |
| A | スタンドアロ - ン | 16/245 | | ・・・クエリ処理 [2019.01] | |
| B | 機能サ - バ - ；他のコンピュータから処理を依頼されるタイプのもの | 16/2452 | | ・・・クエリ変換 [2019.01] | |
| C | データフロ - ア - キテクチャのソフトウェアシミュレ - トまたは評価マシン | 16/2453 | | ・・・クエリの最適化 [2019.01] | |
| Z | その他 | 16/2455 | | ・・・クエリの実行 [2019.01] | |
| 16/00 | 情報検索；そのためのデータベ - ス構造；そのためのファイルシステム構造 [2019.01] | 16/2457 | | ・・・ユ - ザ - ニ - ズに適応させるもの [2019.01] | |
| 16/10 | ・ファイルシステム；ファイルサ - バ [2019.01] | 16/2458 | | ・・・特殊なクエリ、例．統計クエリ、ファジ - クエリまたは分散クエリ [2019.01] | |
| 16/11 | ・・・ファイルシステム管理、例．ア - カイピングまたはスナップショットの細部（ファイルシステムのバックアップ G06F11/14） [2019.01] | 16/248 | | ・・・クエリ結果の表示 [2019.01] | |
| 16/13 | ・・・ファイルアクセス構造、例．分散インデックス（記録担体からの入力または記録担体への出力装置 G06F3/06） [2019.01] | | | | |
| 16/13 | 100 | ・・・ファイルエリアまたはボリューム管理 | | | |

| | | | |
|---|--|--------|---|
| 16/25 | .. デ - タベ - ス管理システムを含むシステムの統合またはインタ - フェ - ス [2019.01] | 16/483 | ... コンテンツから自動取得したメタデ - タの使用 [2019.01] |
| 16/26 | .. ビジュアルデ - タマイニング; 構造化デ - タのブラウジング [2019.01] | 16/487 | ... 地理情報または空間情報, 例 . 位置情報, の使用 [2019.01] |
| 16/27 | .. デ - タベ - ス間または分散デ - タベ - スシステム内でのデ - タの複製, 分配または同期; そのための分散デ - タベ - スシステムア - キテクチャ [2019.01] | 16/50 | ・静止画デ - タのもの [2019.01] グル - プ G06F16/50-G06F16/56 において, メタデ - タを用いることに特徴がある検索に関連する主題は, 新規かつ非自明であると判断された場合には, グル - プ G06F16/58-G06F16/587 にも分類されなければならない。 |
| 16/28 | .. デ - タベ - スモデルに特徴のあるデ - タベ - ス, 例 . リレ - ショナルモデルまたはオブジェクトモデル [2019.01] | 16/51 | .. インデキシング; そのためのデ - タ構造; ストレ - ジ構造 [2019.01] |
| 16/29 | .. 地理情報デ - タベ - ス [2019.01] | 16/53 | .. クエリ [2019.01] |
| 16/30 | ・構造化されていないテキストデ - タのもの (文書管理システム G06F16/93) [2019.01] | 16/532 | ... クエリの定式化, 例 . グラフィカルクエリ [2019.01] |
| グル - プ G06F16/30-G06F16/36 において, メタデ - タを用いることに特徴がある検索に関連する主題は, 新規かつ非自明であると判断された場合には, グル - プ G06F16/38-G06F16/387 にも分類されなければならない。 | | 16/535 | ... 追加デ - タ, 例 . ユ - ザ - またはグル - プのプロファイル, に基づくフィルタリング [2019.01] |
| 16/31 | .. インデキシング; そのためのデ - タ構造; ストレ - ジ構造 [2019.01] | 16/538 | ... クエリ結果の表示 [2019.01] |
| 16/33 | .. クエリ [2019.01] | 16/54 | .. ブラウジング; そのための視覚化 [2019.01] |
| 16/332 | ... クエリの定式化 [2019.01] | 16/55 | .. クラスタリング; 分類 [2019.01] |
| 16/335 | ... 追加デ - タ, 例 . ユ - ザ - またはグル - プのプロファイル, に基づくフィルタリング (ウェブコンテキストでのフィルタリング G06F16/9535, G06F16/9536) [2019.01] | 16/56 | .. ベクトル形式を有するもの [2019.01] |
| 16/338 | ... クエリ結果の表示 [2019.01] | 16/58 | .. メタデ - タ, 例 . コンテンツから取得したものではないメタデ - タまたは手動で生成されたメタデ - タ, を用いることに特徴のある検索 [2019.01] |
| 16/34 | .. ブラウジング; そのための視覚化 [2019.01] | 16/583 | ... コンテンツから自動取得したメタデ - タの使用 [2019.01] |
| 16/35 | .. クラスタリング; 分類 [2019.01] | 16/587 | ... 地理情報または空間情報, 例 . 位置情報, の使用 [2019.01] |
| 16/36 | .. セマンティックツ - ルの作成, 例 . オントロジ - またはシン - ラス [2019.01] | 16/60 | ・音声デ - タ [2019.01] グル - プ G06F16/60-G06F16/65 において, メタデ - タを用いることに特徴がある検索に関連する主題は, 新規かつ非自明であると判断された場合には, グル - プ G06F16/68-G06F16/687 にも分類されなければならない。 |
| 16/38 | .. メタデ - タ, 例 . コンテンツから取得したものではないメタデ - タまたは手動で生成されたメタデ - タ, を用いることに特徴のある検索 [2019.01] | 16/61 | .. インデキシング; そのためのデ - タ構造; ストレ - ジ構造 [2019.01] |
| 16/383 | ... コンテンツから自動取得したメタデ - タの使用 [2019.01] | 16/63 | .. クエリ [2019.01] |
| 16/387 | ... 地理情報または空間情報, 例 . 位置情報, の使用 [2019.01] | 16/632 | ... クエリの定式化 [2019.01] |
| 16/40 | ・マルチメディアデ - タのもの, 例 . 画像と追加音声デ - タを含むスライドショ - (静止画デ - タの検索 G06F16/50; 音声デ - タの検索 G06F16/60; ビデオデ - タの検索 G06F16/70) [2019.01] | 16/635 | ... 追加デ - タ, 例 . ユ - ザ - またはグル - プのプロファイル, に基づくフィルタリング [2019.01] |
| グル - プ G06F16/40-G06F16/45 において, メタデ - タを用いることに特徴がある検索に関連する主題は, 新規かつ非自明であると判断された場合には, グル - プ G06F16/48-G06F16/487 にも分類されなければならない。 | | 16/638 | ... クエリ結果の表示 [2019.01] |
| 16/41 | .. インデキシング; そのためのデ - タ構造; ストレ - ジ構造 [2019.01] | 16/64 | .. ブラウジング; そのための視覚化 (オ - ディオデ - タのリストまたはセットの生成 G06F16/638) [2019.01] |
| 16/43 | .. クエリ [2019.01] | 16/65 | .. クラスタリング; 分類 [2019.01] |
| 16/432 | ... クエリの定式化 [2019.01] | 16/68 | .. メタデ - タ, 例 . コンテンツから取得したものではないメタデ - タまたは手動で生成されたメタデ - タ, を用いることに特徴のある検索 [2019.01] |
| 16/435 | ... 追加デ - タ, 例 . ユ - ザ - またはグル - プのプロファイル, に基づくフィルタリング [2019.01] | 16/683 | ... コンテンツから自動取得したメタデ - タの使用 [2019.01] |
| 16/438 | ... クエリ結果の表示 [2019.01] | 16/687 | ... 地理情報または空間情報, 例 . 位置情報, の使用 [2019.01] |
| 16/44 | .. ブラウジング; そのための視覚化 [2019.01] | 16/70 | ・ビデオデ - タのもの [2019.01] グル - プ G06F16/70-G06F16/75 において, メタデ - タを用いることに特徴がある検索に関連する主題は, 新規かつ非自明であると判断された場合には, グル - プ G06F16/78-G06F16/787 にも分類されなければならない。 |
| 16/45 | .. クラスタリング; 分類 [2019.01] | 16/71 | .. インデキシング; そのためのデ - タ構造; ストレ - ジ構造 [2019.01] |
| 16/48 | .. メタデ - タ, 例 . コンテンツから取得したものではないメタデ - タまたは手動で生成されたメタデ - タ, を用いることに特徴のある検索 [2019.01] | 16/73 | .. クエリ [2019.01] |
| | | 16/732 | ... クエリの定式化 [2019.01] |
| | | 16/735 | ... 追加デ - タ, 例 . ユ - ザ - またはグル - プのプロファイル, に基づくフィルタリング [2019.01] |

| | | | |
|---|---|-----------|---|
| 16/738 | ・・・クエリ結果の表示 [2019.01] | 16/9535 | ・・・ユ - ザ - プロファイルとパ - ソナライゼ - ションに基づいた検索のカスタマイズ [2019.01] |
| 16/74 | ・・・ブラウジング; そのための視覚化 (ビデオコンテンツを要求または相互作用するためのエンドユ - ザインタ - フェイス, 例 . ビデオオンデマンドインタ - フェイスまたは電子プログラムガイド H04N21/472) [2019.01] | 16/9536 | ・・・ソ - シャルフィルタリングまたは協調フィルタリングに基づいた検索のカスタマイズ [2019.01] |
| 16/75 | ・・・クラスタリング; 分類 [2019.01] | 16/9537 | ・・・空間または時間依存検索, 例 . 時空間クエリ [2019.01] |
| 16/78 | ・・・メタデ - タ, 例 . コンテンツから取得したものではないメタデ - タまたは手動で生成されたメタデ - タ, を用いることに特徴のある検索 [2019.01] | 16/9538 | ・・・クエリ結果の表示 [2019.01] |
| 16/783 | ・・・コンテンツから自動取得したメタデ - タの使用 [2019.01] | 16/954 | ・・・ナビゲ - ション, 例 . 分類されたブラウジングを用いるもの [2019.01] |
| 16/787 | ・・・地理情報または空間情報, 例 . 位置情報, の使用 [2019.01] | 16/955 | ・・・情報識別子を用いるもの, 例 . ユニフォ - ムリソ - スロケ - タ [URL] [2019.01] |
| 16/80 | ・・・半構造化デ - タのもの, 例 . SGML, XML または HTML などのマ - クアップ言語構造化デ - タ (ウェブデ - タのコンテンツベ - ス検索 G06F16/95) [2019.01] | 16/957 | ・・・ブラウジングの最適化, 例 . キャッシュ処理またはコンテンツ洗練 [2019.01] |
| 16/81 | ・・・インデキシング, 例 . XML タグ; そのためのデ - タ構造; ストレ - ジ構造 [2019.01] | 16/958 | ・・・ウェブサイトコンテンツの構成または管理, 例 . 公開, ペ - ジの維持または自動リンク [2019.01] |
| 16/83 | ・・・クエリ [2019.01] | 17/00 | 特定の機能に特に適合したデジタル計算またはデ - タ処理の装置または方法 (そのための情報検索, デ - タベ - ス構造またはファイルシステム構造 G06F16/00) [2019.01] |
| 16/832 | ・・・クエリの定式化 [2019.01] | 17/10 | ・・・複合した数学演算 [6] |
| 16/835 | ・・・クエリ処理 [2019.01] | A | 量み込み演算 |
| 16/838 | ・・・クエリ結果の表示 [2019.01] | C | 年月日, 日数または曜日の計算 (時間の計算は G06F7/49A) |
| 16/84 | ・・・マッピング; 変換 [2019.01] | D | デジタル信号処理に関するもの, 例 . フィルタ |
| 16/90 | ・・・検索されたデ - タ型に依存しないデ - タベ - ス機能の細部 [2019.01] | F | 二乗和の平方根 |
| 16/90 100 | ・・・知識デ - タベ - ス, 例 . 質問応答システム | K | 階乗 (順列または組合せは G06F17/18P) |
| グル - プ G06F16/90-G06F16/906 において, メタデ - タを用いることに特徴がある検索に関連する主題は, 新規かつ非自明であると判断された場合には, グル - プ G06F16/907-G06F16/909 にも分類されなければならない。 | | M | 多項式 |
| 16/901 | ・・・インデキシング; そのためのデ - タ構造; ストレ - ジ構造 (ウェブからの検索用 G06F16/951) [2019.01] | S | 積和, 総和または総積, 例 . 累積加算 (マトリックスまたはベクトルに関する積和, 総和または総積は G06F17/16M) |
| 16/903 | ・・・クエリ (ウェブからの検索用 G06F16/953) [2019.01] | V | 信頼性の向上 |
| 16/9032 | ・・・クエリの定式化 [2019.01] | Z | その他のもの |
| 16/9035 | ・・・追加デ - タ, 例 . ユ - ザ - またはグル - プのプロファイル, に基づくフィルタリング [2019.01] | 17/11 | ・・・方程式を解くためのもの [6] |
| 16/9038 | ・・・クエリ結果の表示 [2019.01] | 17/12 | ・・・連立方程式を解くためのもの [6] |
| 16/904 | ・・・ブラウジング; そのための視覚化 (ウェブをナビゲ - トするためのもの G06F16/954; ウェブのブラウジング最適化 G06F16/957) [2019.01] | 17/13 | ・・・微分方程式を解くためのもの (デジタル微分解析器を用いるもの 7/64) [6] |
| 16/906 | ・・・クラスタリング; 分類 [2019.01] | 17/14 | ・・・フ - リエ, ウォルシュまたは類似の領域変換 [6] |
| 16/907 | ・・・メタデ - タ, 例 . コンテンツから取得したものではないメタデ - タまたは手動で生成されたメタデ - タ, を用いることに特徴のある検索 [2019.01] | B | アドレス発生 |
| 16/908 | ・・・コンテンツから自動取得したメタデ - タの使用 [2019.01] | C | ビット再配列 |
| 16/909 | ・・・地理情報または空間情報, 例 . 位置情報, の使用 (ウェブからの空間または時間依存検索 G06F16/9537) [2019.01] | V | 信頼性の向上 |
| 16/93 | ・・・文書管理システム [2019.01] | Z | その他のもの |
| 16/95 | ・・・ウェブからの検索 [2019.01] | 17/14 510 | ・・・離散フ - リエ変換 |
| 16/951 | ・・・インデキシング; ウェブクロ - リング技術 [2019.01] | 17/14 550 | ・・・矩形波関数を基底とする領域変換, 例 . ウォルシュ・アダマ - ル変換, ハ - ル変換, ハフ変換またはスラント変換 |
| 16/953 | ・・・クエリ, 例 . ウェブ検索エンジンを使用するもの [2019.01] | 17/14 570 | ・・・離散コサイン変換, 離散サイン変換または類似の領域変換 |
| 16/9532 | ・・・クエリの定式化 [2019.01] | 17/14 580 | ・・・ウェ - ブレット変換 |
| | | 17/15 | ・・・相関関数の計算 [6] |
| | | 17/16 | ・・・マトリックスまたはベクトルの計算 [6] |
| | | A | アクセス制御 |
| | | B | ・メモリ |
| | | C | ・バッファ |
| | | D | ・ベクトルレジスタ |

| | | | |
|-----------|---|---|---|
| E | ・マスケレジスタ | F | ・フロッピ - デイス (H12.6 新設) |
| F | 演算制御, 例. 命令の解読, 命令の 実行, 新命令またはパイプライン制 御 | G | ・IC メモリ等 (H12.6 新設) |
| G | ・ベクトルコンパイラまたは自動ベ クトル化 | H | 表示 (H12.6 新設) |
| H | ・順序制御 | J | 印字 (H12.6 新設) |
| J | ・条件付演算 | Z | その他 (H12.6 新設) |
| K | ・特定の演算 | 17/40 340 | ・携帯用デ - タ収集装置 (H12.6 新設) |
| L | ・要素比較または最大最小要素検出 | A | 携帯用デ - タ収集装置一般 (H12.6 新設) |
| M | ・積和, 総和または総積 | B | 携帯用デ - タ収集装置とのインタフ エ - ス (H12.6 新設) |
| N | ・複素数の演算 | C | 携帯用デ - タ収集装置の構造 (H12.6 新設) |
| P | ・疎ベクトルまたは疎行列の処理 | Z | その他 (H12.6 新設) |
| Q | 編集, 例. 圧縮または拡張 | 17/40 350 | ・信頼性の向上 (H12.6 新設) |
| S | システム構成 (アレイ型のものは G06F15/80) | A | 信頼性向上一般 (H12.6 新設) |
| V | 信頼性の向上または割込み | B | 障害対策 (H12.6 新設) |
| Z | その他のもの | Z | その他 (H12.6 新設) |
| 17/17 | ・近似法による関数の計算, 例. 内挿ま たは外挿法, 平滑法, 最小二乗法 (数 値制御のための内挿法 G05B19/18) [6] | 17/60 | ・管理目的, 業務目的, 経営目的, 監督目 的または予測目的のもの (これらをデ ジタルデ - タ処理の目的としない電子 式キャッシュ・レジスタ G07G1/12) [6] |
| 17/18 | ・統計デ - タの算出のためのもの [6] | 21/00 | 不正行為から計算機, その部品, プログ ラムまたはデ - タを保護するためのセ キュリティ装置 [8,2013.01] |
| A | 平均計算 | 21/10 | ・配布されたプログラムまたはコンテン ツを保護するもの, 例. 著作物を販売ま たはライセンスするもの (ビデオシス テムまたは有料放送における保護 H04 N7/16) [2013.01] |
| D | 標準偏差, 分布またはヒストグラム | 21/10 350 | ・ソフトウェアライセンス管理のための ツ - ル, 例. 法人レベルでライセンス を管理するもの |
| P | 順列, 組合せ | このグル - プにおいては, 下記の用語または表現は以下 に示す意味で用いられる: | |
| Z | その他のもの | “content” とはすべての知的創作物で, その著作権が保護 されるべきものを意味する。 | |
| 17/40 | ・デ - タ取得および記録 (計算機への入 力のためのもの 3/00) [6] | 21/12 | ・実行可能なソフトウェアを保護するも の [2013.01] |
| 17/40 310 | ・収集デ - タの種類に特徴を有するもの (H12.6 新設) | 21/12 310 | ・プログラムの不正実行を制限するも の |
| A | 販売デ - タの収集 (H12.6 新設) | 21/12 330 | ・特定のハ - ドウェアを用いるもの, 例. ドングル, スマ - トカード, 暗 号プロセッサ, GPS 機器 |
| B | 測定・制御デ - タの収集 (H12.6 新 設) | 21/12 350 | ・プログラムコ - ドを操作することによ るもの, 例. ソ - スコ - ド, コン パイルされたコ - ド, インタ - プリ トされたコ - ド, 機械語 |
| C | ・アナログデ - タの収集 (H12.6 新 設) | 21/12 360 | ・OS と相互作用するもの |
| D | ・スイッチ等の接点デ - タの収集 (H12.6 新設) | 21/12 380 | ・ウェブプログラムを含むもの, 即ち ウェブブラウザと相互作用する特 にインタ - ネットで利用される技術 を用いるもの, 例. HTML, アプレッ ト |
| E | 障害デ - タの収集 (H12.6 新設) | 21/14 | ・ソフトウェア分析またはリバ - スエ ンジニアリングに対するもの, 例. 難 読化によるもの [2013.01] |
| Z | その他 (H12.6 新設) | 21/16 | ・プログラムまたはコンテンツの追跡可 能性, 例. 透かしによる [2013.01] |
| 17/40 320 | ・デ - タの取得 (H12.6 新設) | 21/30 | ・認証, すなわちセキュリティ主体の身 元又は認可の確立 [2013.01] |
| A | デ - タ取得一般 (H12.6 新設) | 21/30 350 | ・遠隔制御装置の操作によるもの |
| B | ・スキヤニング〔走査〕によるも の (H12.6 新設) | 21/31 | ・ユ - ザ - の認証 [2013.01] |
| C | ・状態変化によるもの (H12.6 新設) | 21/31 330 | ・電話回線を介したコ - ルバックテク ニックを用いるもの |
| D | ・時間によるもの (H12.6 新設) | | |
| G | デ - タ転送 (H12.6 新設) | | |
| H | ・絶縁 (H12.6 新設) | | |
| L | バツファ (H12.6 新設) | | |
| Z | その他 (H12.6 新設) | | |
| 17/40 330 | ・デ - タの取得後の処理 (H12.6 新設) | | |
| A | 収集デ - タの編集・計算 (H12.6 新 設) | | |
| B | ・収集デ - タの訂正・削除 (H12.6 新 設) | | |
| C | メモリへの書込・読出 (H12.6 新設) | | |
| D | 記録媒体への書込・読出 (H12.6 新 設) | | |
| E | ・磁気デ - ブ (H12.6 新設) | | |

| | | | | | |
|-------|-----|---|-------|-----|--|
| 21/31 | 360 | ・・・コンピュ - タの使用パタ - ンを監視するもの、例、典型的なユ - ザの振舞 | 21/56 | 340 | ・・・ウィルスシグネチャ処理に特徴があるもの |
| 21/32 | | ・・・生体デ - タを用いるもの、例、指紋、虹彩スキャンまたは声紋 [2013.01] | 21/56 | 350 | ・・・ファイルの完全性を検査することによるもの |
| 21/33 | | ・・・証明書を用いるもの [2013.01] | 21/56 | 360 | ・・・ウィルスの動的検出、即ち、実行時に検出が行われるもの、例、エミュレーション、疑わしい挙動を検出するもの |
| 21/33 | 350 | ・・・特定のリソ - スにアクセスするためのもの、例、ケルペロスチケットを使用するもの | 21/56 | 370 | ・・・特定のハ - ドウェアを用いるもの |
| 21/34 | | ・・・外付機器の使用を含むもの、例、ドングルまたはスマ - トカ - ド [2013.01] | 21/56 | 380 | ・・・ウィルスの消去、感染したファイルの回復 |
| 21/35 | | ・・・無線通信するもの [2013.01] | 21/57 | | ・・・信頼された計算機プラットフォームの保証または維持、例、セキュアブ - トまたは電源断、パ - ジョンの管理、システム・ソフトウェアの検査、セキュア更新または脆弱性評価 [2013.01] |
| 21/36 | | ・・・画像または像の提示によるもの [2013.01] | 21/57 | 320 | ・・・セキュアプログラミング、例、BIOSやファ - ムウェアの更新 |
| 21/40 | | ・・・集団によるもの、すなわち 2 以上のセキュリティ主体が必要とされるもの [2013.01] | 21/57 | 350 | ・・・セキュアブ - ト |
| 21/41 | | ・・・複数の計算機へのアクセスを提供するシングルサインオン [2013.01] | 21/57 | 370 | ・・・脆弱性評価及びコンピュ - タシステムのセキュリティ評価 |
| 21/42 | | ・・・セキュリティデ - タのために別のチャンネルを用いるもの [2013.01] | 21/60 | | ・デ - タを保護するもの [2013.01] |
| 21/43 | | ・・・無線チャンネル [2013.01] | 21/60 | 320 | ・・・暗号化設備またはサ - ビスを提供するもの |
| 21/44 | | ・・・プログラムまたは機器の認証 [2013.01] | 21/60 | 340 | ・・・アクセス管理システムを管理するためのツ - ルおよび構造 |
| 21/44 | 350 | ・・・相互認証によるもの、例、デバイス間またはプログラム間の相互認証 | 21/60 | 360 | ・・・2 つのデバイスあるいはプロセス間での伝送を機密化するもの |
| 21/45 | | ・・・認証管理のための構造またはツ - ル [2013.01] | 21/60 | 380 | ・・・セキュアプリンティング |
| 21/46 | | ・・・パsw - ドの設計、またはパsw - ドの強度を検査するためのもの [2013.01] | 21/62 | | ・・・プラットフォームからのデ - タへのアクセスを保護するもの、例、鍵またはアクセスコントロール - ルを用いるもの [2013.01] |
| 21/50 | | ・プラットフォーム、(例、プロセッサ、ファ - ムウェアまたは OS) の完全性を維持するために、ユ - ザ - 、プログラムまたはデバイスを監視するもの [2013.01] | 21/62 | 309 | ・・・単一のファイルあるいはオブジェクトに対する保護、例、セキュアエンベロ - プの使用、鍵を用いた暗号化とアクセス、オブジェクト自体に付加したアクセス制御規則による保護 |
| 21/51 | | ・・・アプリケーションのロ - ド時、完全性またはソ - スの信頼性に基づいて、実行可能なソフトウェアを、例えば受理し、拒絶し、開始または抑止するもの [2013.01] | 21/62 | 318 | ・・・複数のファイルあるいはオブジェクトのシステムに対する保護、例、ロ - カル・分散ファイルシステムやデ - タベ - スの保護 |
| 21/52 | | ・・・プログラムの実行中に、例えばスタックの完全性、バッファのオ - バ - フロ - または望まないデ - タ消去を防止するもの [2013.01] | 21/62 | 327 | ・・・デ - タ構造に関する保護を行うもの、例、レコ - ド、型、クエリに関する保護 |
| 21/53 | | ・・・制限された環境内で実行するもの、例、サンドボックスまたはセキュアなバ - チャル・マシン [2013.01] | 21/62 | 336 | ・・・異種システム間の保護 |
| 21/54 | | ・・・セキュリティル - チンまたはオブジェクトをプログラムに追加することによるもの [2013.01] | 21/62 | 345 | ・・・個人情報の保護、例、資産情報や医療目的の情報の保護 |
| 21/55 | | ・・・ロ - カルへの侵入を検知または対抗策を実行するもの [2013.01] | 21/62 | 354 | ・・・匿名化による個人情報保護、例、所有者の識別情報からの個人情報の除去 |
| 21/55 | 320 | ・・・長期間の監視又は報告を含むもの | 21/62 | 363 | ・・・インタ - ネット通信時の個人情報保護、例、クッキ - からの個人情報漏洩対策 |
| 21/55 | 340 | ・・・イベントの検出及び直接的な作用を含むもの | 21/62 | 372 | ・・・第三者機関によるファイルあるいはドキュメントの登録による保護 |
| 21/55 | 360 | ・・・カバ - トチャンネル、即ち、プロセス間のデ - タ漏洩の防止を含むもの | 21/62 | 381 | ・・・プログラム実行時に OS 内のデ - タを保護するもの |
| 21/55 | 380 | ・・・差分電力攻撃 (Differential Power Attack:DPA) への対抗手段を備えるもの | 21/62 | 390 | ・・・アプリケーションの特徴あるいは機能に対する保護 |
| 21/56 | | ・・・コンピュ - タ・マルウェアの検出または処理、例、アンチ・ウィルス装置 [2013.01] | 21/64 | | ・・・デ - タの完全性を保護するもの、例、チェックサム、証明書または署名を用いるもの [2013.01] |
| 21/56 | 310 | ・・・ウィルス型分析 | 21/64 | 350 | ・・・第三者機関を用いるもの |
| 21/56 | 320 | ・・・ウィルスの静的検出 | 21/70 | | ・特定の内部部品または周辺部品を保護するものであり、あるコンポ - ネットの保護により計算機全体が保護されるもの [2013.01] |
| 21/56 | 330 | ・・・ソ - スコ - ド分析によるもの | | | |

| | | | |
|-----------|--|---------|---|
| 21/71 | ・セキュア演算または情報処理を保証するもの [2013.01] | 30/13 | ・建築設計, 例. 建物, 橋, 景観, 生産プラントまたは道路の設計に関するコンピュータ - タ支援建築設計 [CAAD][2020.01] |
| 21/72 | ・暗号回路 [2013.01] | 30/15 | ・車両, 飛行機または船舶の設計 [2020.01] |
| 21/72 350 | ・セキュアな参照時刻に基づいて動作するもの | 30/17 | ・機械的パラメトリックまたはパリエ - ショナル設計 [2020.01] |
| 21/73 | ・ハ - ドウェア識別情報をを生成または決定することによるもの, 例. シリアルナンバ - [2013.01] | 30/18 | ・ネットワーク設計, 例. 電気・ガス・水道システム, 配管, 暖房・換気・空調設備 [HVAC] またはケーブル配線のトポロジ - または相互接続の側面に基づく設計 (物理的レベルの回路設計 G06F30/39; ネットワークブランチングツ - ル H04W16/18) [2020.01] |
| 21/74 | ・デュアルまたは区画されたモード, (すなわち最低 1 つ以上のモード) で動作するもの [2013.01] | 30/20 | ・設計の最適化, 検証またはシミュレーション (回路設計の最適化, 検証またはシミュレーション G06F30/30) [2020.01] |
| 21/75 | ・回路または演算の分析を抑止するもの, 例. リバ - スエンジニアリング対策 [2013.01] | 30/22 | ・ペトリネットモデルを用いるもの [2020.01] |
| 21/76 | ・特定用途向け集積回路 [ASICs] またはフィールド・プログラマブル機器, 例えばフィールド・プログラマブル・ゲートアレイ [FPGAs] またはプログラマブル論理回路 [2013.01] | 30/23 | ・有限要素法 [FEM] または有限差分法 [FDM] を用いるもの [2020.01] |
| 21/77 | ・スマートカード [2013.01] | 30/25 | ・粒子法を用いるもの [2020.01] |
| 21/78 | ・データのセキュアなストレージを保証するもの (メモリの不正な使用に対するアドレス保護 G06F12/14; 少なくともその一部にデジタルマークが記録されるように設計され, かつ機械で使用する記録担体 G06K19/00) [2013.01] | 30/27 | ・機械学習を用いるもの, 例. 人工知能, ニュ - ラルネットワーク, サポートベクタ - マシン [SVM] またはモデルのトレーニング [2020.01] |
| 21/79 | ・半導体記憶媒体, 例. 直接的にアドレス可能なメモリ [2013.01] | 30/28 | ・流体力学を用いるもの, 例. ナビエ・ストークス方程式または数値流体力学 [CFD] を用いるもの [2020.01] |
| 21/80 | ・磁気または光学技術に基づく記憶媒体, 例. セクタ - を有するディスク (ディスク型の記憶可能媒体の不正な複製または複写を防止する G11B20/00) [2013.01] | 30/30 | ・回路の設計 [2020.01] |
| 21/80 350 | ・ストレージサブシステムのためのセキュリティ - ブルの使用 | 30/31 | ・設計入力, 例. 回路設計への適用に特化されたエディタ [2020.01] |
| 21/81 | ・電源供給で動作するもの, 例. 電源投入, スリ - プまたは復帰動作を可能または不可能にするもの [2013.01] | 30/32 | ・デジタルレベル回路設計 (リコンフィギャラブル回路 G06F30/34) [2020.01] |
| 21/82 | ・入力, 出力または相互接続デバイスを保護するもの [2013.01] | 30/323 | ・翻訳または移行, 例. ロジックからロジック, ハ - ドウェア記述言語 [HDL] 翻訳またはネットリスト翻訳 [2020.01] |
| 21/83 | ・入力装置, 例. キ - ボード, マウスまたはそれらのコントロ - ラ [2013.01] | 30/327 | ・論理合成; 動作合成, 例. マッピングロジック, HDL からネットリスト, 高級言語から RTL またはネットリスト [2020.01] |
| 21/84 | ・出力装置, 例. ディスプレイまたはモニタ [2013.01] | 30/33 | ・設計検証, 例. 機能シミュレーションまたはモデル検証 [2020.01] |
| 21/85 | ・相互接続機器, 例. バスに連結された機器またはインライン機器 [2013.01] | 30/3308 | ・シミュレーションを用いるもの [2020.01] |
| 21/86 | ・セキュアまたは耐タンパなハウジング [2013.01] | 30/331 | ・ハ - ドウェア・アクセラレーションによるもの, 例. フィールドプログラマブルゲートアレイ [FPGA] またはエミュレーションを用いるもの [2020.01] |
| 21/87 | ・カプセル化の手法によるもの, 例. 集積回路のためのもの [2013.01] | 30/3312 | ・タイミング解析 [2020.01] |
| 21/88 | ・窃盗または紛失を検出または防止するもの [2013.01] | 30/3315 | ・スタティックタイミング解析 [STA] を用いるもの [2020.01] |
| 30/00 | 計算機利用設計 [CAD][2020.01] | 30/3323 | ・フォ - マル検証を用いるもの, 例. 等価性検証またはプロパティ検証 [2020.01] |
| 30/10 | ・幾何学的設計用 CAD[2020.01] | 30/333 | ・テスト容易化設計 [DFT], 例. スキャンチェンまたはビルトインセルフテスト [BIST] の設計 [2020.01] |
| 30/10 100 | ・設計対象の形状の設計 (G06F30/13-30/18 が優先, 回路の物理レベル設計 G06F30/39) | 30/337 | ・設計最適化 [2020.01] |
| 30/10 200 | ・設計対象を抽象化した図面またはモデルを用いた設計, 例. ブロック図 (G06F30/13-30/18 が優先, 回路の設計 G06F30/30) | 30/34 | ・リコンフィギャラブル回路のためのもの, 例. フィールドプログラマブルゲートアレイ [FPGA] またはプログラマブルロジックデバイス [PLD][2020.01] |
| 30/12 | ・CAD への適用に特化された設計入力手段により特徴付けられるもの, 例. CAD への適用に特化されたグラフィカルユー - ザインタフェース [GUI][2020.01] | 30/343 | ・論理レベル [2020.01] |

| | | | |
|---------|--|--------|---|
| 30/347 | ・・・物理レベル, 例 . 配置またはル - ティング [2020.01] | 40/14 | ・・・ツリ - 構造のドキュメント (解析処理 G06F40/205; 確認 G06F40/226) [2020.01] |
| 30/35 | ・・・遅延非依存回路設計, 例 . 非同期型または自己タイミング型 [2020.01] | 40/143 | ・・・マ - クアップ, 例 . 標準一般化マ - ク付け言語 [SGML] または文書型定義 [DTD][2020.01] |
| 30/36 | ・・・アナログレベルの回路設計 [2020.01] | 40/146 | ・・・コ - ディングまたは木構造デ - タの圧縮 [2020.01] |
| 30/367 | ・・・設計検証, 例 . シミュレ - ション, SPICE, 直接法または反復法を用いるもの [2020.01] | 40/149 | ・・・ストリ - ミングのためのテキストデ - タの適応, 例 . 効率的な XML 交換 [EXI] フォ - マット [2020.01] |
| 30/373 | ・・・設計の最適化 [2020.01] | 40/151 | ・・・変換 [2020.01] |
| 30/38 | ・・・アナログ - デジタル信号混合レベル回路設計 [2020.01] | 40/154 | ・・・ツリ - 構造またはマ - クアップドキュメントのためのツリ - 変換, 例 . XSLT, XSL - FO またはスタイルシート [2020.01] |
| 30/39 | ・・・物理レベル回路設計 (リコンフィギャラブル回路のための物理レベル設計 G06F30/347) [2020.01] | 40/157 | ・・・辞書またはデ - ブルを使用するもの [2020.01] |
| 30/392 | ・・・フロアプランニングまたはレイアウト, 例 . パ - ティショニングまたは配置 [2020.01] | 40/16 | ・・・変換規則を自動的に学習するもの, 例 . 例により学習するもの [2020.01] |
| 30/394 | ・・・ル - ティング (G06F30/396 が優先) [2020.01] | 40/163 | ・・・空白の取扱い [2020.01] |
| 30/3947 | ・・・グロ - バル (大域的) 配線 [2020.01] | 40/166 | ・・・編集, 例 . 挿入 / 削除 [2020.01] |
| 30/3953 | ・・・詳細配線 [2020.01] | 40/169 | ・・・注, 例 . コメントデ - タまたは脚注 [2020.01] |
| 30/396 | ・・・クロックツリ - [2020.01] | 40/171 | ・・・デジタルインクの使用によるもの [2020.01] |
| 30/398 | ・・・設計検証または最適化, 例 . デザインル - ルチェック [DRC], レイアウト対回路比較 [LVS] または有限要素法 [FEM] を用いるもの (光近接効果補正 [OPC] 設計処理 G03F1/36) [2020.01] | 40/174 | ・・・書式充填; 結合 [2020.01] |
| 40/00 | 自然言語デ - タの取扱い (音声分析または音声合成, 音声認識 G10L) [2020.01] | 40/177 | ・・・デ - ブル; 罫線 [2020.01] |
| 40/10 | ・・・テキスト処理 (自然言語解析 G06F40/20; セマンティック解析 G06F40/30; 自然言語の処理または翻訳 G06F40/40) [2020.01] | 40/18 | ・・・スプレッドシ - ト (書式充填 G06F40/174) [2020.01] |
| 40/103 | ・・・フォ - マッティング, すなわちドキュメントのプレゼンテ - ションを変更するもの (自動行揃え G06F40/189; 自動ハイフン付け G06F40/191) [2020.01] | 40/183 | ・・・タビュレ - ション, 例 . 一次元的な位置決め [2020.01] |
| 40/106 | ・・・ドキュメントのレイアウト表示; プレビュー - [2020.01] | 40/186 | ・・・テンプレ - ト [2020.01] |
| 40/109 | ・・・フォントの取扱い; 時間的または動的タイポグラフィ [2020.01] | 40/189 | ・・・自動行揃え [2020.01] |
| 40/111 | ・・・数学または科学的, 下付き文字, 上付き文字 [2020.01] | 40/191 | ・・・自動ハイフン付け [2020.01] |
| 40/114 | ・・・ペ - ジネ - ション [2020.01] | 40/194 | ・・・ファイル間の差の計算 [2020.01] |
| 40/117 | ・・・タグ付け; マ - キングアップ (マ - クアップ言語の細部 G06F40/143); ブロックの指定; 属性の設定 (スタイルシ - ト, 例えば拡張型スタイルシ - ト言語変換 [XSLT], G06F40/154) [2020.01] | 40/197 | ・・・パ - ジョン制御 (ソフトウエアに関するもの G06F8/71) [2020.01] |
| 40/12 | ・・・文字で表現されたエンティティの取扱いのための符号の使用 [2020.01] | 40/20 | ・・・自然言語解析 [2020.01] |
| 40/123 | ・・・ストレ - ジ [2020.01] | 40/205 | ・・・解析処理 [2020.01] |
| 40/126 | ・・・文字符号化 [2020.01] | 40/211 | ・・・構文の解析処理, 例 . 文脈自由文法 [CFG], ユニフィケ - ション文法に基づくもの [2020.01] |
| 40/129 | ・・・非ラテン語文字の取扱い, 例 . 仮名から漢字への変換 [2020.01] | 40/216 | ・・・統計的方法 [2020.01] |
| 40/131 | ・・・テキストファイルの断片化, 例 . 再使用可能なテキストブロックの生成; 断片へのリンク, 例 . X インクル - ドの使用; ネ - ムスベ - ス [2020.01] | 40/221 | ・・・マ - クアップ言語ストリ - ムの構文解析 (ストリ - ミング G06F40/149) [2020.01] |
| 40/134 | ・・・ハイパ - リンク [2020.01] | 40/226 | ・・・確認 [2020.01] |
| 40/137 | ・・・階層処理, 例 . アウトライン [2020.01] | 40/232 | ・・・綴字訂正, 例 . 綴字照合をするもの, 母音化 [2020.01] |
| | | 40/237 | ・・・語彙的ツ - ル [2020.01] |
| | | 40/242 | ・・・辞書 [2020.01] |
| | | 40/247 | ・・・シソ - ラス; 同義語 [2020.01] |
| | | 40/253 | ・・・文法的解析; 文体批評 [2020.01] |
| | | 40/258 | ・・・見出し抽出; 自動的な題付け; 番号付け [2020.01] |
| | | 40/263 | ・・・言語の識別 [2020.01] |
| | | 40/268 | ・・・形態素解析 [2020.01] |
| | | 40/274 | ・・・符号から単語への変換; 部分ワ - ドからの推測 [2020.01] |
| | | 40/279 | ・・・文字で表現されたエンティティの認識 [2020.01] |
| | | 40/284 | ・・・字句解析, 例 . ト - クン化, 連結 [2020.01] |
| | | 40/289 | ・・・句の解析, 例 . 有限状態技法, チャンキング [2020.01] |

| | | | |
|--------|---|--------|--|
| 40/295 | ・・・固有表現抽出 [2020.01] | 115:02 | ・システムオンチップ [SoC] 設計 [2020.01] |
| 40/30 | ・セマンティック解析 [2020.01] | 115:04 | ・微小電気機械システム [MEMS][2020.01] |
| 40/35 | ・談話または対話表示 [2020.01] | 115:06 | ・ストラクチャ - ド ASIC[2020.01] |
| 40/40 | ・自然言語の処理または翻訳 (自然言語解析 G06F40/20; セマンティック解析 G06F40/30) [2020.01] | 115:08 | ・IP ブロックまたは IP コア [2020.01] |
| 40/42 | ・デ - タ駆動翻訳 [2020.01] | 115:10 | ・プロセッサ [2020.01] |
| 40/44 | ・・・統計的手法 ; 例 . 確率モデル [2020.01] | 115:12 | ・プリント回路基板 [PCB] またはマルチチップモジュール [MCM][2020.01] |
| 40/45 | ・・・例に基づく機械翻訳 ; アライメント [2020.01] | 117:00 | 回路設計の種類または目的に関する細部 [2020.01] |
| 40/47 | ・・・機械介助による翻訳 , 例 . 翻訳メモリ [2020.01] | 117:02 | ・フォ - ルトトレランス , 例 . 過渡障害抑制のためのもの [2020.01] |
| 40/49 | ・・・非常に大きいコ - パスを使用するもの , 例 . ウェブ [2020.01] | 117:04 | ・クロックゲ - ティング [2020.01] |
| 40/51 | ・翻訳評価 [2020.01] | 117:06 | ・予備リソ - ス , 例 . 永久障害抑制のためのもの [2020.01] |
| 40/53 | ・非ラテン語テキストの処理 (仮名から漢字への変換 G06F40/129; 母音化 G06F40/232) [2020.01] | 117:08 | ・ハ - ドウェア・ソフトウェア協調設計 , 例 . ハ - ドウェア・ソフトウェア分割 [2020.01] |
| 40/55 | ・規則に基づく翻訳 [2020.01] | 117:10 | ・バッファ挿入 [2020.01] |
| 40/56 | ・・・自然言語の生成 [2020.01] | 117:12 | ・寸法の設計 , 例 . トランジスタまたはゲ - ト [2020.01] |
| 40/58 | ・機械翻訳の使用 , 例 . 多言語検索 , クライアント装置のためのサ - バ - 側翻訳 , 実時間翻訳 [2020.01] | 119:00 | 解析または最適化の種類または目的に関する細部 [2020.01] |
| 111:00 | CAD 技術に関する細部 [2020.01] | 119:02 | ・信頼性解析または信頼性最適化 ; 故障解析 , 例 . ワ - ストケ - スシナリオ性能 , 故障モ - ド影響解析 [FMEA][2020.01] |
| 111:02 | ・ネットワ - ク環境における CAD, 例 . 協調設計 CAD または分散シミュレ - ション [2020.01] | 119:04 | ・経年劣化解析または経年劣化に対する最適化 [2020.01] |
| 111:04 | ・制約ベ - ス CAD[2020.01] | 119:06 | ・電力解析または電力の最適化 [2020.01] |
| 111:06 | ・多目的最適化 , 例 . シミュレ - テッドアニ - リング [SA], 蟻コロニ - アルゴリズムまたは遺伝的アルゴリズムを用いたパレ - ト最適化 [2020.01] | 119:08 | ・熱解析または熱の最適化 [2020.01] |
| 111:08 | ・確率的設計による CAD[2020.01] | 119:10 | ・ノイズ解析またはノイズ最適化 [2020.01] |
| 111:10 | ・数値モデリング [2020.01] | 119:12 | ・タイミング解析またはタイミングの最適化 [2020.01] |
| 111:12 | ・記号による回路図 [2020.01] | 119:14 | ・力解析または力最適化 , 例 . 静的または動的な力 [2020.01] |
| 111:14 | ・ナノテクノロジー - に関するもの [2020.01] | 119:16 | ・等価性検証 [2020.01] |
| 111:16 | ・カスタマイズまたはパ - ソナライズ [2020.01] | 119:18 | ・製造性解析または製造性最適化 [2020.01] |
| 111:18 | ・仮想現実または拡張現実を用いるもの [2020.01] | 119:20 | ・設計の再利用 , 再利用性解析または再利用性最適化 [2020.01] |
| 111:20 | ・コンフィギュレ - ション設計用 CAD, 例 . 設計済みモジュ - ルのライブラリから選択したモジュ - ルを組み立てまたは配置して設計を行うもの [2020.01] | 119:22 | ・歩留まり解析または歩留まり最適化 [2020.01] |
| 113:00 | 適用分野に関する細部 [2020.01] | | |
| 113:02 | ・デ - タセンタ [2020.01] | | |
| 113:04 | ・送電線網 [2020.01] | | |
| 113:06 | ・風力タ - ビンまたは風力発電基地 [2020.01] | | |
| 113:08 | ・流体 [2020.01] | | |
| 113:10 | ・付加製造 , 例 .3D プリンティング [2020.01] | | |
| 113:12 | ・布 [2020.01] | | |
| 113:14 | ・配管 [2020.01] | | |
| 113:16 | ・ケ - ブル , ケ - ブルツリ - またはワイヤハ - ネス [2020.01] | | |
| 113:18 | ・チップパッケ - ジング [2020.01] | | |
| 113:20 | ・梱包 , 例 . 箱または容器 [2020.01] | | |
| 113:22 | ・型による成形 [2020.01] | | |
| 113:24 | ・シ - ト材料 [2020.01] | | |
| 113:26 | ・複合材料 [2020.01] | | |
| 113:28 | ・機体の外装または内装 [2020.01] | | |
| 115:00 | 回路の種類に関する細部 [2020.01] | | |

